

NEPTUNE I/O BAY BACKPLANE

- 1: TITLE PAGE
- 2: PBUS 2&3 CONNECTORS
- 3: PBUS 0&1 CONNECTORS
- 4: NIA P1 CONNECTOR
- 5: NIA P2 CONNECTOR
- 6: NIA P3 CONNECTOR
- 7: NIA P4 CONNECTOR
- 8: NIA P5 CONNECTOR
- 9: NCU P1 CONNECTOR
- 10: NCU P2 CONNECTOR
- 11: NCU P3 CONNECTOR
- 12: NCU P4 CONNECTOR
- 13: NCU P5 CONNECTOR
- 14: XCCU P1 CONNECTOR
- 15: XCCU P2 CONNECTOR
- 16: XCCU P3 CONNECTOR
- 17: XCCU P4 CONNECTOR
- 18: XCCU P5 CONNECTOR
- 19: DUPONT XBAR CONNECTOR 1
- 20: DUPONT XBAR CONNECTOR 2
- 21: DUPONT XBAR CONNECTOR 3
- 22: DUPONT XBAR CONNECTOR 4
- 23: CLOCK CONNECTORS
- 24: WORKSTATION INTERFACE CONNECTOR
- 25: BOTTOM XCCU I/O CONNECTORS
- 26: TOP XCCU I/O CONNECTORS
- 27: COP STUFF AND SERIAL NUMBER
- 28: SYNONYMS

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990

CONVEX DEFINE
X_FIRST=0
X_STEP=SIZE
DEF_MOUNT=DIP



CONVEX

TITLE: IOBP	ABBR: IOBP
DRAWING: 411-001251-300A 0.0	ENGR: NOBLES
REVISED: Wed May 30 20:34:10 1990	PAGE: 1

PBUS 0&1 CONNECTOR

8

7

6

5

4

3

2

1

HDR64
4P
J15

SEX=MALE
PINS=PRESS
ANGLE=STRAIGHT
EJECTORS=NONE

1	1	IA_CCU00.20MHZ
3	3	IA_CCU00.GPHASE
5	5	IA_CCU00.MPHASE
7	7	IA_CCU01.20MHZ
9	9	IA_CCU01.GPHASE
11	11	
13	13	IA_CCU01.MPHASE
15	15	CCU00-IA.ERR*
17	17	CCU01-IA.ERR*
19	19	IA_CCU00.ODENA*
21	21	IA_CCU01.ODENA*
23	23	
25	25	IA_BP01.CCDMODE*
27	27	IA_BP01.CCLDRAM*
29	29	IA_BP01.CCCLEAR*
31	31	
33	33	CCU00-IA.P_CCR*
35	35	
37	37	IA_CCU00.P_CCG*
39	39	CCU01-IA.P_CCR*
41	41	IA_CCU01.P_CCG*
43	43	BP0-IA.P_CBAU*
45	45	IA_BP0.P_MBAU*
47	47	
49	49	BP0_BP0.P_DUAL*
51	51	IA_BP0.P_BUSERR*
53	53	CCU00-IA.P_IBREQ*
55	55	IA_CCU00.P_IBGRNT*
57	57	CCU01-IA.P_IBREQ*
59	59	
61	61	IA_CCU01.P_IBGRNT*
63	63	IA_BP01.P_IBINT*

2	2	IA_CCU10.20MHZ
4	4	IA_CCU10.GPHASE
6	6	
8	8	IA_CCU10.MPHASE
10	10	IA_CCU11.20MHZ
12	12	IA_CCU11.GPHASE
14	14	IA_CCU11.MPHASE
16	16	CCU10-IA.ERR*
18	18	
20	20	CCU11-IA.ERR*
22	22	IA_CCU10.ODENA*
24	24	IA_CCU11.ODENA*
26	26	IA_BP03.CCSCTL<0>*
28	28	IA_BP03.CCSCTL<1>*
30	30	
32	32	IA_BP01.SCANDAT
34	34	BP01-IA.SCANDAT
36	36	CCU10-IA.P_CCR*
38	38	IA_CCU10.P_CCG*
40	40	CCU11-IA.P_CCR*
42	42	
44	44	IA_CCU11.P_CCG*
46	46	BP1-IA.P_CBAU*
48	48	IA_BP1.P_MBAU*
50	50	BP1_BP1.P_DUAL*
52	52	IA_BP1.P_BUSERR*
54	54	
56	56	CCU10-IA.P_IBREQ*
58	58	IA_CCU10.P_IBGRNT*
60	60	CCU11-IA.P_IBREQ*
62	62	IA_CCU11.P_IBGRNT*
64	64	IA_BP01.P_IBICOMP*

GND \G

HDR64
1P
J13

SEX=MALE
PINS=PRESS
ANGLE=STRAIGHT
EJECTORS=NONE

1	1	
3	3	BP0_BP0.P_DATA<40>
5	5	BP0_BP0.P_DATA<41>
7	7	BP0_BP0.P_DATA<42>
9	9	BP0_BP0.P_DATA<43>
11	11	
13	13	BP0_BP0.P_DATA<44>
15	15	BP0_BP0.P_DATA<45>
17	17	BP0_BP0.P_DATA<46>
19	19	BP0_BP0.P_DATA<47>
21	21	BP01_BP01.P_IBINTV<0>
23	23	
25	25	BP01_BP01.P_IBINTV<2>
27	27	BP01_BP01.P_IBINTV<4>
29	29	BP01_BP01.P_IBINTV<6>
31	31	BP0_BP0.P_DATA<16>
33	33	BP0_BP0.P_DATA<17>
35	35	
37	37	BP0_BP0.P_DATA<18>
39	39	BP0_BP0.P_DATA<19>
41	41	BP0_BP0.P_DATA<20>
43	43	BP0_BP0.P_DATA<21>
45	45	BP0_BP0.P_DATA<22>
47	47	
49	49	BP0_BP0.P_DATA<23>
51	51	BP0_BP0.P_DATA<48>
53	53	BP0_BP0.P_DATA<49>
55	55	BP0_BP0.P_DATA<50>
57	57	BP0_BP0.P_DATA<51>
59	59	
61	61	BP0_BP0.P_DATA<52>
63	63	BP0_BP0.P_DATA<53>

2	2	BP1_BP1.P_DATA<40>
4	4	BP1_BP1.P_DATA<41>
6	6	
8	8	BP1_BP1.P_DATA<42>
10	10	BP1_BP1.P_DATA<43>
12	12	BP1_BP1.P_DATA<44>
14	14	BP1_BP1.P_DATA<45>
16	16	
18	18	BP1_BP1.P_DATA<46>
20	20	BP1_BP1.P_DATA<47>
22	22	BP01_BP01.P_IBINTV<1>
24	24	BP01_BP01.P_IBINTV<3>
26	26	BP01_BP01.P_IBINTV<5>
28	28	
30	30	BP01_BP01.P_IBINTV<7>
32	32	BP1_BP1.P_DATA<16>
34	34	BP1_BP1.P_DATA<17>
36	36	BP1_BP1.P_DATA<18>
38	38	BP1_BP1.P_DATA<19>
40	40	
42	42	BP1_BP1.P_DATA<20>
44	44	BP1_BP1.P_DATA<21>
46	46	BP1_BP1.P_DATA<22>
48	48	BP1_BP1.P_DATA<23>
50	50	BP1_BP1.P_DATA<49>
52	52	BP1_BP1.P_DATA<50>
54	54	
56	56	BP1_BP1.P_DATA<51>
58	58	BP1_BP1.P_DATA<52>
60	60	BP1_BP1.P_DATA<53>
62	62	
64	64	

GND \G

HDR64
3P
J14

SEX=MALE
PINS=PRESS
ANGLE=STRAIGHT
EJECTORS=NONE

1	1	
3	3	BP0_BP0.P_DATA<0>
5	5	BP0_BP0.P_DATA<1>
7	7	BP0_BP0.P_DATA<2>
9	9	
11	11	BP0_BP0.P_DATA<3>
13	13	BP0_BP0.P_DATA<4>
15	15	BP0_BP0.P_DATA<5>
17	17	BP0_BP0.P_DATA<6>
19	19	BP0_BP0.P_DATA<7>
21	21	
23	23	
25	25	BP0_BP0.P_DATA<32>
27	27	BP0_BP0.P_DATA<33>
29	29	BP0_BP0.P_DATA<34>
31	31	BP0_BP0.P_DATA<35>
33	33	BP0_BP0.P_DATA<36>
35	35	
37	37	BP0_BP0.P_DATA<37>
39	39	BP0_BP0.P_DATA<38>
41	41	BP0_BP0.P_DATA<39>
43	43	BP0_BP0.P_DATA<8>
45	45	BP0_BP0.P_DATA<9>
47	47	
49	49	BP0_BP0.P_DATA<10>
51	51	BP0_BP0.P_DATA<11>
53	53	BP0_BP0.P_DATA<12>
55	55	BP0_BP0.P_DATA<13>
57	57	BP0_BP0.P_DATA<14>
59	59	
61	61	BP0_BP0.P_DATA<15>
63	63	

2	2	
4	4	
6	6	BP1_BP1.P_DATA<0>
8	8	BP1_BP1.P_DATA<1>
10	10	BP1_BP1.P_DATA<2>
12	12	BP1_BP1.P_DATA<3>
14	14	BP1_BP1.P_DATA<4>
16	16	
18	18	
20	20	BP1_BP1.P_DATA<5>
22	22	BP1_BP1.P_DATA<6>
24	24	BP1_BP1.P_DATA<7>
26	26	BP1_BP1.P_DATA<32>
28	28	BP1_BP1.P_DATA<33>
30	30	
32	32	BP1_BP1.P_DATA<34>
34	34	BP1_BP1.P_DATA<35>
36	36	BP1_BP1.P_DATA<36>
38	38	BP1_BP1.P_DATA<37>
40	40	BP1_BP1.P_DATA<38>
42	42	
44	44	BP1_BP1.P_DATA<39>
46	46	BP1_BP1.P_DATA<8>
48	48	BP1_BP1.P_DATA<9>
50	50	BP1_BP1.P_DATA<10>
52	52	BP1_BP1.P_DATA<11>
54	54	
56	56	BP1_BP1.P_DATA<12>
58	58	BP1_BP1.P_DATA<13>
60	60	BP1_BP1.P_DATA<14>
62	62	BP1_BP1.P_DATA<15>
64	64	

GND \G

HDR64
2P
J12

SEX=MALE
PINS=PRESS
ANGLE=STRAIGHT
EJECTORS=NONE

1	1	BP0_BP0.P_DATA<54>
3	3	BP0_BP0.P_DATA<55>
5	5	
7	7	BP0_BP0.P_DATA<24>
9	9	BP0_BP0.P_DATA<25>
11	11	
13	13	BP0_BP0.P_DATA<26>
15	15	BP0_BP0.P_DATA<27>
17	17	BP0_BP0.P_DATA<28>
19	19	BP0_BP0.P_DATA<29>
21	21	BP0_BP0.P_DATA<30>
23	23	
25	25	BP0_BP0.P_DATA<31>
27	27	BP0_BP0.P_DATA<56>
29	29	BP0_BP0.P_DATA<57>
31	31	BP0_BP0.P_DATA<58>
33	33	BP0_BP0.P_DATA<59>
35	35	
37	37	BP0_BP0.P_DATA<60>
39	39	BP0_BP0.P_DATA<61>
41	41	BP0_BP0.P_DATA<62>
43	43	BP0_BP0.P_DATA<63>
45	45	BP0_BP0.P_PAR<7>
47	47	
49	49	BP0_BP0.P_PAR<3>
51	51	BP0_BP0.P_PAR<6>
53	53	BP0_BP0.P_PAR<2>
55	55	BP0_BP0.P_PAR<5>
57	57	BP0_BP0.P_PAR<1>
59	59	
61	61	BP0_BP0.P_PAR<4>
63	63	BP0_BP0.P_PAR<0>

2	2	BP1_BP1.P_DATA<54>
4	4	BP1_BP1.P_DATA<55>
6	6	
8	8	
10	10	BP1_BP1.P_DATA<24>
12	12	BP1_BP1.P_DATA<25>
14	14	BP1_BP1.P_DATA<26>
16	16	BP1_BP1.P_DATA<27>
18	18	
20	20	BP1_BP1.P_DATA<28>
22	22	BP1_BP1.P_DATA<29>
24	24	BP1_BP1.P_DATA<30>
26	26	BP1_BP1.P_DATA<31>
28	28	BP1_BP1.P_DATA<56>
30	30	
32	32	BP1_BP1.P_DATA<57>
34	34	BP1_BP1.P_DATA<58>
36	36	BP1_BP1.P_DATA<59>
38	38	BP1_BP1.P_DATA<60>
40	40	BP1_BP1.P_DATA<61>
42	42	
44	44	BP1_BP1.P_DATA<62>
46	46	BP1_BP1.P_DATA<63>
48	48	BP1_BP1.P_PAR<7>
50	50	BP1_BP1.P_PAR<3>
52	52	BP1_BP1.P_PAR<6>
54	54	
56	56	BP1_BP1.P_PAR<2>
58	58	BP1_BP1.P_PAR<5>
60	60	BP1_BP1.P_PAR<1>
62	62	BP1_BP1.P_PAR<4>
64	64	BP1_BP1.P_PAR<0>

GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
DRAWING: 411-001251-300A 0.0

ABBR: IOBP
ENGR: NOBLES

REVISED: Wed May 30 20:33:37 1990

PAGE: 3

8

7

6

3

2

1

NIA P1 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 IA 1P
 BOARD=NIA

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=1

GROUND ALL PINS ON THIS ROW!

101	1_101	ttl	BP3_BP3.P_DATA<22>\N20	201	1_201	ttl	BP2_BP2.P_DATA<22>\N20	301	1_301	ttl	BP1_BP1.P_DATA<22>\N20	401	1_401	ttl	BP0_BP0.P_DATA<22>\N20	501	1_501	
102	1_102	ttl	BP3_BP3.P_DATA<23>\N20	202	1_202	ttl	BP2_BP2.P_DATA<23>\N20	302	1_302	ttl	BP1_BP1.P_DATA<23>\N20	402	1_402	ttl	BP0_BP0.P_DATA<23>\N20	502	1_502	
103	1_103	ttl	BP3_BP3.P_PAR<5>\N20	203	1_203	ttl	BP2_BP2.P_PAR<5>\N20	303	1_303	ttl	BP1_BP1.P_PAR<5>\N20	403	1_403	ttl	BP0_BP0.P_PAR<5>\N20	503	1_503	
104	1_104	ttl	BP3_BP3.P_DATA<48>\N20	204	1_204	ttl	BP2_BP2.P_DATA<48>\N20	304	1_304	ttl	BP1_BP1.P_DATA<48>\N20	404	1_404	ttl	BP0_BP0.P_DATA<48>\N20	504	1_504	
105	1_105	ttl	BP3_BP3.P_DATA<49>\N20	205	1_205	ttl	BP2_BP2.P_DATA<49>\N20	305	1_305	ttl	BP1_BP1.P_DATA<49>\N20	405	1_405	ttl	BP0_BP0.P_DATA<49>\N20	505	1_505	
106	1_106	ttl	BP3_BP3.P_DATA<50>\N20	206	1_206	ttl	BP2_BP2.P_DATA<50>\N20	306	1_306	ttl	BP1_BP1.P_DATA<50>\N20	406	1_406	ttl	BP0_BP0.P_DATA<50>\N20	506	1_506	
107	1_107	ttl	BP3_BP3.P_DATA<51>\N20	207	1_207	ttl	BP2_BP2.P_DATA<51>\N20	307	1_307	ttl	BP1_BP1.P_DATA<51>\N20	407	1_407	ttl	BP0_BP0.P_DATA<51>\N20	507	1_507	
108	1_108	ttl	BP3_BP3.P_DATA<52>\N20	208	1_208	ttl	BP2_BP2.P_DATA<52>\N20	308	1_308	ttl	BP1_BP1.P_DATA<52>\N20	408	1_408	ttl	BP0_BP0.P_DATA<52>\N20	508	1_508	
109	1_109	ttl	BP3_BP3.P_DATA<53>\N20	209	1_209	ttl	BP2_BP2.P_DATA<53>\N20	309	1_309	ttl	BP1_BP1.P_DATA<53>\N20	409	1_409	ttl	BP0_BP0.P_DATA<53>\N20	509	1_509	
110	1_110	ttl	BP3_BP3.P_DATA<54>\N20	210	1_210	ttl	BP2_BP2.P_DATA<54>\N20	310	1_310	ttl	BP1_BP1.P_DATA<54>\N20	410	1_410	ttl	BP0_BP0.P_DATA<54>\N20	510	1_510	
111	1_111	ttl	BP3_BP3.P_DATA<55>\N20	211	1_211	ttl	BP2_BP2.P_DATA<55>\N20	311	1_311	ttl	BP1_BP1.P_DATA<55>\N20	411	1_411	ttl	BP0_BP0.P_DATA<55>\N20	511	1_511	
112	1_112	ttl	BP3_BP3.P_PAR<1>\N20	212	1_212	ttl	BP2_BP2.P_PAR<1>\N20	312	1_312	ttl	BP1_BP1.P_PAR<1>\N20	412	1_412	ttl	BP0_BP0.P_PAR<1>\N20	512	1_512	
113	1_113	ttl	BP3_BP3.P_DATA<24>\N20	213	1_213	ttl	BP2_BP2.P_DATA<24>\N20	313	1_313	ttl	BP1_BP1.P_DATA<24>\N20	413	1_413	ttl	BP0_BP0.P_DATA<24>\N20	513	1_513	
114	1_114	ttl	BP3_BP3.P_DATA<25>\N20	214	1_214	ttl	BP2_BP2.P_DATA<25>\N20	314	1_314	ttl	BP1_BP1.P_DATA<25>\N20	414	1_414	ttl	BP0_BP0.P_DATA<25>\N20	514	1_514	
115	1_115	ttl	BP3_BP3.P_DATA<26>\N20	215	1_215	ttl	BP2_BP2.P_DATA<26>\N20	315	1_315	ttl	BP1_BP1.P_DATA<26>\N20	415	1_415	ttl	BP0_BP0.P_DATA<26>\N20	515	1_515	
116	1_116	ttl	BP3_BP3.P_DATA<27>\N20	216	1_216	ttl	BP2_BP2.P_DATA<27>\N20	316	1_316	ttl	BP1_BP1.P_DATA<27>\N20	416	1_416	ttl	BP0_BP0.P_DATA<27>\N20	516	1_516	
117	1_117	ttl	BP3_BP3.P_DATA<28>\N20	217	1_217	ttl	BP2_BP2.P_DATA<28>\N20	317	1_317	ttl	BP1_BP1.P_DATA<28>\N20	417	1_417	ttl	BP0_BP0.P_DATA<28>\N20	517	1_517	
118	1_118	ttl	BP3_BP3.P_DATA<29>\N20	218	1_218	ttl	BP2_BP2.P_DATA<29>\N20	318	1_318	ttl	BP1_BP1.P_DATA<29>\N20	418	1_418	ttl	BP0_BP0.P_DATA<29>\N20	518	1_518	
119	1_119	ttl	BP3_BP3.P_DATA<30>\N20	219	1_219	ttl	BP2_BP2.P_DATA<30>\N20	319	1_319	ttl	BP1_BP1.P_DATA<30>\N20	419	1_419	ttl	BP0_BP0.P_DATA<30>\N20	519	1_519	
120	1_120	ttl	BP3_BP3.P_DATA<31>\N20	220	1_220	ttl	BP2_BP2.P_DATA<31>\N20	320	1_320	ttl	BP1_BP1.P_DATA<31>\N20	420	1_420	ttl	BP0_BP0.P_DATA<31>\N20	520	1_520	
121	1_121	ttl	BP3_BP3.P_PAR<4>\N20	221	1_221	ttl	BP2_BP2.P_PAR<4>\N20	321	1_321	ttl	BP1_BP1.P_PAR<4>\N20	421	1_421	ttl	BP0_BP0.P_PAR<4>\N20	521	1_521	
122	1_122	ttl	BP3_BP3.P_DATA<56>\N20	222	1_222	ttl	BP2_BP2.P_DATA<56>\N20	322	1_322	ttl	BP1_BP1.P_DATA<56>\N20	422	1_422	ttl	BP0_BP0.P_DATA<56>\N20	522	1_522	
123	1_123	ttl	BP3_BP3.P_DATA<57>\N20	223	1_223	ttl	BP2_BP2.P_DATA<57>\N20	323	1_323	ttl	BP1_BP1.P_DATA<57>\N20	423	1_423	ttl	BP0_BP0.P_DATA<57>\N20	523	1_523	
124	1_124	ttl	BP3_BP3.P_DATA<58>\N20	224	1_224	ttl	BP2_BP2.P_DATA<58>\N20	324	1_324	ttl	BP1_BP1.P_DATA<58>\N20	424	1_424	ttl	BP0_BP0.P_DATA<58>\N20	524	1_524	
125	1_125	ttl	BP3_BP3.P_DATA<59>\N20	225	1_225	ttl	BP2_BP2.P_DATA<59>\N20	325	1_325	ttl	BP1_BP1.P_DATA<59>\N20	425	1_425	ttl	BP0_BP0.P_DATA<59>\N20	525	1_525	
126	1_126	ttl	BP3_BP3.P_DATA<60>\N20	226	1_226	ttl	BP2_BP2.P_DATA<60>\N20	326	1_326	ttl	BP1_BP1.P_DATA<60>\N20	426	1_426	ttl	BP0_BP0.P_DATA<60>\N20	526	1_526	
127	1_127	ttl	BP3_BP3.P_DATA<61>\N20	227	1_227	ttl	BP2_BP2.P_DATA<61>\N20	327	1_327	ttl	BP1_BP1.P_DATA<61>\N20	427	1_427	ttl	BP0_BP0.P_DATA<61>\N20	527	1_527	
128	1_128	ttl	BP3_BP3.P_DATA<62>\N20	228	1_228	ttl	BP2_BP2.P_DATA<62>\N20	328	1_328	ttl	BP1_BP1.P_DATA<62>\N20	428	1_428	ttl	BP0_BP0.P_DATA<62>\N20	528	1_528	
129	1_129	ttl	BP3_BP3.P_DATA<63>\N20	229	1_229	ttl	BP2_BP2.P_DATA<63>\N20	329	1_329	ttl	BP1_BP1.P_DATA<63>\N20	429	1_429	ttl	BP0_BP0.P_DATA<63>\N20	529	1_529	
130	1_130	ttl	BP3_BP3.P_PAR<0>\N20	230	1_230	ttl	BP2_BP2.P_PAR<0>\N20	330	1_330	ttl	BP1_BP1.P_PAR<0>\N20	430	1_430	ttl	BP0_BP0.P_PAR<0>\N20	530	1_530	
131	1_131	ea	XIOP1_IA.BUS_REQ\N2I	231	1_231	ea	XIOP0_IA.BUS_REQ\N2I	331	1_331	ea	XIOP1_IA.IBREQ\N2I	431	1_431	ea	XIOP0_IA.IBREQ\N2I	531	1_531	
132	1_132	ea	IA_XIOP1.BUS_GNT\N20	232	1_232	ea	IA_XIOP0.BUS_GNT\N20	332	1_332	ea	IA_XIOP1.IBGRNT\N20	432	1_432	ea	IA_XIOP0.IBGRNT\N20	532	1_532	
133	1_133	ea	IA_XIOP1.RD_VAL\N20	233	1_233	ea	XIOP1_IA.WRT_VAL\N2I	333	1_333	ea	NXP.IBINTV<7>\N20	433	1_433	ea	NXP.IBINTV<3>\N20	533	1_533	
134	1_134	ea	XIOP1_IA.CBUF_AVL\N2I	234	1_234	ea	IA_XIOP1.MBUF_AVL\N20	334	1_334	ea	NXP.IBINTV<6>\N20	434	1_434	ea	NXP.IBINTV<2>\N20	534	1_534	
135	1_135	ea	IA_XIOP1.BUS_ERR\N20	235	1_235	ea	IA_XIOP1.CLK_SYNC\N20	335	1_335	ea	NXP.IBINTV<5>\N20	435	1_435	ea	NXP.IBINTV<1>\N20	535	1_535	
136	1_136	ea	BP_IA.PORTID<3>	236	1_236	ea	BP_IA.PORTID<2>	336	1_336	ea	NXP.IBINTV<4>\N20	436	1_436	ea	NXP.IBINTV<0>\N20	536	1_536	
137	1_137	ea	IA_BP.RBD_INTL_OUT	237	1_237	ea	BP_IA.RBD_INTL_IN	337	1_337	ea	BP_IA.PORTID<1>	437	1_437	ea	BP_IA.PORTID<0>	537	1_537	
138	1_138	ea	XIOP1_IA.ERR\N2I	238	1_238	ea	XIOP0_IA.ERR\N2I	338	1_338	ea	IA_XIOP1.IBINTV\N20	438	1_438	ea	(SPARE)	NC	538	1_538
139	1_139	ea	(SLOTID<3>) GNDNG	239	1_239	ea	(SLOTID<2>) NC	339	1_339	ea	(SLOTID<1>) NC	439	1_439	ea	(SLOTID<0>) NC	539	1_539	
140	1_140	ea	CU_IA.CLOCK_2X\N2I	240	1_240	ea	CU_IA.CLOCK_2X\N2I	340	1_340	ea	CU_IA.CLOCK_3X\N2I	440	1_440	ea	CU_IA.CLOCK_3X\N2I	540	1_540GND \G	

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Thu May 31 21:02:49 1990

PAGE: 4

NIA P2 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 IA-P1 1P
 BOARD=NIA

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=2

GROUND ALL PINS ON THIS ROW!

101	2_121	TTL	BP3_BP3.P_DATA(38)\N20	201	2_201	TTL	BP2_BP2.P_DATA(38)\N20	301	2_301	TTL	BP1_BP1.P_DATA(38)\N20	401	2_401	TTL	BP0_BP0.P_DATA(38)\N20	501	2_501	
102	2_102	TTL	BP3_BP3.P_DATA(39)\N20	202	2_202	TTL	BP2_BP2.P_DATA(39)\N20	302	2_302	TTL	BP1_BP1.P_DATA(39)\N20	402	2_402	TTL	BP0_BP0.P_DATA(39)\N20	502	2_502	
103	2_103	TTL	BP3_BP3.P_PAR(3)\N20	203	2_203	TTL	BP2_BP2.P_PAR(3)\N20	303	2_303	TTL	BP1_BP1.P_PAR(3)\N20	403	2_403	TTL	BP0_BP0.P_PAR(3)\N20	503	2_503	
104	2_104	TTL	BP3_BP3.P_DATA(8)\N20	204	2_204	TTL	BP2_BP2.P_DATA(8)\N20	304	2_304	TTL	BP1_BP1.P_DATA(8)\N20	404	2_404	TTL	BP0_BP0.P_DATA(8)\N20	504	2_504	
105	2_105	TTL	BP3_BP3.P_DATA(9)\N20	205	2_205	TTL	BP2_BP2.P_DATA(9)\N20	305	2_305	TTL	BP1_BP1.P_DATA(9)\N20	405	2_405	TTL	BP0_BP0.P_DATA(9)\N20	505	2_505	
106	2_106	TTL	BP3_BP3.P_DATA(10)\N20	206	2_206	TTL	BP2_BP2.P_DATA(10)\N20	306	2_306	TTL	BP1_BP1.P_DATA(10)\N20	406	2_406	TTL	BP0_BP0.P_DATA(10)\N20	506	2_506	
107	2_107	TTL	BP3_BP3.P_DATA(11)\N20	207	2_207	TTL	BP2_BP2.P_DATA(11)\N20	307	2_307	TTL	BP1_BP1.P_DATA(11)\N20	407	2_407	TTL	BP0_BP0.P_DATA(11)\N20	507	2_507	
108	2_108	TTL	BP3_BP3.P_DATA(12)\N20	208	2_208	TTL	BP2_BP2.P_DATA(12)\N20	308	2_308	TTL	BP1_BP1.P_DATA(12)\N20	408	2_408	TTL	BP0_BP0.P_DATA(12)\N20	508	2_508	
109	2_109	TTL	BP3_BP3.P_DATA(13)\N20	209	2_209	TTL	BP2_BP2.P_DATA(13)\N20	309	2_309	TTL	BP1_BP1.P_DATA(13)\N20	409	2_409	TTL	BP0_BP0.P_DATA(13)\N20	509	2_509	
110	2_110	TTL	BP3_BP3.P_DATA(14)\N20	210	2_210	TTL	BP2_BP2.P_DATA(14)\N20	310	2_310	TTL	BP1_BP1.P_DATA(14)\N20	410	2_410	TTL	BP0_BP0.P_DATA(14)\N20	510	2_510	
111	2_111	TTL	BP3_BP3.P_DATA(15)\N20	211	2_211	TTL	BP2_BP2.P_DATA(15)\N20	311	2_311	TTL	BP1_BP1.P_DATA(15)\N20	411	2_411	TTL	BP0_BP0.P_DATA(15)\N20	511	2_511	
112	2_112	TTL	BP3_BP3.P_PAR(6)\N20	212	2_212	TTL	BP2_BP2.P_PAR(6)\N20	312	2_312	TTL	BP1_BP1.P_PAR(6)\N20	412	2_412	TTL	BP0_BP0.P_PAR(6)\N20	512	2_512	
113	2_113	TTL	BP3_BP3.P_DATA(40)\N20	213	2_213	TTL	BP2_BP2.P_DATA(40)\N20	313	2_313	TTL	BP1_BP1.P_DATA(40)\N20	413	2_413	TTL	BP0_BP0.P_DATA(40)\N20	513	2_513	
114	2_114	TTL	BP3_BP3.P_DATA(41)\N20	214	2_214	TTL	BP2_BP2.P_DATA(41)\N20	314	2_314	TTL	BP1_BP1.P_DATA(41)\N20	414	2_414	TTL	BP0_BP0.P_DATA(41)\N20	514	2_514	
115	2_115	TTL	BP3_BP3.P_DATA(42)\N20	215	2_215	TTL	BP2_BP2.P_DATA(42)\N20	315	2_315	TTL	BP1_BP1.P_DATA(42)\N20	415	2_415	TTL	BP0_BP0.P_DATA(42)\N20	515	2_515	
116	2_116	TTL	BP3_BP3.P_DATA(43)\N20	216	2_216	TTL	BP2_BP2.P_DATA(43)\N20	316	2_316	TTL	BP1_BP1.P_DATA(43)\N20	416	2_416	TTL	BP0_BP0.P_DATA(43)\N20	516	2_516	
117	2_117	TTL	BP3_BP3.P_DATA(44)\N20	217	2_217	TTL	BP2_BP2.P_DATA(44)\N20	317	2_317	TTL	BP1_BP1.P_DATA(44)\N20	417	2_417	TTL	BP0_BP0.P_DATA(44)\N20	517	2_517	
118	2_118	TTL	BP3_BP3.P_DATA(45)\N20	218	2_218	TTL	BP2_BP2.P_DATA(45)\N20	318	2_318	TTL	BP1_BP1.P_DATA(45)\N20	418	2_418	TTL	BP0_BP0.P_DATA(45)\N20	518	2_518	
119	2_119	TTL	BP3_BP3.P_DATA(46)\N20	219	2_219	TTL	BP2_BP2.P_DATA(46)\N20	319	2_319	TTL	BP1_BP1.P_DATA(46)\N20	419	2_419	TTL	BP0_BP0.P_DATA(46)\N20	519	2_519	
120	2_120	TTL	BP3_BP3.P_DATA(47)\N20	220	2_220	TTL	BP2_BP2.P_DATA(47)\N20	320	2_320	TTL	BP1_BP1.P_DATA(47)\N20	420	2_420	TTL	BP0_BP0.P_DATA(47)\N20	520	2_520	
121	2_121	TTL	BP3_BP3.P_PAR(2)\N20	221	2_221	TTL	BP2_BP2.P_PAR(2)\N20	321	2_321	TTL	BP1_BP1.P_PAR(2)\N20	421	2_421	TTL	BP0_BP0.P_PAR(2)\N20	521	2_521	
122	2_122	TTL	BP23_BP23.P_IBINTV(1)\N20	222	2_222	TTL	BP23_BP23.P_IBINTV(0)\N20	322	2_322	TTL	BP01_BP01.P_IBINTV(1)\N20	422	2_422	TTL	BP01_BP01.P_IBINTV(0)\N20	522	2_522	
123	2_123	TTL	BP23_BP23.P_IBINTV(3)\N20	223	2_223	TTL	BP23_BP23.P_IBINTV(2)\N20	323	2_323	TTL	BP01_BP01.P_IBINTV(3)\N20	423	2_423	TTL	BP01_BP01.P_IBINTV(2)\N20	523	2_523	
124	2_124	TTL	BP23_BP23.P_IBINTV(5)\N20	224	2_224	TTL	BP23_BP23.P_IBINTV(4)\N20	324	2_324	TTL	BP01_BP01.P_IBINTV(5)\N20	424	2_424	TTL	BP01_BP01.P_IBINTV(4)\N20	524	2_524	
125	2_125	TTL	BP23_BP23.P_IBINTV(7)\N20	225	2_225	TTL	BP23_BP23.P_IBINTV(6)\N20	325	2_325	TTL	BP01_BP01.P_IBINTV(7)\N20	425	2_425	TTL	BP01_BP01.P_IBINTV(6)\N20	525	2_525	
126	2_126	TTL	BP3_BP3.P_DATA(16)\N20	226	2_226	TTL	BP2_BP2.P_DATA(16)\N20	326	2_326	TTL	BP1_BP1.P_DATA(16)\N20	426	2_426	TTL	BP0_BP0.P_DATA(16)\N20	526	2_526	
127	2_127	TTL	BP3_BP3.P_DATA(17)\N20	227	2_227	TTL	BP2_BP2.P_DATA(17)\N20	327	2_327	TTL	BP1_BP1.P_DATA(17)\N20	427	2_427	TTL	BP0_BP0.P_DATA(17)\N20	527	2_527	
128	2_128	TTL	BP3_BP3.P_DATA(18)\N20	228	2_228	TTL	BP2_BP2.P_DATA(18)\N20	328	2_328	TTL	BP1_BP1.P_DATA(18)\N20	428	2_428	TTL	BP0_BP0.P_DATA(18)\N20	528	2_528	
129	2_129	TTL	BP3_BP3.P_DATA(19)\N20	229	2_229	TTL	BP2_BP2.P_DATA(19)\N20	329	2_329	TTL	BP1_BP1.P_DATA(19)\N20	429	2_429	TTL	BP0_BP0.P_DATA(19)\N20	529	2_529	
130	2_130	TTL	BP3_BP3.P_DATA(20)\N20	230	2_230	TTL	BP2_BP2.P_DATA(20)\N20	330	2_330	TTL	BP1_BP1.P_DATA(20)\N20	430	2_430	TTL	BP0_BP0.P_DATA(20)\N20	530	2_530	
131	2_131	TTL	BP3_BP3.P_DATA(21)\N20	231	2_231	TTL	BP2_BP2.P_DATA(21)\N20	331	2_331	TTL	BP1_BP1.P_DATA(21)\N20	431	2_431	TTL	BP0_BP0.P_DATA(21)\N20	531	2_531	
132	2_132	EQ	NXP_DATA(56)\N20	232	2_232	EQ	NXP_DATA(24)\N20	332	2_332	EQ	NXP_DATA(48)\N20	432	2_432	EQ	NXP_DATA(16)\N20	532	2_532	
133	2_133	EQ	NXP_DATA(57)\N20	233	2_233	EQ	NXP_DATA(25)\N20	333	2_333	EQ	NXP_DATA(49)\N20	433	2_433	EQ	NXP_DATA(17)\N20	533	2_533	
134	2_134	EQ	NXP_DATA(58)\N20	234	2_234	EQ	NXP_DATA(26)\N20	334	2_334	EQ	NXP_DATA(50)\N20	434	2_434	EQ	NXP_DATA(18)\N20	534	2_534	
135	2_135	EQ	NXP_DATA(59)\N20	235	2_235	EQ	NXP_DATA(27)\N20	335	2_335	EQ	NXP_DATA(51)\N20	435	2_435	EQ	NXP_DATA(19)\N20	535	2_535	
136	2_136	EQ	NXP_DATA(60)\N20	236	2_236	EQ	NXP_DATA(28)\N20	336	2_336	EQ	NXP_DATA(52)\N20	436	2_436	EQ	NXP_DATA(20)\N20	536	2_536	
137	2_137	EQ	NXP_DATA(61)\N20	237	2_237	EQ	NXP_DATA(29)\N20	337	2_337	EQ	NXP_DATA(53)\N20	437	2_437	EQ	NXP_DATA(21)\N20	537	2_537	
138	2_138	EQ	NXP_DATA(62)\N20	238	2_238	EQ	NXP_DATA(30)\N20	338	2_338	EQ	NXP_DATA(54)\N20	438	2_438	EQ	NXP_DATA(22)\N20	538	2_538	
139	2_139	EQ	NXP_DATA(63)\N20	239	2_239	EQ	NXP_DATA(31)\N20	339	2_339	EQ	NXP_DATA(55)\N20	439	2_439	EQ	NXP_DATA(23)\N20	539	2_539	
140	2_140	EQ	NXP_PAR(0)\N20	240	2_240	EQ	NXP_PAR(4)\N20	340	2_340	EQ	NXP_PAR(1)\N20	440	2_440	EQ	NXP_PAR(5)\N20	540	2_540	GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:32:57 1990

PAGE: 5

NIA P3 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 IA-P1 1P
 BOARD=NIA

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=3

GROUND ALL PINS ON THIS ROW!

101	3_101	TTL	IA_CCU30.20MHZ\N20	201	3_201	TTL	IA_CCU20.20MHZ\N20	301	3_301	TTL	IA_CCU10.20MHZ\N20	401	3_401	TTL	IA_CCU00.20MHZ\N20	501	3_501	
102	3_102	TTL	IA_CCU30.GPHASE\N20	202	3_202	TTL	IA_CCU20.GPHASE\N20	302	3_302	TTL	IA_CCU10.GPHASE\N20	402	3_402	TTL	IA_CCU00.GPHASE\N20	502	3_502	
103	3_103	TTL	IA_CCU30.MPHASE\N20	203	3_203	TTL	IA_CCU20.MPHASE\N20	303	3_303	TTL	IA_CCU10.MPHASE\N20	403	3_403	TTL	IA_CCU00.MPHASE\N20	503	3_503	
104	3_104	TTL	IA_CCU31.20MHZ\N20	204	3_204	TTL	IA_CCU21.20MHZ\N20	304	3_304	TTL	IA_CCU11.20MHZ\N20	404	3_404	TTL	IA_CCU01.20MHZ\N20	504	3_504	
105	3_105	TTL	IA_CCU31.GPHASE\N20	205	3_205	TTL	IA_CCU21.GPHASE\N20	305	3_305	TTL	IA_CCU11.GPHASE\N20	405	3_405	TTL	IA_CCU01.GPHASE\N20	505	3_505	
106	3_106	TTL	IA_CCU31.MPHASE\N20	206	3_206	TTL	IA_CCU21.MPHASE\N20	306	3_306	TTL	IA_CCU11.MPHASE\N20	406	3_406	TTL	IA_CCU01.MPHASE\N20	506	3_506	
107	3_107	TTL	CCU31_IA.ERR\N2I	207	3_207	TTL	CCU21_IA.ERR\N2I	307	3_307	TTL	CCU11_IA.ERR\N2I	407	3_407	TTL	CCU01_IA.ERR\N2I	507	3_507	
108	3_108	TTL	IA_CCU30.ODENA\N20	208	3_208	TTL	IA_CCU20.ODENA\N20	308	3_308	TTL	IA_CCU10.ODENA\N20	408	3_408	TTL	IA_CCU00.ODENA\N20	508	3_508	
109	3_109	TTL	IA_CCU31.ODENA\N20	209	3_209	TTL	IA_CCU21.ODENA\N20	309	3_309	TTL	IA_CCU11.ODENA\N20	409	3_409	TTL	IA_CCU01.ODENA\N20	509	3_509	
110	3_110	TTL	IA_BP03.CCSCTL<0>\N20	210	3_210	TTL	IA_BP23.CCIDE\N20	310	3_310	TTL	IA_BP03.CCSCTL<1>\N20	410	3_410	TTL	IA_BP01.CCIDE\N20	510	3_510	
111	3_111	TTL	IA_BP23.SCANDAT\N20	211	3_211	TTL	IA_BP23.CCLDRAM\N20	311	3_311	TTL	IA_BP01.SCANDAT\N20	411	3_411	TTL	IA_BP01.CCLDRAM\N20	511	3_511	
112	3_112	TTL	BP23_IA.SCANDAT\N2I	212	3_212	TTL	IA_BP23.CCCLDR\N20	312	3_312	TTL	BP01_IA.SCANDAT\N2I	412	3_412	TTL	IA_BP01.CCCLDR\N20	512	3_512	
113	3_113	TTL	CCU30_IA.P_CCR\N2I	213	3_213	TTL	CCU20_IA.P_CCR\N2I	313	3_313	TTL	CCU10_IA.P_CCR\N2I	413	3_413	TTL	CCU00_IA.P_CCR\N2I	513	3_513	
114	3_114	TTL	IA_CCU30.P_CCG\N20	214	3_214	TTL	IA_CCU20.P_CCG\N20	314	3_314	TTL	IA_CCU10.P_CCG\N20	414	3_414	TTL	IA_CCU00.P_CCG\N20	514	3_514	
115	3_115	TTL	CCU31_IA.P_CCR\N2I	215	3_215	TTL	CCU21_IA.P_CCR\N2I	315	3_315	TTL	CCU11_IA.P_CCR\N2I	415	3_415	TTL	CCU01_IA.P_CCR\N2I	515	3_515	
116	3_116	TTL	IA_CCU31.P_CCG\N20	216	3_216	TTL	IA_CCU21.P_CCG\N20	316	3_316	TTL	IA_CCU11.P_CCG\N20	416	3_416	TTL	IA_CCU01.P_CCG\N20	516	3_516	
117	3_117	TTL	BP3_IA.P_CBAV\N2I	217	3_217	TTL	BP2_IA.P_CBAV\N2I	317	3_317	TTL	BP1_IA.P_CBAV\N2I	417	3_417	TTL	BP0_IA.P_CBAV\N2I	517	3_517	
118	3_118	TTL	IA_BP3.P_MBAV\N20	218	3_218	TTL	IA_BP2.P_MBAV\N20	318	3_318	TTL	IA_BP1.P_MBAV\N20	418	3_418	TTL	IA_BP0.P_MBAV\N20	518	3_518	
119	3_119	TTL	BP3_BP3.P_DVAL\N20	219	3_219	TTL	BP2_BP2.P_DVAL\N20	319	3_319	TTL	BP1_BP1.P_DVAL\N20	419	3_419	TTL	BP0_BP0.P_DVAL\N20	519	3_519	
120	3_120	TTL	IA_BP3.P_BUSERR\N20	220	3_220	TTL	IA_BP2.P_BUSERR\N20	320	3_320	TTL	IA_BP1.P_BUSERR\N20	420	3_420	TTL	IA_BP0.P_BUSERR\N20	520	3_520	
121	3_121	TTL	CCU30_IA.P_IBREQ\N2I	221	3_221	TTL	CCU20_IA.P_IBREQ\N2I	321	3_321	TTL	CCU10_IA.P_IBREQ\N2I	421	3_421	TTL	CCU00_IA.P_IBREQ\N2I	521	3_521	
122	3_122	TTL	IA_CCU30.P_IBGRNT\N20	222	3_222	TTL	IA_CCU20.P_IBGRNT\N20	322	3_322	TTL	IA_CCU10.P_IBGRNT\N20	422	3_422	TTL	IA_CCU00.P_IBGRNT\N20	522	3_522	
123	3_123	TTL	CCU31_IA.P_IBREQ\N2I	223	3_223	TTL	CCU21_IA.P_IBREQ\N2I	323	3_323	TTL	CCU11_IA.P_IBREQ\N2I	423	3_423	TTL	CCU01_IA.P_IBREQ\N2I	523	3_523	
124	3_124	TTL	IA_CCU31.P_IBGRNT\N20	224	3_224	TTL	IA_CCU21.P_IBGRNT\N20	324	3_324	TTL	IA_CCU11.P_IBGRNT\N20	424	3_424	TTL	IA_CCU01.P_IBGRNT\N20	524	3_524	
125	3_125	TTL	IA_BP23.P_IBICOMP\N20	225	3_225	TTL	IA_BP23.P_IBINT\N20	325	3_325	TTL	IA_BP01.P_IBICOMP\N20	425	3_425	TTL	IA_BP01.P_IBINT\N20	525	3_525	
126	3_126	TTL	BP3_BP3.P_DATA<0>\N20	226	3_226	TTL	BP2_BP2.P_DATA<0>\N20	326	3_326	TTL	BP1_BP1.P_DATA<0>\N20	426	3_426	TTL	BP0_BP0.P_DATA<0>\N20	526	3_526	
127	3_127	TTL	BP3_BP3.P_DATA<1>\N20	227	3_227	TTL	BP2_BP2.P_DATA<1>\N20	327	3_327	TTL	BP1_BP1.P_DATA<1>\N20	427	3_427	TTL	BP0_BP0.P_DATA<1>\N20	527	3_527	
128	3_128	TTL	BP3_BP3.P_DATA<2>\N20	228	3_228	TTL	BP2_BP2.P_DATA<2>\N20	328	3_328	TTL	BP1_BP1.P_DATA<2>\N20	428	3_428	TTL	BP0_BP0.P_DATA<2>\N20	528	3_528	
129	3_129	TTL	BP3_BP3.P_DATA<3>\N20	229	3_229	TTL	BP2_BP2.P_DATA<3>\N20	329	3_329	TTL	BP1_BP1.P_DATA<3>\N20	429	3_429	TTL	BP0_BP0.P_DATA<3>\N20	529	3_529	
130	3_130	TTL	BP3_BP3.P_DATA<4>\N20	230	3_230	TTL	BP2_BP2.P_DATA<4>\N20	330	3_330	TTL	BP1_BP1.P_DATA<4>\N20	430	3_430	TTL	BP0_BP0.P_DATA<4>\N20	530	3_530	
131	3_131	TTL	BP3_BP3.P_DATA<5>\N20	231	3_231	TTL	BP2_BP2.P_DATA<5>\N20	331	3_331	TTL	BP1_BP1.P_DATA<5>\N20	431	3_431	TTL	BP0_BP0.P_DATA<5>\N20	531	3_531	
132	3_132	TTL	BP3_BP3.P_DATA<6>\N20	232	3_232	TTL	BP2_BP2.P_DATA<6>\N20	332	3_332	TTL	BP1_BP1.P_DATA<6>\N20	432	3_432	TTL	BP0_BP0.P_DATA<6>\N20	532	3_532	
133	3_133	TTL	BP3_BP3.P_DATA<7>\N20	233	3_233	TTL	BP2_BP2.P_DATA<7>\N20	333	3_333	TTL	BP1_BP1.P_DATA<7>\N20	433	3_433	TTL	BP0_BP0.P_DATA<7>\N20	533	3_533	
134	3_134	TTL	BP3_BP3.P_PAR<7>\N20	234	3_234	TTL	BP2_BP2.P_PAR<7>\N20	334	3_334	TTL	BP1_BP1.P_PAR<7>\N20	434	3_434	TTL	BP0_BP0.P_PAR<7>\N20	534	3_534	
135	3_135	TTL	BP3_BP3.P_DATA<32>\N20	235	3_235	TTL	BP2_BP2.P_DATA<32>\N20	335	3_335	TTL	BP1_BP1.P_DATA<32>\N20	435	3_435	TTL	BP0_BP0.P_DATA<32>\N20	535	3_535	
136	3_136	TTL	BP3_BP3.P_DATA<33>\N20	236	3_236	TTL	BP2_BP2.P_DATA<33>\N20	336	3_336	TTL	BP1_BP1.P_DATA<33>\N20	436	3_436	TTL	BP0_BP0.P_DATA<33>\N20	536	3_536	
137	3_137	TTL	BP3_BP3.P_DATA<34>\N20	237	3_237	TTL	BP2_BP2.P_DATA<34>\N20	337	3_337	TTL	BP1_BP1.P_DATA<34>\N20	437	3_437	TTL	BP0_BP0.P_DATA<34>\N20	537	3_537	
138	3_138	TTL	BP3_BP3.P_DATA<35>\N20	238	3_238	TTL	BP2_BP2.P_DATA<35>\N20	338	3_338	TTL	BP1_BP1.P_DATA<35>\N20	438	3_438	TTL	BP0_BP0.P_DATA<35>\N20	538	3_538	
139	3_139	TTL	BP3_BP3.P_DATA<36>\N20	239	3_239	TTL	BP2_BP2.P_DATA<36>\N20	339	3_339	TTL	BP1_BP1.P_DATA<36>\N20	439	3_439	TTL	BP0_BP0.P_DATA<36>\N20	539	3_539	
140	3_140	TTL	BP3_BP3.P_DATA<37>\N20	240	3_240	TTL	BP2_BP2.P_DATA<37>\N20	340	3_340	TTL	BP1_BP1.P_DATA<37>\N20	440	3_440	TTL	BP0_BP0.P_DATA<37>\N20	540	3_540	GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:32:31 1990 PAGE: 6

NIA P4 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 IA-P1 1P
 BOARD=NIA

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=4

MEMORY_DATA<47..40>
 MEMORY_DATA<63..56>

MEMORY_DATA<15..8>
 MEMORY_DATA<31..24>

MEMORY_DATA<39..32>
 MEMORY_DATA<55..48>

MEMORY_DATA<7..0>
 MEMORY_DATA<23..16>

GROUND ALL PINS ON THIS ROW!

101	4_101	EQ	XSO_IA.A_REQ_NEXT\N2I	201	4_201	EQ	XSE_IA.A_REQ_NEXT\N2I	301	4_301	EQ	IA_XC.SOFT_ERROR\N20	401	4_401	EQ	XC_IA.SLOG_ENA\N2I	501	4_501		
102	4_102	EQ	XSO_IA.B_REQ_NEXT\N2I	202	4_202	EQ	XSE_IA.B_REQ_NEXT\N2I	302	4_302	EQ	XC_IA.RESET\N2I	402	4_402	EQ	XC_IA.CCU_CLEAR\N2I	502	4_502		
103	4_103	EQ	XSO_IA.A_ST_PEND\N2I	203	4_203	EQ	XSE_IA.A_ST_PEND\N2I	303	4_303	EQ	XC_IA.CLOCK_SYNC\N2I	403	4_403	EQ	XC_IA.CCU_CNTRL_ENA\N2I	503	4_503		
104	4_104	EQ	XSO_IA.B_ST_PEND\N2I	204	4_204	EQ	XSE_IA.B_ST_PEND\N2I	304	4_304	EQ	XC_IA.TRAP_VECT<7>\N2I	404	4_404	EQ	XC_IA.CCU_RBE<7>\N2I	504	4_504		
105	4_105	EQ	XSO_IA.A_REQ_PEND\N2I	205	4_205	EQ	XSE_IA.A_REQ_PEND\N2I	305	4_305	EQ	XC_IA.TRAP_VECT<6>\N2I	405	4_405	EQ	XC_IA.CCU_RBE<6>\N2I	505	4_505		
106	4_106	EQ	XSO_IA.B_REQ_PEND\N2I	206	4_206	EQ	XSE_IA.B_REQ_PEND\N2I	306	4_306	EQ	XC_IA.TRAP_VECT<5>\N2I	406	4_406	EQ	XC_IA.CCU_RBE<5>\N2I	506	4_506		
107	4_107	EQ	IA.XSO.RDY\N20	207	4_207	EQ	IA.XSE.RDY\N20	307	4_307	EQ	XC_IA.TRAP_VECT<4>\N2I	407	4_407	EQ	XC_IA.CCU_RBE<4>\N2I	507	4_507		
108	4_108	EQ	XC_IA.CU_STATUS_EN\N2I	208	4_208	EQ	XC_IA.TRAP_TYPE<3>\N2I	308	4_308	EQ	XC_IA.TRAP_VECT<3>\N2I	408	4_408	EQ	XC_IA.CCU_RBE<3>\N2I	508	4_508		
109	4_109	EQ	XC_IA.CU_STATUS\N2I	209	4_209	EQ	XC_IA.TRAP_TYPE<2>\N2I	309	4_309	EQ	XC_IA.TRAP_VECT<2>\N2I	409	4_409	EQ	XC_IA.CCU_RBE<2>\N2I	509	4_509		
110	4_110	EQ	IA.XC.TRAP_COMP\N20	210	4_210	EQ	XC_IA.TRAP_TYPE<1>\N2I	310	4_310	EQ	XC_IA.TRAP_VECT<1>\N2I	410	4_410	EQ	XC_IA.CCU_RBE<1>\N2I	510	4_510		
111	4_111	EQ	XC_IA.TRAP_RDY\N2I	211	4_211	EQ	XC_IA.TRAP_TYPE<0>\N2I	311	4_311	EQ	XC_IA.TRAP_VECT<0>\N2I	411	4_411	EQ	XC_IA.CCU_RBE<0>\N2I	511	4_511		
112	4_112	EQ	XRE_IA.RD_PAR<2>\N2I	212	4_212	EQ	XRO_IA.RD_PAR<2>\N2I	312	4_312	EQ	XRE_IA.RD_PAR<3>\N2I	412	4_412	EQ	XRO_IA.RD_PAR<3>\N2I	512	4_512		
113	4_113	EQ	XRE_IA.RD_DATA<15>\N2I	213	4_213	EQ	XRO_IA.RD_DATA<15>\N2I	313	4_313	EQ	XRE_IA.RD_DATA<7>\N2I	413	4_413	EQ	XRO_IA.RD_DATA<7>\N2I	513	4_513		
114	4_114	EQ	XRE_IA.RD_DATA<14>\N2I	214	4_214	EQ	XRO_IA.RD_DATA<14>\N2I	314	4_314	EQ	XRE_IA.RD_DATA<6>\N2I	414	4_414	EQ	XRO_IA.RD_DATA<6>\N2I	514	4_514		
115	4_115	EQ	XRE_IA.RD_DATA<13>\N2I	215	4_215	EQ	XRO_IA.RD_DATA<13>\N2I	315	4_315	EQ	XRE_IA.RD_DATA<5>\N2I	415	4_415	EQ	XRO_IA.RD_DATA<5>\N2I	515	4_515		
116	4_116	EQ	XRE_IA.RD_DATA<12>\N2I	216	4_216	EQ	XRO_IA.RD_DATA<12>\N2I	316	4_316	EQ	XRE_IA.RD_DATA<4>\N2I	416	4_416	EQ	XRO_IA.RD_DATA<4>\N2I	516	4_516		
117	4_117	EQ	XRE_IA.RD_DATA<11>\N2I	217	4_217	EQ	XRO_IA.RD_DATA<11>\N2I	317	4_317	EQ	XRE_IA.RD_DATA<3>\N2I	417	4_417	EQ	XRO_IA.RD_DATA<3>\N2I	517	4_517		
118	4_118	EQ	XRE_IA.RD_DATA<10>\N2I	218	4_218	EQ	XRO_IA.RD_DATA<10>\N2I	318	4_318	EQ	XRE_IA.RD_DATA<2>\N2I	418	4_418	EQ	XRO_IA.RD_DATA<2>\N2I	518	4_518		
119	4_119	EQ	XRE_IA.RD_DATA<9>\N2I	219	4_219	EQ	XRO_IA.RD_DATA<9>\N2I	319	4_319	EQ	XRE_IA.RD_DATA<1>\N2I	419	4_419	EQ	XRO_IA.RD_DATA<1>\N2I	519	4_519		
120	4_120	EQ	XRE_IA.RD_DATA<8>\N2I	220	4_220	EQ	XRO_IA.RD_DATA<8>\N2I	320	4_320	EQ	XRE_IA.RD_DATA<0>\N2I	420	4_420	EQ	XRO_IA.RD_DATA<0>\N2I	520	4_520		
121	4_121	EQ	XRE_IA.RD_PAR<0>\N2I	221	4_221	EQ	XRO_IA.RD_PAR<0>\N2I	321	4_321	EQ	XRE_IA.RD_PAR<1>\N2I	421	4_421	EQ	XRO_IA.RD_PAR<1>\N2I	521	4_521		
122	4_122	EQ	XRE_IA.RD_DATA<31>\N2I	222	4_222	EQ	XRO_IA.RD_DATA<31>\N2I	322	4_322	EQ	XRE_IA.RD_DATA<23>\N2I	422	4_422	EQ	XRO_IA.RD_DATA<23>\N2I	522	4_522		
123	4_123	EQ	XRE_IA.RD_DATA<30>\N2I	223	4_223	EQ	XRO_IA.RD_DATA<30>\N2I	323	4_323	EQ	XRE_IA.RD_DATA<22>\N2I	423	4_423	EQ	XRO_IA.RD_DATA<22>\N2I	523	4_523		
124	4_124	EQ	XRE_IA.RD_DATA<29>\N2I	224	4_224	EQ	XRO_IA.RD_DATA<29>\N2I	324	4_324	EQ	XRE_IA.RD_DATA<21>\N2I	424	4_424	EQ	XRO_IA.RD_DATA<21>\N2I	524	4_524		
125	4_125	EQ	XRE_IA.RD_DATA<28>\N2I	225	4_225	EQ	XRO_IA.RD_DATA<28>\N2I	325	4_325	EQ	XRE_IA.RD_DATA<20>\N2I	425	4_425	EQ	XRO_IA.RD_DATA<20>\N2I	525	4_525		
126	4_126	EQ	XRE_IA.RD_DATA<27>\N2I	226	4_226	EQ	XRO_IA.RD_DATA<27>\N2I	326	4_326	EQ	XRE_IA.RD_DATA<19>\N2I	426	4_426	EQ	XRO_IA.RD_DATA<19>\N2I	526	4_526		
127	4_127	EQ	XRE_IA.RD_DATA<26>\N2I	227	4_227	EQ	XRO_IA.RD_DATA<26>\N2I	327	4_327	EQ	XRE_IA.RD_DATA<18>\N2I	427	4_427	EQ	XRO_IA.RD_DATA<18>\N2I	527	4_527		
128	4_128	EQ	XRE_IA.RD_DATA<25>\N2I	228	4_228	EQ	XRO_IA.RD_DATA<25>\N2I	328	4_328	EQ	XRE_IA.RD_DATA<17>\N2I	428	4_428	EQ	XRO_IA.RD_DATA<17>\N2I	528	4_528		
129	4_129	EQ	XRE_IA.RD_DATA<24>\N2I	229	4_229	EQ	XRO_IA.RD_DATA<24>\N2I	329	4_329	EQ	XRE_IA.RD_DATA<16>\N2I	429	4_429	EQ	XRO_IA.RD_DATA<16>\N2I	529	4_529		
130	4_130	EQ	XRO_IA.RD_RDY\N2I	230	4_230	EQ	XRE_IA.RD_RDY\N2I	330	4_330	EQ	IA.XRO.RTN_PAR_ERR\N20	430	4_430	EQ	IA.XRE.RTN_PAR_ERR\N20	530	4_530		
131	4_131	EQ	NXP_DATA<40>\N20	231	4_231	EQ	NXP_DATA<8>\N20	331	4_331	EQ	NXP_DATA<32>\N20	431	4_431	EQ	NXP_DATA<0>\N20	531	4_531		
132	4_132	EQ	NXP_DATA<41>\N20	232	4_232	EQ	NXP_DATA<9>\N20	332	4_332	EQ	NXP_DATA<33>\N20	432	4_432	EQ	NXP_DATA<1>\N20	532	4_532		
133	4_133	EQ	NXP_DATA<42>\N20	233	4_233	EQ	NXP_DATA<10>\N20	333	4_333	EQ	NXP_DATA<34>\N20	433	4_433	EQ	NXP_DATA<2>\N20	533	4_533		
134	4_134	EQ	NXP_DATA<43>\N20	234	4_234	EQ	NXP_DATA<11>\N20	334	4_334	EQ	NXP_DATA<35>\N20	434	4_434	EQ	NXP_DATA<3>\N20	534	4_534		
135	4_135	EQ	NXP_DATA<44>\N20	235	4_235	EQ	NXP_DATA<12>\N20	335	4_335	EQ	NXP_DATA<36>\N20	435	4_435	EQ	NXP_DATA<4>\N20	535	4_535		
136	4_136	EQ	NXP_DATA<45>\N20	236	4_236	EQ	NXP_DATA<13>\N20	336	4_336	EQ	NXP_DATA<37>\N20	436	4_436	EQ	NXP_DATA<5>\N20	536	4_536		
137	4_137	EQ	NXP_DATA<46>\N20	237	4_237	EQ	NXP_DATA<14>\N20	337	4_337	EQ	NXP_DATA<38>\N20	437	4_437	EQ	NXP_DATA<6>\N20	537	4_537		
138	4_138	EQ	NXP_DATA<47>\N20	238	4_238	EQ	NXP_DATA<15>\N20	338	4_338	EQ	NXP_DATA<39>\N20	438	4_438	EQ	NXP_DATA<7>\N20	538	4_538		
139	4_139	EQ	NXP_PAR<2>\N20	239	4_239	EQ	NXP_PAR<5>\N20	339	4_339	EQ	NXP_PAR<5>\N20	439	4_439	EQ	NXP_PAR<7>\N20	539	4_539		
140	4_140	TTL	CCU30_IA.ERR*\N2I	240	4_240	TTL	CCU20_IA.ERR*\N2I	340	4_340	TTL	CCU10_IA.ERR*\N2I	440	4_440	TTL	CCU00_IA.ERR*\N2I	540	4_540	GND \G	

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0
 REVISED: Wed May 30 20:32:11 1990
 PAGE: 7
 ABBR: IOBP
 ENGR: NOBLES

NIA P5 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 IA-P1 1P
 BOARD=NIA

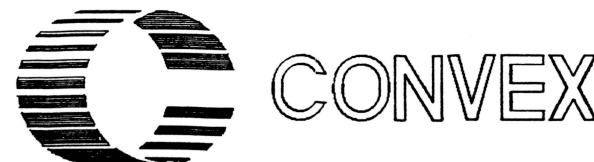
TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=5

GROUND ALL PINS ON THIS ROW!

101	5_121	ea	XC_IA_SCAN_CTL<2>\N2I	201	5_221	ea	XC_IA_SCAN_CTL<1>\N2I	301	5_301	ea	XC_IA_SCAN_CTL<0>\N2I	401	5_401	ea	IA_XC_HARD_ERROR\N20	501	5_501		
102	5_102	ea	XC_IA_SCAN_IN\N2I	202	5_202	ea	IA_XC_SCAN_OUT\N20	302	5_302	ea	IA_XSE_WR_PAR<3>\N20	402	5_402	ea	IA_XSO_WR_PAR<3>\N20	502	5_502		
103	5_103	ea	IA_XSE_WR_PAR<2>\N20	203	5_203	ea	IA_XSO_WR_PAR<2>\N20	303	5_303	ea	IA_XSE_WR_DATA<7>\N20	403	5_403	ea	IA_XSO_WR_DATA<7>\N20	503	5_503		
104	5_104	ea	IA_XSE_WR_DATA<15>\N20	204	5_204	ea	IA_XSO_WR_DATA<15>\N20	304	5_304	ea	IA_XSE_WR_DATA<6>\N20	404	5_404	ea	IA_XSO_WR_DATA<6>\N20	504	5_504		
105	5_105	ea	IA_XSE_WR_DATA<14>\N20	205	5_205	ea	IA_XSO_WR_DATA<14>\N20	305	5_305	ea	IA_XSE_WR_DATA<5>\N20	405	5_405	ea	IA_XSO_WR_DATA<5>\N20	505	5_505		
106	5_106	ea	IA_XSE_WR_DATA<13>\N20	206	5_206	ea	IA_XSO_WR_DATA<13>\N20	306	5_306	ea	IA_XSE_WR_DATA<4>\N20	406	5_406	ea	IA_XSO_WR_DATA<4>\N20	506	5_506		
107	5_107	ea	IA_XSE_WR_DATA<12>\N20	207	5_207	ea	IA_XSO_WR_DATA<12>\N20	307	5_307	ea	IA_XSE_WR_DATA<3>\N20	407	5_407	ea	IA_XSO_WR_DATA<3>\N20	507	5_507		
108	5_108	ea	IA_XSE_WR_DATA<11>\N20	208	5_208	ea	IA_XSO_WR_DATA<11>\N20	308	5_308	ea	IA_XSE_WR_DATA<2>\N20	408	5_408	ea	IA_XSO_WR_DATA<2>\N20	508	5_508		
109	5_109	ea	IA_XSE_WR_DATA<10>\N20	209	5_209	ea	IA_XSO_WR_DATA<10>\N20	309	5_309	ea	IA_XSE_WR_DATA<1>\N20	409	5_409	ea	IA_XSO_WR_DATA<1>\N20	509	5_509		
110	5_110	ea	IA_XSE_WR_DATA<9>\N20	210	5_210	ea	IA_XSO_WR_DATA<9>\N20	310	5_310	ea	IA_XSE_WR_DATA<0>\N20	410	5_410	ea	IA_XSO_WR_DATA<0>\N20	510	5_510		
111	5_111	ea	IA_XSE_WR_DATA<8>\N20	211	5_211	ea	IA_XSO_WR_DATA<8>\N20	311	5_311	ea	IA_XSE_ADDR<15>\N20	411	5_411	ea	IA_XSO_ADDR<15>\N20	511	5_511		
112	5_112	ea	IA_XSE_ADDR<5>\N20	212	5_212	ea	IA_XSO_ADDR<5>\N20	312	5_312	ea	IA_XSE_ADDR<14>\N20	412	5_412	ea	IA_XSO_ADDR<14>\N20	512	5_512		
113	5_113	ea	IA_XSE_ADDR<4>\N20	213	5_213	ea	IA_XSO_ADDR<4>\N20	313	5_313	ea	IA_XSE_ADDR<13>\N20	413	5_413	ea	IA_XSO_ADDR<13>\N20	513	5_513		
114	5_114	ea	IA_XSE_ADDR<3>\N20	214	5_214	ea	IA_XSO_ADDR<3>\N20	314	5_314	ea	IA_XSE_ADDR<12>\N20	414	5_414	ea	IA_XSO_ADDR<12>\N20	514	5_514		
115	5_115	ea	IA_XSE_CYCLE<1>\N20	215	5_215	ea	IA_XSO_CYCLE<1>\N20	315	5_315	ea	IA_XSE_ADDR<11>\N20	415	5_415	ea	IA_XSO_ADDR<11>\N20	515	5_515		
116	5_116	ea	IA_XSE_CYCLE<0>\N20	216	5_216	ea	IA_XSO_CYCLE<0>\N20	316	5_316	ea	IA_XSE_ADDR<10>\N20	416	5_416	ea	IA_XSO_ADDR<10>\N20	516	5_516		
117	5_117	ea	IA_XSE_BD_SEL<3>\N20	217	5_217	ea	IA_XSO_BD_SEL<3>\N20	317	5_317	ea	IA_XSE_ADDR<9>\N20	417	5_417	ea	IA_XSO_ADDR<9>\N20	517	5_517		
118	5_118	ea	IA_XSE_BD_SEL<2>\N20	218	5_218	ea	IA_XSO_BD_SEL<2>\N20	318	5_318	ea	IA_XSE_ADDR<8>\N20	418	5_418	ea	IA_XSO_ADDR<8>\N20	518	5_518		
119	5_119	ea	IA_XSE_BD_SEL<1>\N20	219	5_219	ea	IA_XSO_BD_SEL<1>\N20	319	5_319	ea	IA_XSE_ADDR<7>\N20	419	5_419	ea	IA_XSO_ADDR<7>\N20	519	5_519		
120	5_120	ea	IA_XSE_BD_SEL<0>\N20	220	5_220	ea	IA_XSO_BD_SEL<0>\N20	320	5_320	ea	IA_XSE_ADDR<6>\N20	420	5_420	ea	IA_XSO_ADDR<6>\N20	520	5_520		
121	5_121	ea	IA_XSE_WR_PAR<0>\N20	221	5_221	ea	IA_XSO_WR_PAR<0>\N20	321	5_321	ea	IA_XSE_WR_PAR<1>\N20	421	5_421	ea	IA_XSO_WR_PAR<1>\N20	521	5_521		
122	5_122	ea	IA_XSE_WR_DATA<31>\N20	222	5_222	ea	IA_XSO_WR_DATA<31>\N20	322	5_322	ea	IA_XSE_WR_DATA<23>\N20	422	5_422	ea	IA_XSO_WR_DATA<23>\N20	522	5_522		
123	5_123	ea	IA_XSE_WR_DATA<30>\N20	223	5_223	ea	IA_XSO_WR_DATA<30>\N20	323	5_323	ea	IA_XSE_WR_DATA<22>\N20	423	5_423	ea	IA_XSO_WR_DATA<22>\N20	523	5_523		
124	5_124	ea	IA_XSE_WR_DATA<29>\N20	224	5_224	ea	IA_XSO_WR_DATA<29>\N20	324	5_324	ea	IA_XSE_WR_DATA<21>\N20	424	5_424	ea	IA_XSO_WR_DATA<21>\N20	524	5_524		
125	5_125	ea	IA_XSE_WR_DATA<28>\N20	225	5_225	ea	IA_XSO_WR_DATA<28>\N20	325	5_325	ea	IA_XSE_WR_DATA<20>\N20	425	5_425	ea	IA_XSO_WR_DATA<20>\N20	525	5_525		
126	5_126	ea	IA_XSE_WR_DATA<27>\N20	226	5_226	ea	IA_XSO_WR_DATA<27>\N20	326	5_326	ea	IA_XSE_WR_DATA<19>\N20	426	5_426	ea	IA_XSO_WR_DATA<19>\N20	526	5_526		
127	5_127	ea	IA_XSE_WR_DATA<26>\N20	227	5_227	ea	IA_XSO_WR_DATA<26>\N20	327	5_327	ea	IA_XSE_WR_DATA<18>\N20	427	5_427	ea	IA_XSO_WR_DATA<18>\N20	527	5_527		
128	5_128	ea	IA_XSE_WR_DATA<25>\N20	228	5_228	ea	IA_XSO_WR_DATA<25>\N20	328	5_328	ea	IA_XSE_WR_DATA<17>\N20	428	5_428	ea	IA_XSO_WR_DATA<17>\N20	528	5_528		
129	5_129	ea	IA_XSE_WR_DATA<24>\N20	229	5_229	ea	IA_XSO_WR_DATA<24>\N20	329	5_329	ea	IA_XSE_WR_DATA<16>\N20	429	5_429	ea	IA_XSO_WR_DATA<16>\N20	529	5_529		
130	5_130	ea	IA_XSE_ADDR<17>\N20	230	5_230	ea	IA_XSO_ADDR<17>\N20	330	5_330	ea	IA_XSE_ADDR<28>\N20	430	5_430	ea	IA_XSO_ADDR<28>\N20	530	5_530		
131	5_131	ea	IA_XSE_ADDR<16>\N20	231	5_231	ea	IA_XSO_ADDR<16>\N20	331	5_331	ea	IA_XSE_ADDR<27>\N20	431	5_431	ea	IA_XSO_ADDR<27>\N20	531	5_531		
132	5_132	ea	IA_XSE_CTL_PAR<4>\N20	232	5_232	ea	IA_XSO_CTL_PAR<4>\N20	332	5_332	ea	IA_XSE_ADDR<26>\N20	432	5_432	ea	IA_XSO_ADDR<26>\N20	532	5_532		
133	5_133	ea	IA_XSE_CTL_PAR<3>\N20	233	5_233	ea	IA_XSO_CTL_PAR<3>\N20	333	5_333	ea	IA_XSE_ADDR<25>\N20	433	5_433	ea	IA_XSO_ADDR<25>\N20	533	5_533		
134	5_134	ea	IA_XSE_CTL_PAR<2>\N20	234	5_234	ea	IA_XSO_CTL_PAR<2>\N20	334	5_334	ea	IA_XSE_ADDR<24>\N20	434	5_434	ea	IA_XSO_ADDR<24>\N20	534	5_534		
135	5_135	ea	IA_XSE_CTL_PAR<1>\N20	235	5_235	ea	IA_XSO_CTL_PAR<1>\N20	335	5_335	ea	IA_XSE_ADDR<23>\N20	435	5_435	ea	IA_XSO_ADDR<23>\N20	535	5_535		
136	5_136	ea	IA_XSE_CTL_PAR<0>\N20	236	5_236	ea	IA_XSO_CTL_PAR<0>\N20	336	5_336	ea	IA_XSE_ADDR<22>\N20	436	5_436	ea	IA_XSO_ADDR<22>\N20	536	5_536		
137	5_137	ea	IA_XSE_WR_ZONE<3>\N20	237	5_237	ea	IA_XSO_WR_ZONE<3>\N20	337	5_337	ea	IA_XSE_ADDR<21>\N20	437	5_437	ea	IA_XSO_ADDR<21>\N20	537	5_537		
138	5_138	ea	IA_XSE_WR_ZONE<2>\N20	238	5_238	ea	IA_XSO_WR_ZONE<2>\N20	338	5_338	ea	IA_XSE_ADDR<20>\N20	438	5_438	ea	IA_XSO_ADDR<20>\N20	538	5_538		
139	5_139	ea	IA_XSE_WR_ZONE<1>\N20	239	5_239	ea	IA_XSO_WR_ZONE<1>\N20	339	5_339	ea	IA_XSE_ADDR<19>\N20	439	5_439	ea	IA_XSO_ADDR<19>\N20	539	5_539		
140	5_140	ea	IA_XSE_WR_ZONE<0>\N20	240	5_240	ea	IA_XSO_WR_ZONE<0>\N20	340	5_340	ea	IA_XSE_ADDR<18>\N20	440	5_440	ea	IA_XSO_ADDR<18>\N20	540	5_540	GND \G	

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0
 REVISOR: Wed May 30 20:31:52 1990
 PAGE: 8
 ABBR: IOBP
 ENGR: NOBLES

NCU P1 CONNECTOR

NOTE: NCU IS SLOT 8 IN THE I/O BAY BACKPLANE.

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 CU-P1 1P
 BOARD=NCU

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE 'GED' SECTION COMMAND WILL NOT WORK.
 SEC=1

GROUND ALL PINS ON THIS ROW!

101	1_101	TL	WS_CU.ADBUS<31>
102	1_102	TL	WS_CU.ADBUS<30>
103	1_103	TL	WS_CU.ADBUS<29>
104	1_104	TL	WS_CU.ADBUS<28>
105	1_105	TL	WS_CU.ADBUS<27>
106	1_106	TL	WS_CU.ADBUS<26>
107	1_107	TL	WS_CU.ADBUS<25>
108	1_108	TL	WS_CU.ADBUS<24>
109	1_109	TL	WS_CU.ADBUS<23>
110	1_110	TL	WS_CU.ADBUS<22>
111	1_111	TL	WS_CU.ADBUS<21>
112	1_112	TL	WS_CU.ADBUS<20>
113	1_113	TL	WS_CU.ADBUS<19>
114	1_114	TL	WS_CU.ADBUS<18>
115	1_115	TL	WS_CU.ADBUS<17>
116	1_116	TL	WS_CU.ADBUS<16>
117	1_117	TL	WS_CU.ADPAR<0>
118	1_118	TL	WS_CU.ADPAR<1>
119	1_119	TL	WS_CU.AS
120	1_120	TL	WS_CU.DS
121	1_121	TL	WS_CU.RDADDR
122	1_122	TL	WS_CU.RESET
123	1_123	TL	WS_CU.SPARE3
124	1_124		
125	1_125		
126	1_126		
127	1_127	EQ	SERIAL_NUMBER<15>
128	1_128	EQ	SERIAL_NUMBER<14>
129	1_129	EQ	SERIAL_NUMBER<13>
130	1_130	EQ	SERIAL_NUMBER<12>
131	1_131	EQ	SERIAL_PU
132	1_132	EQ	XIOP0_IA.BUS_REQ
133	1_133	EQ	IA_XIOP.RD_VAL
134	1_134	EQ	XIOP_IA.CBUF_AUL
135	1_135	EQ	IA_XIOP.BUS_ERR
136	1_136	EQ	BP_CU.PORTID<3>
137	1_137	EQ	CU_BP.LBD_INTL_OUT
138	1_138	EQ	XIOP0_IA.ERR
139	1_139	EQ	BP_CU.SLOTID<3>
140	1_140	EQ	BP_CU.CLOCK_2X

201	1_201	TL	WS_CU.ADBUS<31>*
202	1_202	TL	WS_CU.ADBUS<30>*
203	1_203	TL	WS_CU.ADBUS<29>*
204	1_204	TL	WS_CU.ADBUS<28>*
205	1_205	TL	WS_CU.ADBUS<27>*
206	1_206	TL	WS_CU.ADBUS<26>*
207	1_207	TL	WS_CU.ADBUS<25>*
208	1_208	TL	WS_CU.ADBUS<24>*
209	1_209	TL	WS_CU.ADBUS<23>*
210	1_210	TL	WS_CU.ADBUS<22>*
211	1_211	TL	WS_CU.ADBUS<21>*
212	1_212	TL	WS_CU.ADBUS<20>*
213	1_213	TL	WS_CU.ADBUS<19>*
214	1_214	TL	WS_CU.ADBUS<18>*
215	1_215	TL	WS_CU.ADBUS<17>*
216	1_216	TL	WS_CU.ADBUS<16>*
217	1_217	TL	WS_CU.ADPAR<0>*
218	1_218	TL	WS_CU.ADPAR<1>*
219	1_219	TL	WS_CU.AS*
220	1_220	TL	WS_CU.DS*
221	1_221	TL	WS_CU.RDADDR*
222	1_222	TL	WS_CU.RESET*
223	1_223	TL	WS_CU.SPARE3*
224	1_224		
225	1_225		
226	1_226		
227	1_227	EQ	SERIAL_NUMBER<11>
228	1_228	EQ	SERIAL_NUMBER<10>
229	1_229	EQ	SERIAL_NUMBER<9>
230	1_230	EQ	SERIAL_NUMBER<8>
231	1_231		
232	1_232	EQ	IA_XIOP0.BUS_GNT
233	1_233	EQ	XIOP_IA.RRT_VAL
234	1_234	EQ	IA_XIOP.MBUF_AUL
235	1_235	EQ	IA_XIOP.CLK_SYNC
236	1_236	EQ	BP_CU.PORTID<2>
237	1_237	EQ	BP_CU.LBD_INTL_IN
238	1_238		NC
239	1_239	EQ	BP_CU.SLOTID<2>
240	1_240	EQ	BP_CU.CLOCK_2X*

301	1_301	TL	WS_CU.ADBUS<15>
302	1_302	TL	WS_CU.ADBUS<14>
303	1_303	TL	WS_CU.ADBUS<13>
304	1_304	TL	WS_CU.ADBUS<12>
305	1_305	TL	WS_CU.ADBUS<11>
306	1_306	TL	WS_CU.ADBUS<10>
307	1_307	TL	WS_CU.ADBUS<9>
308	1_308	TL	WS_CU.ADBUS<8>
309	1_309	TL	WS_CU.ADBUS<7>
310	1_310	TL	WS_CU.ADBUS<6>
311	1_311	TL	WS_CU.ADBUS<5>
312	1_312	TL	WS_CU.ADBUS<4>
313	1_313	TL	WS_CU.ADBUS<3>
314	1_314	TL	WS_CU.ADBUS<2>
315	1_315	TL	WS_CU.ADBUS<1>
316	1_316	TL	WS_CU.ADBUS<0>
317	1_317	TL	WS_CU.ADPAR<2>
318	1_318	TL	WS_CU.ADPAR<3>
319	1_319	TL	CU_WS.ACK
320	1_320	TL	CU_WS.ERR
321	1_321	TL	CU_WS.INT
322	1_322	TL	WS_CU.SPARE2
323	1_323	TL	WS_CU.SPARE1
324	1_324		
325	1_325		
326	1_326		
327	1_327	EQ	SERIAL_NUMBER<7>
328	1_328	EQ	SERIAL_NUMBER<6>
329	1_329	EQ	SERIAL_NUMBER<5>
330	1_330	EQ	SERIAL_NUMBER<4>
331	1_331		
332	1_332	EQ	XIOP0_IA.IBREQ
333	1_333	EQ	NXP.IBINTU<7>
334	1_334	EQ	NXP.IBINTU<6>
335	1_335	EQ	NXP.IBINTU<5>
336	1_336	EQ	NXP.IBINTU<4>
337	1_337	EQ	BP_CU.PORTID<1>
338	1_338	EQ	IA_XIOP.IBINT
339	1_339	EQ	BP_CU.SLOTID<1>
340	1_340	EQ	BP_CU.CLOCK_1XFR

401	1_401	TL	WS_CU.ADBUS<15>*
402	1_402	TL	WS_CU.ADBUS<14>*
403	1_403	TL	WS_CU.ADBUS<13>*
404	1_404	TL	WS_CU.ADBUS<12>*
405	1_405	TL	WS_CU.ADBUS<11>*
406	1_406	TL	WS_CU.ADBUS<10>*
407	1_407	TL	WS_CU.ADBUS<9>*
408	1_408	TL	WS_CU.ADBUS<8>*
409	1_409	TL	WS_CU.ADBUS<7>*
410	1_410	TL	WS_CU.ADBUS<6>*
411	1_411	TL	WS_CU.ADBUS<5>*
412	1_412	TL	WS_CU.ADBUS<4>*
413	1_413	TL	WS_CU.ADBUS<3>*
414	1_414	TL	WS_CU.ADBUS<2>*
415	1_415	TL	WS_CU.ADBUS<1>*
416	1_416	TL	WS_CU.ADBUS<0>*
417	1_417	TL	WS_CU.ADPAR<2>*
418	1_418	TL	WS_CU.ADPAR<3>*
419	1_419	TL	CU_WS.ACK*
420	1_420	TL	CU_WS.ERR*
421	1_421	TL	CU_WS.INT*
422	1_422	TL	WS_CU.SPARE2*
423	1_423	TL	WS_CU.SPARE1*
424	1_424		
425	1_425		
426	1_426		
427	1_427	EQ	SERIAL_NUMBER<3>
428	1_428	EQ	SERIAL_NUMBER<2>
429	1_429	EQ	SERIAL_NUMBER<1>
430	1_430	EQ	SERIAL_NUMBER<0>
431	1_431		
432	1_432	EQ	IA_XIOP0.IBGRNT
433	1_433	EQ	NXP.IBINTU<3>
434	1_434	EQ	NXP.IBINTU<2>
435	1_435	EQ	NXP.IBINTU<1>
436	1_436	EQ	NXP.IBINTU<0>
437	1_437	EQ	BP_CU.PORTID<0>
438	1_438		NC
439	1_439	EQ	BP_CU.SLOTID<0>
440	1_440	EQ	BP_CU.CLOCK_1XFR*

501	1_501		
502	1_502		
503	1_503		
504	1_504		
505	1_505		
506	1_506		
507	1_507		
508	1_508		
509	1_509		
510	1_510		
511	1_511		
512	1_512		
513	1_513		
514	1_514		
515	1_515		
516	1_516		
517	1_517		
518	1_518		
519	1_519		
520	1_520		
521	1_521		
522	1_522		
523	1_523		
524	1_524		
525	1_525		
526	1_526		
527	1_527		
528	1_528		
529	1_529		
530	1_530		
531	1_531		
532	1_532		
533	1_533		
534	1_534		
535	1_535		
536	1_536		
537	1_537		
538	1_538		
539	1_539		
540	1_540		GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:31:27 1990 PAGE: 9

NCU P2 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 CU-P1 1P
 BOARD=NCU

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=2

GROUND ALL PINS ON THIS ROW!

101	2_121 EQ	CU_XC.XCL_DATA_IN<5>	201	2_201 EQ	XC_CU.XCL_DATA<5>	301	2_301		401	2_401 EQ	CU_XC.NIA_RESET	501	2_501
102	2_102 EQ	CU_XC.XCL_DATA_IN<6>	202	2_202 EQ	XC_CU.XCL_DATA<6>	302	2_302 EQ	CU_XC.NIA_CCU_RBE<20>	402	2_402 EQ	CU_XC.NIA_CCU_RBE<0>	502	2_502
103	2_103 EQ	CU_XC.XCL_DATA_IN<7>	203	2_203 EQ	XC_CU.XCL_DATA<7>	303	2_303 EQ	CU_XC.NIA_CCU_RBE<21>	403	2_403 EQ	CU_XC.NIA_CCU_RBE<1>	503	2_503
104	2_104 EQ	CU_XC.XCL_DATA_IN<8>	204	2_204 EQ	XC_CU.XCL_DATA<8>	304	2_304 EQ	CU_XC.NIA_CCU_RBE<22>	404	2_404 EQ	CU_XC.NIA_CCU_RBE<2>	504	2_504
105	2_105 EQ	CU_XC.XCL_DATA_IN<9>	205	2_205 EQ	XC_CU.XCL_DATA<9>	305	2_305 EQ	CU_XC.NIA_CCU_RBE<23>	405	2_405 EQ	CU_XC.NIA_CCU_RBE<3>	505	2_505
106	2_106 EQ	CU_XC.XCL_DATA_IN<10>	206	2_206 EQ	XC_CU.XCL_DATA<10>	306	2_306 EQ	CU_XC.NIA_CCU_RBE<24>	406	2_406 EQ	CU_XC.NIA_CCU_RBE<4>	506	2_506
107	2_107 EQ	CU_XC.XCL_DATA_IN<11>	207	2_207 EQ	XC_CU.XCL_DATA<11>	307	2_307 EQ	CU_XC.NIA_CCU_RBE<25>	407	2_407 EQ	CU_XC.NIA_CCU_RBE<5>	507	2_507
108	2_108 EQ	CU_XC.XCL_DATA_IN<12>	208	2_208 EQ	XC_CU.XCL_DATA<12>	308	2_308 EQ	CU_XC.NIA_CCU_RBE<26>	408	2_408 EQ	CU_XC.NIA_CCU_RBE<6>	508	2_508
109	2_109 EQ	CU_XC.XCL_DATA_IN<13>	209	2_209 EQ	XC_CU.XCL_DATA<13>	309	2_309 EQ	CU_XC.NIA_CCU_RBE<27>	409	2_409 EQ	CU_XC.NIA_CCU_RBE<7>	509	2_509
110	2_110 EQ	CU_XC.XCL_DATA_IN<14>	210	2_210 EQ	XC_CU.XCL_DATA<14>	310	2_310 EQ	CU_XC.NIA_CCU_RBE<28>	410	2_410 EQ	CU_XC.NIA_CCU_RBE<8>	510	2_510
111	2_111 EQ	CU_XC.XCL_DATA_IN<15>	211	2_211 EQ	XC_CU.XCL_DATA<15>	311	2_311 EQ	CU_XC.NIA_CCU_RBE<29>	411	2_411 EQ	CU_XC.NIA_CCU_RBE<9>	511	2_511
112	2_112 EQ	CU_XC.XCL_DATA_IN<16>	212	2_212 EQ	XC_CU.XCL_DATA<16>	312	2_312 EQ	CU_XC.NIA_CCU_RBE<30>	412	2_412 EQ	CU_XC.NIA_CCU_RBE<10>	512	2_512
113	2_113 EQ	CU_XC.XCL_DATA_IN<17>	213	2_213 EQ	XC_CU.XCL_DATA<17>	313	2_313 EQ	CU_XC.NIA_CCU_RBE<31>	413	2_413 EQ	CU_XC.NIA_CCU_RBE<11>	513	2_513
114	2_114 EQ	CU_XC.XCL_DATA_IN<18>	214	2_214 EQ	XC_CU.XCL_DATA<18>	314	2_314 EQ	CU_XC.NIA_CCU_RBE<32>	414	2_414 EQ	CU_XC.NIA_CCU_RBE<12>	514	2_514
115	2_115 EQ	CU_XC.XCL_DATA_IN<19>	215	2_215 EQ	XC_CU.XCL_DATA<19>	315	2_315 EQ	CU_XC.NIA_CCU_RBE<33>	415	2_415 EQ	CU_XC.NIA_CCU_RBE<13>	515	2_515
116	2_116 EQ	CU_XC.XCL_DATA_IN<20>	216	2_216 EQ	XC_CU.XCL_DATA<20>	316	2_316 EQ	CU_XC.NIA_CCU_RBE<34>	416	2_416 EQ	CU_XC.NIA_CCU_RBE<14>	516	2_516
117	2_117 EQ	CU_XC.XCL_DATA_IN<21>	217	2_217 EQ	XC_CU.XCL_DATA<21>	317	2_317 EQ	CU_XC.NIA_CCU_RBE<35>	417	2_417 EQ	CU_XC.NIA_CCU_RBE<15>	517	2_517
118	2_118 EQ	CU_XC.XCL_DATA_IN<22>	218	2_218 EQ	XC_CU.XCL_DATA<22>	318	2_318 EQ	CU_XC.NIA_CCU_RBE<36>	418	2_418 EQ	CU_XC.NIA_CCU_RBE<16>	518	2_518
119	2_119 EQ	CU_XC.XCL_DATA_IN<23>	219	2_219 EQ	XC_CU.XCL_DATA<23>	319	2_319 EQ	CU_XC.NIA_CCU_RBE<37>	419	2_419 EQ	CU_XC.NIA_CCU_RBE<17>	519	2_519
120	2_120 EQ	CU_XC.XCL_DATA_IN<24>	220	2_220 EQ	XC_CU.XCL_DATA<24>	320	2_320 EQ	CU_XC.NIA_CCU_RBE<38>	420	2_420 EQ	CU_XC.NIA_CCU_RBE<18>	520	2_520
121	2_121 EQ	CU_XC.XCL_DATA_IN<25>	221	2_221 EQ	XC_CU.XCL_DATA<25>	321	2_321 EQ	CU_XC.NIA_CCU_RBE<39>	421	2_421 EQ	CU_XC.NIA_CCU_RBE<19>	521	2_521
122	2_122 EQ	CU_XC.XCL_DATA_IN<26>	222	2_222 EQ	XC_CU.XCL_DATA<26>	322	2_322 EQ	CU_XRE_SPARE0	422	2_422 EQ	XS0E_CU_SPARE0	522	2_522
123	2_123 EQ	CU_XC.XCL_DATA_IN<27>	223	2_223 EQ	XC_CU.XCL_DATA<27>	323	2_323 EQ	CU_XRE_SPARE1	423	2_423 EQ	XS0E_CU_SPARE1	523	2_523
124	2_124 EQ	CU_XC.XCL_DATA_IN<28>	224	2_224 EQ	XC_CU.XCL_DATA<28>	324	2_324 EQ	CU_XRO_SPARE0	424	2_424 EQ	XS00_CU_SPARE0	524	2_524
125	2_125 EQ	CU_XC.XCL_DATA_IN<29>	225	2_225 EQ	XC_CU.XCL_DATA<29>	325	2_325 EQ	CU_XRO_SPARE1	425	2_425 EQ	XS00_CU_SPARE1	525	2_525
126	2_126 EQ	CU_XC.XCL_DATA_IN<30>	226	2_226 EQ	XC_CU.XCL_DATA<30>	326	2_326 EQ	XC_CU_SPARE0	426	2_426 EQ	XS1E_CU_SPARE0	526	2_526
127	2_127 EQ	CU_XC.XCL_DATA_IN<31>	227	2_227 EQ	XC_CU.XCL_DATA<31>	327	2_327 EQ	XC_CU_SPARE1	427	2_427 EQ	XS1E_CU_SPARE1	527	2_527
128	2_128 EQ	CU_XC.XCL_DATA_IN<32>	228	2_228 EQ	XC_CU.XCL_DATA<32>	328	2_328 EQ	XC_CU_SPARE2	428	2_428 EQ	XS10_CU_SPARE0	528	2_528
129	2_129 EQ	CU_XC.XCL_DATA_IN<33>	229	2_229 EQ	XC_CU.XCL_DATA<33>	329	2_329 EQ	XC_CU_SPARE3	429	2_429 EQ	XS10_CU_SPARE1	529	2_529
130	2_130 EQ	CU_XC.XCL_DATA_IN<34>	230	2_230 EQ	XC_CU.XCL_DATA<34>	330	2_330		430	2_430		530	2_530
131	2_131		231	2_231		331	2_331		431	2_431		531	2_531
132	2_132 EQ	NXP_DATA<56>	232	2_232 EQ	NXP_DATA<24>	332	2_332 EQ	NXP_DATA<48>	432	2_432 EQ	NXP_DATA<16>	532	2_532
133	2_133 EQ	NXP_DATA<57>	233	2_233 EQ	NXP_DATA<25>	333	2_333 EQ	NXP_DATA<49>	433	2_433 EQ	NXP_DATA<17>	533	2_533
134	2_134 EQ	NXP_DATA<58>	234	2_234 EQ	NXP_DATA<26>	334	2_334 EQ	NXP_DATA<50>	434	2_434 EQ	NXP_DATA<18>	534	2_534
135	2_135 EQ	NXP_DATA<59>	235	2_235 EQ	NXP_DATA<27>	335	2_335 EQ	NXP_DATA<51>	435	2_435 EQ	NXP_DATA<19>	535	2_535
136	2_136 EQ	NXP_DATA<60>	236	2_236 EQ	NXP_DATA<28>	336	2_336 EQ	NXP_DATA<52>	436	2_436 EQ	NXP_DATA<20>	536	2_536
137	2_137 EQ	NXP_DATA<61>	237	2_237 EQ	NXP_DATA<29>	337	2_337 EQ	NXP_DATA<53>	437	2_437 EQ	NXP_DATA<21>	537	2_537
138	2_138 EQ	NXP_DATA<62>	238	2_238 EQ	NXP_DATA<30>	338	2_338 EQ	NXP_DATA<54>	438	2_438 EQ	NXP_DATA<22>	538	2_538
139	2_139 EQ	NXP_DATA<63>	239	2_239 EQ	NXP_DATA<31>	339	2_339 EQ	NXP_DATA<55>	439	2_439 EQ	NXP_DATA<23>	539	2_539
140	2_140 EQ	NXP_PAR<0>	240	2_240 EQ	NXP_PAR<4>	340	2_340 EQ	NXP_PAR<1>	440	2_440 EQ	NXP_PAR<5>	540	2_540 GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:34:47 1990 PAGE: 10

NCU P3 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 CU-P1 1P
 BOARD=NCU

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=3

GROUND ALL PINS ON THIS ROW!

101	3_101	EQ	CU_XC.NMB_RBE<15>*
102	3_102	EQ	CU_XC.NMB_RBE<14>*
103	3_103	EQ	CU_XC.NMB_RBE<13>*
104	3_104	EQ	CU_XC.NMB_RBE<12>*
105	3_105	EQ	CU_XC.XCL_ADDR<5>
106	3_106	EQ	CU_XC.XCL_ADDR<4>
107	3_107	EQ	CU_XC.XCL_MUX_CTL<5>
108	3_108	EQ	CU_XC.XCL_MUX_CTL<4>
109	3_109	EQ	CU_XC.SCAN_WR_DAT
110	3_110		
111	3_111		
112	3_112	EQ	CU_MB6.CLOCK_2X*
113	3_113	EQ	CU_MB4.CLOCK_2X*
114	3_114	EQ	CU_MB2.CLOCK_2X*
115	3_115	EQ	CU_MB1.CLOCK_2X*
116	3_116	EQ	CU_BP.CLOCK_1XFR*
117	3_117	EQ	CU_XC.CLOCK_1XFR*
118	3_118	EQ	CU_XC.CLOCK_1X*
119	3_119	EQ	CU_XS0E.CLOCK_1X*
120	3_120	EQ	BAY255.CLOCK_1X*
121	3_121	EQ	BAY254.CLOCK_1X*
122	3_122	EQ	CU_IA7.CLOCK_3X*
123	3_123	EQ	CU_IA5.CLOCK_3X*
124	3_124	EQ	CU_IA3.CLOCK_3X*
125	3_125	EQ	CU_IA1.CLOCK_3X*
126	3_126	EQ	CU_SP0.CLOCK_2X*
127	3_127	EQ	CU_UP0.CLOCK_3X*
128	3_128	EQ	CU_SP2.CLOCK_2X*
129	3_129	EQ	CU_UP2.CLOCK_3X*
130	3_130	EQ	CU_IA8.CLOCK_2X*
131	3_131	EQ	CU_SP4.CLOCK_2X*
132	3_132	EQ	CU_SP5.CLOCK_2X*
133	3_133	EQ	CU_SP6.CLOCK_2X*
134	3_134	EQ	CU_SP7.CLOCK_2X*
135	3_135	EQ	SPARE_CLOCK*
136	3_136		
137	3_137	EQ	CU_XC.XCL_DATA_IN<1>
138	3_138	EQ	CU_XC.XCL_DATA_IN<2>
139	3_139	EQ	CU_XC.XCL_DATA_IN<3>
140	3_140	EQ	CU_XC.XCL_DATA_IN<4>

201	3_201	EQ	CU_XC.NMB_RBE<11>*
202	3_202	EQ	CU_XC.NMB_RBE<10>*
203	3_203	EQ	CU_XC.NMB_RBE<9>*
204	3_204	EQ	CU_XC.NMB_RBE<8>*
205	3_205	EQ	CU_XC.XCL_ADDR<3>
206	3_206	EQ	CU_XC.XCL_ADDR<2>
207	3_207	EQ	CU_XC.XCL_MUX_CTL<3>
208	3_208	EQ	CU_XC.XCL_MUX_CTL<2>
209	3_209	EQ	XC_CU.SCAN_RD_DAT
210	3_210	EQ	CU_XC.XCL_WRITE_LO*
211	3_211		
212	3_212	EQ	CU_MB6.CLOCK_2X*
213	3_213	EQ	CU_MB4.CLOCK_2X*
214	3_214	EQ	CU_MB2.CLOCK_2X*
215	3_215	EQ	CU_MB1.CLOCK_2X*
216	3_216	EQ	CU_BP.CLOCK_1XFR*
217	3_217	EQ	CU_XC.CLOCK_1XFR*
218	3_218	EQ	CU_XC.CLOCK_1X*
219	3_219	EQ	CU_XS0E.CLOCK_1X*
220	3_220	EQ	BAY255.CLOCK_1X*
221	3_221	EQ	BAY254.CLOCK_1X*
222	3_222	EQ	CU_IA7.CLOCK_3X*
223	3_223	EQ	CU_IA5.CLOCK_3X*
224	3_224	EQ	CU_IA3.CLOCK_3X*
225	3_225	EQ	CU_IA1.CLOCK_3X*
226	3_226	EQ	CU_SP0.CLOCK_2X*
227	3_227	EQ	CU_UP0.CLOCK_3X*
228	3_228	EQ	CU_SP2.CLOCK_2X*
229	3_229	EQ	CU_UP2.CLOCK_3X*
230	3_230	EQ	CU_IA8.CLOCK_2X*
231	3_231	EQ	CU_SP4.CLOCK_2X*
232	3_232	EQ	CU_SP5.CLOCK_2X*
233	3_233	EQ	CU_SP6.CLOCK_2X*
234	3_234	EQ	CU_SP7.CLOCK_2X*
235	3_235	EQ	SPARE_CLOCK*
236	3_236		
237	3_237	EQ	XC_CU.XCL_DATO<1>
238	3_238	EQ	XC_CU.XCL_DATO<2>
239	3_239	EQ	XC_CU.XCL_DATO<3>
240	3_240	EQ	XC_CU.XCL_DATO<4>

301	3_301	EQ	CU_XC.NMB_RBE<7>*
302	3_302	EQ	CU_XC.NMB_RBE<6>*
303	3_303	EQ	CU_XC.NMB_RBE<5>*
304	3_304	EQ	CU_XC.NMB_RBE<4>*
305	3_305	EQ	CU_XC.XCL_ADDR<1>
306	3_306	EQ	CU_XC.XCL_ADDR_PAR
307	3_307	EQ	CU_XC.MASTER_S0
308	3_308	EQ	CU_XC.XCL_MUX_CTL<1>
309	3_309	EQ	XC_CU.HARD_ERROR
310	3_310	EQ	CU_XC.XCL_WRITE_HI*
311	3_311		
312	3_312	EQ	CU_MB7.CLOCK_2X*
313	3_313	EQ	CU_MB5.CLOCK_2X*
314	3_314	EQ	CU_MB3.CLOCK_2X*
315	3_315	EQ	CU_MB0.CLOCK_2X*
316	3_316	EQ	CU_BP.CLOCK_2X*
317	3_317	EQ	CU_XS1E.CLOCK_1X*
318	3_318	EQ	CU_XRE.CLOCK_1X*
319	3_319	EQ	CU_XS0O.CLOCK_1X*
320	3_320	EQ	CU_XS1O.CLOCK_1X*
321	3_321	EQ	CU_XR0.CLOCK_1X*
322	3_322	EQ	CU_IA6.CLOCK_3X*
323	3_323	EQ	CU_IA4.CLOCK_3X*
324	3_324	EQ	CU_IA2.CLOCK_3X*
325	3_325	EQ	CU_IA0.CLOCK_3X*
326	3_326	EQ	CU_IAB.CLOCK_3X*
327	3_327	EQ	CU_SP1.CLOCK_2X*
328	3_328	EQ	CU_UP1.CLOCK_3X*
329	3_329	EQ	CU_SP3.CLOCK_2X*
330	3_330	EQ	CU_UP3.CLOCK_3X*
331	3_331	EQ	CU_BP.XTOPCLOCK_2X*
332	3_332	EQ	CU_UP4.CLOCK_3X*
333	3_333	EQ	CU_UP5.CLOCK_3X*
334	3_334	EQ	CU_UP6.CLOCK_3X*
335	3_335	EQ	CU_UP7.CLOCK_3X*
336	3_336		
337	3_337	EQ	CU_XC.XCL_LOOPBACK
338	3_338	EQ	CU_XC.RECIRC
339	3_339	EQ	CU_XC.XCL_DATA_PAR<3>
340	3_340	EQ	CU_XC.XCL_DATA_IN<0>

401	3_401	EQ	CU_XC.NMB_RBE<3>*
402	3_402	EQ	CU_XC.NMB_RBE<2>*
403	3_403	EQ	CU_XC.NMB_RBE<1>*
404	3_404	EQ	CU_XC.NMB_RBE<0>*
405	3_405	EQ	CU_XC.XCL_ADDR<0>
406	3_406	EQ	XC_CU.NMB_SOFT_ERR
407	3_407	EQ	XC_CU.XCL_PAR_ERR
408	3_408	EQ	CU_XC.XCL_MUX_CTL<0>
409	3_409	EQ	XC_CU.NTA_SOFT_ERR
410	3_410	EQ	XC_CU.SCALAR_HALT
411	3_411		
412	3_412	EQ	CU_MB7.CLOCK_2X*
413	3_413	EQ	CU_MB5.CLOCK_2X*
414	3_414	EQ	CU_MB3.CLOCK_2X*
415	3_415	EQ	CU_MB0.CLOCK_2X*
416	3_416	EQ	CU_BP.CLOCK_2X*
417	3_417	EQ	CU_XS1E.CLOCK_1X*
418	3_418	EQ	CU_XRE.CLOCK_1X*
419	3_419	EQ	CU_XS0O.CLOCK_1X*
420	3_420	EQ	CU_XS1O.CLOCK_1X*
421	3_421	EQ	CU_XR0.CLOCK_1X*
422	3_422	EQ	CU_IA6.CLOCK_3X*
423	3_423	EQ	CU_IA4.CLOCK_3X*
424	3_424	EQ	CU_IA2.CLOCK_3X*
425	3_425	EQ	CU_IA0.CLOCK_3X*
426	3_426	EQ	CU_IAB.CLOCK_3X*
427	3_427	EQ	CU_SP1.CLOCK_2X*
428	3_428	EQ	CU_UP1.CLOCK_3X*
429	3_429	EQ	CU_SP3.CLOCK_2X*
430	3_430	EQ	CU_UP3.CLOCK_3X*
431	3_431	EQ	CU_BP.XTOPCLOCK_2X*
432	3_432	EQ	CU_UP4.CLOCK_3X*
433	3_433	EQ	CU_UP5.CLOCK_3X*
434	3_434	EQ	CU_UP6.CLOCK_3X*
435	3_435	EQ	CU_UP7.CLOCK_3X*
436	3_436		
437	3_437	EQ	CU_XC.NMB_REFRESH
438	3_438	EQ	CU_XC.XBAR_REFRESH
439	3_439	EQ	XC_CU.XCL_DATA_PAR<3>
440	3_440	EQ	XC_CU.XCL_DATO<0>

501	3_501		
502	3_502		
503	3_503		
504	3_504		
505	3_505		
506	3_506		
507	3_507		
508	3_508		
509	3_509		
510	3_510		
511	3_511		
512	3_512		
513	3_513		
514	3_514		
515	3_515		
516	3_516		
517	3_517		
518	3_518		
519	3_519		
520	3_520		
521	3_521		
522	3_522		
523	3_523		
524	3_524		
525	3_525		
526	3_526		
527	3_527		
528	3_528		
529	3_529		
530	3_530		
531	3_531		
532	3_532		
533	3_533		
534	3_534		
535	3_535		
536	3_536		
537	3_537		
538	3_538		
539	3_539		
540	3_540		GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:35:48 1990

PAGE: 11

NCU P4 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 CU-P1 1P
 BOARD=NCU

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=4

GROUND ALL PINS ON THIS ROW!

101	4_101	EQ	CU_XRO.RD_DATA<28>	201	4_201	EQ	CU_XRO.RD_DATA<20>	301	4_301	EQ	CU_XRO.RD_DATA<12>	401	4_401	EQ	CU_XRO.RD_DATA<4>	501	4_501	
102	4_102	EQ	CU_XRO.RD_DATA<29>	202	4_202	EQ	CU_XRO.RD_DATA<21>	302	4_302	EQ	CU_XRO.RD_DATA<13>	402	4_402	EQ	CU_XRO.RD_DATA<5>	502	4_502	
103	4_103	EQ	CU_XRO.RD_DATA<30>	203	4_203	EQ	CU_XRO.RD_DATA<22>	303	4_303	EQ	CU_XRO.RD_DATA<14>	403	4_403	EQ	CU_XRO.RD_DATA<6>	503	4_503	
104	4_104	EQ	CU_XRO.RD_DATA<31>	204	4_204	EQ	CU_XRO.RD_DATA<23>	304	4_304	EQ	CU_XRO.RD_DATA<15>	404	4_404	EQ	CU_XRO.RD_DATA<7>	504	4_504	
105	4_105	EQ	XSE_CU.WR_PAR<0>	205	4_205	EQ	XSE_CU.WR_PAR<1>	305	4_305	EQ	XSE_CU.WR_PAR<2>	405	4_405	EQ	XSE_CU.WR_PAR<3>	505	4_505	
106	4_106	EQ	XSE_CU.WR_DATA<24>	206	4_206	EQ	XSE_CU.WR_DATA<16>	306	4_306	EQ	XSE_CU.WR_DATA<8>	406	4_406	EQ	XSE_CU.WR_DATA<0>	506	4_506	
107	4_107	EQ	XSE_CU.WR_DATA<25>	207	4_207	EQ	XSE_CU.WR_DATA<17>	307	4_307	EQ	XSE_CU.WR_DATA<9>	407	4_407	EQ	XSE_CU.WR_DATA<1>	507	4_507	
108	4_108	EQ	XSE_CU.WR_DATA<26>	208	4_208	EQ	XSE_CU.WR_DATA<18>	308	4_308	EQ	XSE_CU.WR_DATA<10>	408	4_408	EQ	XSE_CU.WR_DATA<2>	508	4_508	
109	4_109	EQ	XSE_CU.WR_DATA<27>	209	4_209	EQ	XSE_CU.WR_DATA<19>	309	4_309	EQ	XSE_CU.WR_DATA<11>	409	4_409	EQ	XSE_CU.WR_DATA<3>	509	4_509	
110	4_110	EQ	XSE_CU.WR_DATA<28>	210	4_210	EQ	XSE_CU.WR_DATA<20>	310	4_310	EQ	XSE_CU.WR_DATA<12>	410	4_410	EQ	XSE_CU.WR_DATA<4>	510	4_510	
111	4_111	EQ	XSE_CU.WR_DATA<29>	211	4_211	EQ	XSE_CU.WR_DATA<21>	311	4_311	EQ	XSE_CU.WR_DATA<13>	411	4_411	EQ	XSE_CU.WR_DATA<5>	511	4_511	
112	4_112	EQ	XSE_CU.WR_DATA<30>	212	4_212	EQ	XSE_CU.WR_DATA<22>	312	4_312	EQ	XSE_CU.WR_DATA<14>	412	4_412	EQ	XSE_CU.WR_DATA<6>	512	4_512	
113	4_113	EQ	XSE_CU.WR_DATA<31>	213	4_213	EQ	XSE_CU.WR_DATA<23>	313	4_313	EQ	XSE_CU.WR_DATA<15>	413	4_413	EQ	XSE_CU.WR_DATA<7>	513	4_513	
114	4_114	EQ	CU_XRE.RD_PAR<0>	214	4_214	EQ	CU_XRE.RD_PAR<1>	314	4_314	EQ	CU_XRE.RD_PAR<2>	414	4_414	EQ	CU_XRE.RD_PAR<3>	514	4_514	
115	4_115	EQ	CU_XRE.RD_DATA<24>	215	4_215	EQ	CU_XRE.RD_DATA<16>	315	4_315	EQ	CU_XRE.RD_DATA<8>	415	4_415	EQ	CU_XRE.RD_DATA<0>	515	4_515	
116	4_116	EQ	CU_XRE.RD_DATA<25>	216	4_216	EQ	CU_XRE.RD_DATA<17>	316	4_316	EQ	CU_XRE.RD_DATA<9>	416	4_416	EQ	CU_XRE.RD_DATA<1>	516	4_516	
117	4_117	EQ	CU_XRE.RD_DATA<26>	217	4_217	EQ	CU_XRE.RD_DATA<18>	317	4_317	EQ	CU_XRE.RD_DATA<10>	417	4_417	EQ	CU_XRE.RD_DATA<2>	517	4_517	
118	4_118	EQ	CU_XRE.RD_DATA<27>	218	4_218	EQ	CU_XRE.RD_DATA<19>	318	4_318	EQ	CU_XRE.RD_DATA<11>	418	4_418	EQ	CU_XRE.RD_DATA<3>	518	4_518	
119	4_119	EQ	CU_XRE.RD_DATA<28>	219	4_219	EQ	CU_XRE.RD_DATA<20>	319	4_319	EQ	CU_XRE.RD_DATA<12>	419	4_419	EQ	CU_XRE.RD_DATA<4>	519	4_519	
120	4_120	EQ	CU_XRE.RD_DATA<29>	220	4_220	EQ	CU_XRE.RD_DATA<21>	320	4_320	EQ	CU_XRE.RD_DATA<13>	420	4_420	EQ	CU_XRE.RD_DATA<5>	520	4_520	
121	4_121	EQ	CU_XRE.RD_DATA<30>	221	4_221	EQ	CU_XRE.RD_DATA<22>	321	4_321	EQ	CU_XRE.RD_DATA<14>	421	4_421	EQ	CU_XRE.RD_DATA<6>	521	4_521	
122	4_122	EQ	CU_XRE.RD_DATA<31>	222	4_222	EQ	CU_XRE.RD_DATA<23>	322	4_322	EQ	CU_XRE.RD_DATA<15>	422	4_422	EQ	CU_XRE.RD_DATA<7>	522	4_522	
123	4_123	EQ	CU_XC.NIA_CCU_CNTRL_ENA<7>	223	4_223	EQ	CU_XC.NIA_CCU_CNTRL_ENA<5>	323	4_323	EQ	CU_XC.NIA_CCU_CNTRL_ENA<3>	423	4_423	EQ	CU_XC.NIA_CCU_CNTRL_ENA<1>	523	4_523	
124	4_124	EQ	CU_XC.NIA_CCU_CNTRL_ENA<6>	224	4_224	EQ	CU_XC.NIA_CCU_CNTRL_ENA<4>	324	4_324	EQ	CU_XC.NIA_CCU_CNTRL_ENA<2>	424	4_424	EQ	CU_XC.NIA_CCU_CNTRL_ENA<0>	524	4_524	
125	4_125	EQ	CU_XC.NIA_SLOG_ENA<7>	225	4_225	EQ	CU_XC.NIA_SLOG_ENA<5>	325	4_325	EQ	CU_XC.NIA_SLOG_ENA<3>	425	4_425	EQ	CU_XC.NIA_SLOG_ENA<1>	525	4_525	
126	4_126	EQ	CU_XC.NIA_SLOG_ENA<6>	226	4_226	EQ	CU_XC.NIA_SLOG_ENA<4>	326	4_326	EQ	CU_XC.NIA_SLOG_ENA<2>	426	4_426	EQ	CU_XC.NIA_SLOG_ENA<0>	526	4_526	
127	4_127	EQ	CU_XC.NIA_CCU_CLEAR<7>	227	4_227	EQ	CU_XC.NIA_CCU_CLEAR<5>	327	4_327	EQ	CU_XC.NIA_CCU_CLEAR<3>	427	4_427	EQ	CU_XC.NIA_CCU_CLEAR<1>	527	4_527	
128	4_128	EQ	CU_XC.NIA_CCU_CLEAR<6>	228	4_228	EQ	CU_XC.NIA_CCU_CLEAR<4>	328	4_328	EQ	CU_XC.NIA_CCU_CLEAR<2>	428	4_428	EQ	CU_XC.NIA_CCU_CLEAR<0>	528	4_528	
129	4_129	EQ	CU_XC.XBAR_RBE<5>	229	4_229	EQ	CU_XC.XBAR_RBE<3>	329	4_329	EQ	CU_XC.XBAR_RBE<1>	429	4_429	EQ	CU_XC.XBAR_RBE<0>	529	4_529	
130	4_130	EQ	CU_XC.XBAR_RBE<4>	230	4_230	EQ	CU_XC.XBAR_RBE<2>	330	4_330	EQ	CU_XC.SCAN_CTL<2>	430	4_430	EQ	CU_XC.SCAN_CTL<1>	530	4_530	
131	4_131	EQ	CU_XC.USEC_EN	231	4_231	EQ	CU_XC.NIA_LOG_SCAN	331	4_331	EQ	CU_XC.LOG_SCAN	431	4_431	EQ	CU_XC.SCAN_CTL<0>	531	4_531	
132	4_132	EQ	NXP_DATA<40>	232	4_232	EQ	NXP_DATA<8>	332	4_332	EQ	NXP_DATA<32>	432	4_432	EQ	NXP_DATA<0>	532	4_532	
133	4_133	EQ	NXP_DATA<41>	233	4_233	EQ	NXP_DATA<9>	333	4_333	EQ	NXP_DATA<33>	433	4_433	EQ	NXP_DATA<1>	533	4_533	
134	4_134	EQ	NXP_DATA<42>	234	4_234	EQ	NXP_DATA<10>	334	4_334	EQ	NXP_DATA<34>	434	4_434	EQ	NXP_DATA<2>	534	4_534	
135	4_135	EQ	NXP_DATA<43>	235	4_235	EQ	NXP_DATA<11>	335	4_335	EQ	NXP_DATA<35>	435	4_435	EQ	NXP_DATA<3>	535	4_535	
136	4_136	EQ	NXP_DATA<44>	236	4_236	EQ	NXP_DATA<12>	336	4_336	EQ	NXP_DATA<36>	436	4_436	EQ	NXP_DATA<4>	536	4_536	
137	4_137	EQ	NXP_DATA<45>	237	4_237	EQ	NXP_DATA<13>	337	4_337	EQ	NXP_DATA<37>	437	4_437	EQ	NXP_DATA<5>	537	4_537	
138	4_138	EQ	NXP_DATA<46>	238	4_238	EQ	NXP_DATA<14>	338	4_338	EQ	NXP_DATA<38>	438	4_438	EQ	NXP_DATA<6>	538	4_538	
139	4_139	EQ	NXP_DATA<47>	239	4_239	EQ	NXP_DATA<15>	339	4_339	EQ	NXP_DATA<39>	439	4_439	EQ	NXP_DATA<7>	539	4_539	
140	4_140	EQ	NXP_PAR<2>	240	4_240	EQ	NXP_PAR<6>	340	4_340	EQ	NXP_PAR<3>	440	4_440	EQ	NXP_PAR<7>	540	4_540	GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:36:15 1990 PAGE: 12

NCU P5 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 CU-P1 1P
 BOARD=NCU

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=5

GROUND ALL PINS ON THIS ROW!

101	5_101	eq	XC_CU_SCAN_CTL<2>
102	5_102	eq	XC_CU_SCAN_IN
103	5_103	eq	CU_XS10_SEND_PAR_ERR
104	5_104	eq	XSO_CU_RDY
105	5_105	eq	CU_XC_TRAP_VECT<0>
106	5_106	eq	CU_XC_TRAP_VECT<1>
107	5_107	eq	CU_XC_TRAP_VECT<2>
108	5_108	eq	CU_XC_TRAP_VECT<3>
109	5_109	eq	CU_XC_TRAP_VECT<4>
110	5_110	eq	CU_XC_TRAP_VECT<5>
111	5_111	eq	CU_XC_TRAP_VECT<6>
112	5_112	eq	CU_XC_TRAP_VECT<7>
113	5_113	eq	CU_XC_TRAP_VECT<8>
114	5_114	eq	CU_XC_TRAP_VECT<9>
115	5_115	eq	CU_XC_TRAP_VECT<10>
116	5_116	eq	CU_XC_TRAP_VECT<11>
117	5_117	eq	CU_XC_NIA_SLOG_ENA<8>
118	5_118	eq	CU_XC_NIA_CCU_CLEAR<8>
119	5_119	eq	XSO_CU_CTL_PAR<0>
120	5_120	eq	XSO_CU_ADDR<22>
121	5_121	eq	XSO_CU_ADDR<23>
122	5_122	eq	XSO_CU_ADDR<24>
123	5_123	eq	XSO_CU_ADDR<25>
124	5_124	eq	XSO_CU_ADDR<26>
125	5_125	eq	XSO_CU_ADDR<27>
126	5_126	eq	XSO_CU_ADDR<28>
127	5_127	eq	XSO_CU_WR_PAR<0>
128	5_128	eq	XSO_CU_WR_DATA<24>
129	5_129	eq	XSO_CU_WR_DATA<25>
130	5_130	eq	XSO_CU_WR_DATA<26>
131	5_131	eq	XSO_CU_WR_DATA<27>
132	5_132	eq	XSO_CU_WR_DATA<28>
133	5_133	eq	XSO_CU_WR_DATA<29>
134	5_134	eq	XSO_CU_WR_DATA<30>
135	5_135	eq	XSO_CU_WR_DATA<31>
136	5_136	eq	CU_XRO_RD_PAR<0>
137	5_137	eq	CU_XRO_RD_DATA<24>
138	5_138	eq	CU_XRO_RD_DATA<25>
139	5_139	eq	CU_XRO_RD_DATA<26>
140	5_140	eq	CU_XRO_RD_DATA<27>

201	5_201	eq	XC_CU_SCAN_CTL<1>
202	5_202	eq	CU_XC_SCAN_OUT
203	5_203	eq	CU_XS00_SEND_PAR_ERR
204	5_204	eq	CU_XRO_RD_RDY
205	5_205	eq	CU_XC_TRAP_RDY0
206	5_206	eq	CU_XC_TRAP_RDY1
207	5_207	eq	CU_XC_TRAP_RDY2
208	5_208	eq	CU_XC_TRAP_RDY3
209	5_209	eq	CU_XC_TRAP_RDY4
210	5_210	eq	CU_XC_TRAP_RDY5
211	5_211	eq	CU_XC_TRAP_RDY6
212	5_212	eq	CU_XC_TRAP_RDY7
213	5_213	eq	CU_XC_TRAP_RDY8
214	5_214	eq	CU_XC_MT_SEL<0>
215	5_215	eq	CU_XC_MT_SEL<1>
216	5_216	eq	CU_XC_MT_SEL<2>
217	5_217	eq	CU_XC_MT_SEL<3>
218	5_218	eq	CU_XC_STATUS
219	5_219	eq	XSO_CU_CTL_PAR<1>
220	5_220	eq	XSO_CU_ADDR<15>
221	5_221	eq	XSO_CU_ADDR<16>
222	5_222	eq	XSO_CU_ADDR<17>
223	5_223	eq	XSO_CU_ADDR<18>
224	5_224	eq	XSO_CU_ADDR<19>
225	5_225	eq	XSO_CU_ADDR<20>
226	5_226	eq	XSO_CU_ADDR<21>
227	5_227	eq	XSO_CU_WR_PAR<1>
228	5_228	eq	XSO_CU_WR_DATA<16>
229	5_229	eq	XSO_CU_WR_DATA<17>
230	5_230	eq	XSO_CU_WR_DATA<18>
231	5_231	eq	XSO_CU_WR_DATA<19>
232	5_232	eq	XSO_CU_WR_DATA<20>
233	5_233	eq	XSO_CU_WR_DATA<21>
234	5_234	eq	XSO_CU_WR_DATA<22>
235	5_235	eq	XSO_CU_WR_DATA<23>
236	5_236	eq	CU_XRO_RD_PAR<1>
237	5_237	eq	CU_XRO_RD_DATA<16>
238	5_238	eq	CU_XRO_RD_DATA<17>
239	5_239	eq	CU_XRO_RD_DATA<18>
240	5_240	eq	CU_XRO_RD_DATA<19>

301	5_301	eq	XC_CU_SCAN_CTL<0>
302	5_302	eq	XC_CU_USEC_EN
303	5_303	eq	CU_XS0E_SEND_PAR_ERR
304	5_304	eq	CU_XRE_RD_RDY
305	5_305	eq	XC_CU_TRAP_COMP0
306	5_306	eq	XC_CU_TRAP_COMP1
307	5_307	eq	XC_CU_TRAP_COMP2
308	5_308	eq	XC_CU_TRAP_COMP3
309	5_309	eq	XC_CU_TRAP_COMP4
310	5_310	eq	XC_CU_TRAP_COMP5
311	5_311	eq	XC_CU_TRAP_COMP6
312	5_312	eq	XC_CU_TRAP_COMP7
313	5_313	eq	XC_CU_TRAP_COMP8
314	5_314	eq	CU_XC_TRAP_TYPE<0>
315	5_315	eq	CU_XC_TRAP_TYPE<1>
316	5_316	eq	CU_XC_TRAP_TYPE<2>
317	5_317	eq	CU_XC_TRAP_TYPE<3>
318	5_318	eq	CU_XC_MT_COMP
319	5_319	eq	XSO_CU_CTL_PAR<2>
320	5_320	eq	XSO_CU_ADDR<8>
321	5_321	eq	XSO_CU_ADDR<9>
322	5_322	eq	XSO_CU_ADDR<10>
323	5_323	eq	XSO_CU_ADDR<11>
324	5_324	eq	XSO_CU_ADDR<12>
325	5_325	eq	XSO_CU_ADDR<13>
326	5_326	eq	XSO_CU_ADDR<14>
327	5_327	eq	XSO_CU_WR_PAR<2>
328	5_328	eq	XSO_CU_WR_DATA<8>
329	5_329	eq	XSO_CU_WR_DATA<9>
330	5_330	eq	XSO_CU_WR_DATA<10>
331	5_331	eq	XSO_CU_WR_DATA<11>
332	5_332	eq	XSO_CU_WR_DATA<12>
333	5_333	eq	XSO_CU_WR_DATA<13>
334	5_334	eq	XSO_CU_WR_DATA<14>
335	5_335	eq	XSO_CU_WR_DATA<15>
336	5_336	eq	CU_XRO_RD_PAR<2>
337	5_337	eq	CU_XRO_RD_DATA<8>
338	5_338	eq	CU_XRO_RD_DATA<9>
339	5_339	eq	CU_XRO_RD_DATA<10>
340	5_340	eq	CU_XRO_RD_DATA<11>

401	5_401	eq	CU_XC_HARD_ERROR
402	5_402	eq	
403	5_403	eq	CU_XS1E_SEND_PAR_ERR
404	5_404	eq	
405	5_405	eq	XC_CU_DEADLOCK0
406	5_406	eq	XC_CU_DEADLOCK1
407	5_407	eq	XC_CU_DEADLOCK2
408	5_408	eq	XC_CU_DEADLOCK3
409	5_409	eq	XC_CU_DEADLOCK4
410	5_410	eq	XC_CU_DEADLOCK5
411	5_411	eq	XC_CU_DEADLOCK6
412	5_412	eq	XC_CU_DEADLOCK7
413	5_413	eq	XC_NIA_CCU_CNTRL_ENA<8>
414	5_414	eq	CU_XC_STATUS_PSEL<0>
415	5_415	eq	CU_XC_STATUS_PSEL<1>
416	5_416	eq	CU_XC_STATUS_PSEL<2>
417	5_417	eq	CU_XC_STATUS_PSEL<3>
418	5_418	eq	CU_XC_STATUS_EN
419	5_419	eq	XSO_CU_CTL_PAR<3>
420	5_420	eq	XSO_CU_CYCLE<0>
421	5_421	eq	XSO_CU_CYCLE<1>
422	5_422	eq	XSO_CU_ADDR<3>
423	5_423	eq	XSO_CU_ADDR<4>
424	5_424	eq	XSO_CU_ADDR<5>
425	5_425	eq	XSO_CU_ADDR<6>
426	5_426	eq	XSO_CU_ADDR<7>
427	5_427	eq	XSO_CU_WR_PAR<3>
428	5_428	eq	XSO_CU_WR_DATA<0>
429	5_429	eq	XSO_CU_WR_DATA<1>
430	5_430	eq	XSO_CU_WR_DATA<2>
431	5_431	eq	XSO_CU_WR_DATA<3>
432	5_432	eq	XSO_CU_WR_DATA<4>
433	5_433	eq	XSO_CU_WR_DATA<5>
434	5_434	eq	XSO_CU_WR_DATA<6>
435	5_435	eq	XSO_CU_WR_DATA<7>
436	5_436	eq	CU_XRO_RD_PAR<3>
437	5_437	eq	CU_XRO_RD_DATA<0>
438	5_438	eq	CU_XRO_RD_DATA<1>
439	5_439	eq	CU_XRO_RD_DATA<2>
440	5_440	eq	CU_XRO_RD_DATA<3>

501	5_501		
502	5_502		
503	5_503		
504	5_504		
505	5_505		
506	5_506		
507	5_507		
508	5_508		
509	5_509		
510	5_510		
511	5_511		
512	5_512		
513	5_513		
514	5_514		
515	5_515		
516	5_516		
517	5_517		
518	5_518		
519	5_519		
520	5_520		
521	5_521		
522	5_522		
523	5_523		
524	5_524		
525	5_525		
526	5_526		
527	5_527		
528	5_528		
529	5_529		
530	5_530		
531	5_531		
532	5_532		
533	5_533		
534	5_534		
535	5_535		
536	5_536		
537	5_537		
538	5_538		
539	5_539		
540	5_540		GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:36:40 1990 PAGE: 13

XIOP P1 CONNECTOR

NOTE: XIOP IS SLOT 9 IN THE I/O BAY BACKPLANE.

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 XP-P1 IP
 BOARD=XIOP

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=1

GROUND ALL PINS ON THIS ROW!

101	1_101 eq	P20<1>
102	1_102 eq	P20<3>
103	1_103 eq	P20<5>
104	1_104 eq	P20<7>
105	1_105 eq	P20<9>
106	1_106 eq	P20<11>
107	1_107 eq	P20<13>
108	1_108 eq	P20<15>
109	1_109 eq	P20<17>
110	1_110 eq	P20<19>
111	1_111 eq	P20<21>
112	1_112 eq	P20<23>
113	1_113 eq	P20<25>
114	1_114 eq	P20<27>
115	1_115 eq	P20<29>
116	1_116 eq	P20<31>
117	1_117 eq	P20<33>
118	1_118 eq	P20<35>
119	1_119 eq	P20<37>
120	1_120 eq	P20<39>
121	1_121 eq	P20<41>
122	1_122 eq	P20<43>
123	1_123 eq	P20<45>
124	1_124 eq	P20<47>
125	1_125 eq	P20<49>
126	1_126 eq	P20<81>
127	1_127 eq	P20<83>
128	1_128 eq	P20<85>
129	1_129 eq	P20<87>
130	1_130 eq	P20<89>
131	1_131 eq	P20<91>
132	1_132 eq	P20<93>
133	1_133 eq	P20<95>
134	1_134 eq	P20<97>
135	1_135 eq	P20<99>
136	1_136 eq	BP_XIOP.PORTID<3>
137	1_137 eq	XIOP_BP.LBD_INTL_OUT
138	1_138 eq	XIOP_IA.ERR
139	1_139 eq	BP_XIOP.SLOTID<3>
140	1_140 eq	CU_XIOP.CLOCK_2X

201	1_201 eq	P20<2>
202	1_202 eq	P20<4>
203	1_203 eq	P20<6>
204	1_204 eq	P20<8>
205	1_205 eq	P20<10>
206	1_206 eq	P20<12>
207	1_207 eq	P20<14>
208	1_208 eq	P20<16>
209	1_209 eq	P20<18>
210	1_210 eq	P20<20>
211	1_211 eq	P20<22>
212	1_212 eq	P20<24>
213	1_213 eq	P20<26>
214	1_214 eq	P20<28>
215	1_215 eq	P20<30>
216	1_216 eq	P20<32>
217	1_217 eq	P20<34>
218	1_218 eq	P20<36>
219	1_219 eq	P20<38>
220	1_220 eq	P20<40>
221	1_221 eq	P20<42>
222	1_222 eq	P20<44>
223	1_223 eq	P20<46>
224	1_224 eq	P20<48>
225	1_225 eq	P20<50>
226	1_226 eq	P20<82>
227	1_227 eq	P20<84>
228	1_228 eq	P20<86>
229	1_229 eq	P20<88>
230	1_230 eq	P20<90>
231	1_231 eq	P20<92>
232	1_232 eq	P20<94>
233	1_233 eq	P20<96>
234	1_234 eq	P20<98>
235	1_235 eq	P20<100>
236	1_236 eq	BP_XIOP.PORTID<2>
237	1_237 eq	BP_XIOP.LBD_INTL_IN
238	1_238 eq	NC
239	1_239 eq	BP_XIOP.SLOTID<2>
240	1_240 eq	CU_XIOP.CLOCK_2X*

301	1_301 eq	P20<77>
302	1_302 eq	P20<79>
303	1_303	NC
304	1_304	NC
305	1_305	NC
306	1_306	NC
307	1_307	NC
308	1_308	NC
309	1_309	NC
310	1_310	NC
311	1_311	NC
312	1_312	NC
313	1_313	NC
314	1_314	NC
315	1_315	NC
316	1_316	NC
317	1_317	NC
318	1_318	NC
319	1_319	NC
320	1_320	NC
321	1_321	NC
322	1_322	NC
323	1_323	NC
324	1_324	NC
325	1_325	NC
326	1_326	NC
327	1_327	NC
328	1_328	XIOP1_IA.BUS_REQ
329	1_329	IA_XIOP.RD_VAL
330	1_330	XIOP_IA.CBUF_AUL
331	1_331	IA_XIOP.BUS_ERR
332	1_332 eq	XIOP1_IA.IBREQ
333	1_333 eq	NXP.IBINTV<7>
334	1_334 eq	NXP.IBINTV<6>
335	1_335 eq	NXP.IBINTV<5>
336	1_336 eq	NXP.IBINTV<4>
337	1_337 eq	BP_XIOP.PORTID<1>
338	1_338 eq	IA_XIOP.IBINT
339	1_339 eq	BP_XIOP.SLOTID<1>
340	1_340	NC

401	1_401 eq	P20<78>
402	1_402 eq	P20<80>
403	1_403	NC
404	1_404	NC
405	1_405	NC
406	1_406	NC
407	1_407	NC
408	1_408	NC
409	1_409	NC
410	1_410	NC
411	1_411	NC
412	1_412	NC
413	1_413	NC
414	1_414	NC
415	1_415	NC
416	1_416	NC
417	1_417	NC
418	1_418	NC
419	1_419	NC
420	1_420	NC
421	1_421	NC
422	1_422	NC
423	1_423	NC
424	1_424	NC
425	1_425	NC
426	1_426	NC
427	1_427	NC
428	1_428	IA_XIOP1.BUS_GNT
429	1_429	XIOP_IA.WRT_VAL
430	1_430	IA_XIOP.MBUF_AUL
431	1_431	IA_XIOP.CLK_SYNC
432	1_432 eq	IA_XIOP1.IBGRNT
433	1_433 eq	NXP.IBINTV<3>
434	1_434 eq	NXP.IBINTV<2>
435	1_435 eq	NXP.IBINTV<1>
436	1_436 eq	NXP.IBINTV<0>
437	1_437 eq	BP_XIOP.PORTID<0>
438	1_438	NC
439	1_439 eq	BP_XIOP.SLOTID<0>
440	1_440	NC

501	1_501	
502	1_502	
503	1_503	
504	1_504	
505	1_505	
506	1_506	
507	1_507	
508	1_508	
509	1_509	
510	1_510	
511	1_511	
512	1_512	
513	1_513	
514	1_514	
515	1_515	
516	1_516	
517	1_517	
518	1_518	
519	1_519	
520	1_520	
521	1_521	
522	1_522	
523	1_523	
524	1_524	
525	1_525	
526	1_526	
527	1_527	
528	1_528	
529	1_529	
530	1_530	
531	1_531	
532	1_532	
533	1_533	
534	1_534	
535	1_535	
536	1_536	
537	1_537	
538	1_538	
539	1_539	
540	1_540GND	\G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:37:09 1990 PAGE: 14

XIOP P2 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 XP-P1 1P
 BOARD=XIOP

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE 'GED' SECTION COMMAND WILL NOT WORK.
 SEC=2

GROUND ALL PINS ON THIS ROW!

101	2_101	EQ	P21<97>
102	2_102	EQ	P21<99>
103	2_103	EQ	P21<1>
104	2_104	EQ	P21<3>
105	2_105	EQ	P21<5>
106	2_106	EQ	P21<7>
107	2_107	EQ	P21<9>
108	2_108	EQ	P21<11>
109	2_109	EQ	P21<13>
110	2_110	EQ	P21<15>
111	2_111	EQ	P21<17>
112	2_112	EQ	P21<19>
113	2_113	EQ	P21<21>
114	2_114	EQ	P21<23>
115	2_115	EQ	P21<25>
116	2_116	EQ	P21<27>
117	2_117	EQ	P21<29>
118	2_118	EQ	P21<31>
119	2_119	EQ	P21<33>
120	2_120	EQ	P21<35>
121	2_121	EQ	P21<37>
122	2_122	EQ	P21<39>
123	2_123	EQ	P21<41>
124	2_124	EQ	P21<43>
125	2_125	EQ	P21<45>
126	2_126	EQ	P21<47>
127	2_127	EQ	P21<49>
128	2_128	EQ	P20<51>
129	2_129	EQ	P20<53>
130	2_130	EQ	P20<55>
131	2_131	EQ	P20<57>
132	2_132	EQ	P20<59>
133	2_133	EQ	P20<61>
134	2_134	EQ	P20<63>
135	2_135	EQ	P20<65>
136	2_136	EQ	P20<67>
137	2_137	EQ	P20<69>
138	2_138	EQ	P20<71>
139	2_139	EQ	P20<73>
140	2_140	EQ	P20<75>

201	2_201	EQ	P21<98>
202	2_202	EQ	P21<100>
203	2_203	EQ	P21<2>
204	2_204	EQ	P21<4>
205	2_205	EQ	P21<6>
206	2_206	EQ	P21<8>
207	2_207	EQ	P21<10>
208	2_208	EQ	P21<12>
209	2_209	EQ	P21<14>
210	2_210	EQ	P21<16>
211	2_211	EQ	P21<18>
212	2_212	EQ	P21<20>
213	2_213	EQ	P21<22>
214	2_214	EQ	P21<24>
215	2_215	EQ	P21<26>
216	2_216	EQ	P21<28>
217	2_217	EQ	P21<30>
218	2_218	EQ	P21<32>
219	2_219	EQ	P21<34>
220	2_220	EQ	P21<36>
221	2_221	EQ	P21<38>
222	2_222	EQ	P21<40>
223	2_223	EQ	P21<42>
224	2_224	EQ	P21<44>
225	2_225	EQ	P21<46>
226	2_226	EQ	P21<48>
227	2_227	EQ	P21<50>
228	2_228	EQ	P20<52>
229	2_229	EQ	P20<54>
230	2_230	EQ	P20<56>
231	2_231	EQ	P20<58>
232	2_232	EQ	P20<60>
233	2_233	EQ	P20<62>
234	2_234	EQ	P20<64>
235	2_235	EQ	P20<66>
236	2_236	EQ	P20<68>
237	2_237	EQ	P20<70>
238	2_238	EQ	P20<72>
239	2_239	EQ	P20<74>
240	2_240	EQ	P20<76>

301	2_301	EQ	P21<93>
302	2_302	EQ	P21<95>
303	2_303		NC
304	2_304		NC
305	2_305		NC
306	2_306		NC
307	2_307		NC
308	2_308		NC
309	2_309		NC
310	2_310		NC
311	2_311		NC
312	2_312		NC
313	2_313		NC
314	2_314		NC
315	2_315		NC
316	2_316		NC
317	2_317		NC
318	2_318		NC
319	2_319		NC
320	2_320		NC
321	2_321		NC
322	2_322		NC
323	2_323	EQ	NXP. DATA<56>
324	2_324	EQ	NXP. DATA<57>
325	2_325	EQ	NXP. DATA<58>
326	2_326	EQ	NXP. DATA<59>
327	2_327	EQ	NXP. DATA<60>
328	2_328	EQ	NXP. DATA<61>
329	2_329	EQ	NXP. DATA<62>
330	2_330	EQ	NXP. DATA<63>
331	2_331	EQ	NXP. PAR<0>
332	2_332	EQ	NXP. DATA<48>
333	2_333	EQ	NXP. DATA<49>
334	2_334	EQ	NXP. DATA<50>
335	2_335	EQ	NXP. DATA<51>
336	2_336	EQ	NXP. DATA<52>
337	2_337	EQ	NXP. DATA<53>
338	2_338	EQ	NXP. DATA<54>
339	2_339	EQ	NXP. DATA<55>
340	2_340	EQ	NXP. PAR<1>

401	2_401	EQ	P21<94>
402	2_402	EQ	P21<96>
403	2_403		NC
404	2_404		NC
405	2_405		NC
406	2_406		NC
407	2_407		NC
408	2_408		NC
409	2_409		NC
410	2_410		NC
411	2_411		NC
412	2_412		NC
413	2_413		NC
414	2_414		NC
415	2_415		NC
416	2_416		NC
417	2_417		NC
418	2_418		NC
419	2_419		NC
420	2_420		NC
421	2_421		NC
422	2_422		NC
423	2_423	EQ	NXP. DATA<24>
424	2_424	EQ	NXP. DATA<25>
425	2_425	EQ	NXP. DATA<26>
426	2_426	EQ	NXP. DATA<27>
427	2_427	EQ	NXP. DATA<28>
428	2_428	EQ	NXP. DATA<29>
429	2_429	EQ	NXP. DATA<30>
430	2_430	EQ	NXP. DATA<31>
431	2_431	EQ	NXP. PAR<4>
432	2_432	EQ	NXP. DATA<16>
433	2_433	EQ	NXP. DATA<17>
434	2_434	EQ	NXP. DATA<18>
435	2_435	EQ	NXP. DATA<19>
436	2_436	EQ	NXP. DATA<20>
437	2_437	EQ	NXP. DATA<21>
438	2_438	EQ	NXP. DATA<22>
439	2_439	EQ	NXP. DATA<23>
440	2_440	EQ	NXP. PAR<5>

501	2_501		
502	2_502		
503	2_503		
504	2_504		
505	2_505		
506	2_506		
507	2_507		
508	2_508		
509	2_509		
510	2_510		
511	2_511		
512	2_512		
513	2_513		
514	2_514		
515	2_515		
516	2_516		
517	2_517		
518	2_518		
519	2_519		
520	2_520		
521	2_521		
522	2_522		
523	2_523		
524	2_524		
525	2_525		
526	2_526		
527	2_527		
528	2_528		
529	2_529		
530	2_530		
531	2_531		
532	2_532		
533	2_533		
534	2_534		
535	2_535		
536	2_536		
537	2_537		
538	2_538		
539	2_539		
540	2_540	GND	\G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:37:34 1990 PAGE: 15

XIOP P3 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 XP-P1 1P
 BOARD=XIOP

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE 'GED' SECTION COMMAND WILL NOT WORK.
 SEC=3

GROUND ALL PINS ON THIS ROW!

101	3_101	EQ	P22<9>
102	3_102	EQ	P22<11>
103	3_103	EQ	P22<13>
104	3_104	EQ	P22<15>
105	3_105	EQ	P22<17>
106	3_106	EQ	P22<19>
107	3_107	EQ	P22<21>
108	3_108	EQ	P22<23>
109	3_109	EQ	P22<25>
110	3_110	EQ	P22<27>
111	3_111	EQ	P22<29>
112	3_112	EQ	P22<31>
113	3_113	EQ	P22<33>
114	3_114	EQ	P22<35>
115	3_115	EQ	P22<37>
116	3_116	EQ	P22<39>
117	3_117	EQ	P22<41>
118	3_118	EQ	P22<43>
119	3_119	EQ	P22<45>
120	3_120	EQ	P22<47>
121	3_121	EQ	P22<49>
122	3_122	EQ	P21<51>
123	3_123	EQ	P21<53>
124	3_124	EQ	P21<55>
125	3_125	EQ	P21<57>
126	3_126	EQ	P21<59>
127	3_127	EQ	P21<61>
128	3_128	EQ	P21<63>
129	3_129	EQ	P21<65>
130	3_130	EQ	P21<67>
131	3_131	EQ	P21<69>
132	3_132	EQ	P21<71>
133	3_133	EQ	P21<73>
134	3_134	EQ	P21<75>
135	3_135	EQ	P21<77>
136	3_136	EQ	P21<79>
137	3_137	EQ	P21<81>
138	3_138	EQ	P21<83>
139	3_139	EQ	P21<85>
140	3_140	EQ	P21<87>

201	3_201	EQ	P22<10>
202	3_202	EQ	P22<12>
203	3_203	EQ	P22<14>
204	3_204	EQ	P22<16>
205	3_205	EQ	P22<18>
206	3_206	EQ	P22<20>
207	3_207	EQ	P22<22>
208	3_208	EQ	P22<24>
209	3_209	EQ	P22<26>
210	3_210	EQ	P22<28>
211	3_211	EQ	P22<30>
212	3_212	EQ	P22<32>
213	3_213	EQ	P22<34>
214	3_214	EQ	P22<36>
215	3_215	EQ	P22<38>
216	3_216	EQ	P22<40>
217	3_217	EQ	P22<42>
218	3_218	EQ	P22<44>
219	3_219	EQ	P22<46>
220	3_220	EQ	P22<48>
221	3_221	EQ	P22<50>
222	3_222	EQ	P21<52>
223	3_223	EQ	P21<54>
224	3_224	EQ	P21<56>
225	3_225	EQ	P21<58>
226	3_226	EQ	P21<60>
227	3_227	EQ	P21<62>
228	3_228	EQ	P21<64>
229	3_229	EQ	P21<66>
230	3_230	EQ	P21<68>
231	3_231	EQ	P21<70>
232	3_232	EQ	P21<72>
233	3_233	EQ	P21<74>
234	3_234	EQ	P21<76>
235	3_235	EQ	P21<78>
236	3_236	EQ	P21<80>
237	3_237	EQ	P21<82>
238	3_238	EQ	P21<84>
239	3_239	EQ	P21<86>
240	3_240	EQ	P21<88>

301	3_301	EQ	P22<7>
302	3_302		
303	3_303		
304	3_304		
305	3_305		
306	3_306		
307	3_307		
308	3_308		
309	3_309		
310	3_310		
311	3_311		
312	3_312		
313	3_313		
314	3_314		
315	3_315		
316	3_316		
317	3_317		
318	3_318		
319	3_319		
320	3_320		
321	3_321		
322	3_322		
323	3_323		
324	3_324		
325	3_325		
326	3_326		
327	3_327		
328	3_328		
329	3_329		
330	3_330		
331	3_331		
332	3_332		
333	3_333		
334	3_334		
335	3_335		
336	3_336		
337	3_337		
338	3_338		
339	3_339	EQ	P21<89>
340	3_340	EQ	P21<91>

401	3_401	EQ	P22<8>
402	3_402		
403	3_403		
404	3_404		
405	3_405		
406	3_406		
407	3_407		
408	3_408		
409	3_409		
410	3_410		
411	3_411		
412	3_412		
413	3_413		
414	3_414		
415	3_415		
416	3_416		
417	3_417		
418	3_418		
419	3_419		
420	3_420		
421	3_421		
422	3_422		
423	3_423		
424	3_424		
425	3_425		
426	3_426		
427	3_427		
428	3_428		
429	3_429		
430	3_430		
431	3_431		
432	3_432		
433	3_433		
434	3_434		
435	3_435		
436	3_436		
437	3_437		
438	3_438		
439	3_439	EQ	P21<90>
440	3_440	EQ	P21<92>

501	3_501		
502	3_502		
503	3_503		
504	3_504		
505	3_505		
506	3_506		
507	3_507		
508	3_508		
509	3_509		
510	3_510		
511	3_511		
512	3_512		
513	3_513		
514	3_514		
515	3_515		
516	3_516		
517	3_517		
518	3_518		
519	3_519		
520	3_520		
521	3_521		
522	3_522		
523	3_523		
524	3_524		
525	3_525		
526	3_526		
527	3_527		
528	3_528		
529	3_529		
530	3_530		
531	3_531		
532	3_532		
533	3_533		
534	3_534		
535	3_535		
536	3_536		
537	3_537		
538	3_538		
539	3_539		
540	3_540	GND	\G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:37:55 1990 PAGE: 16

8

7

6

5

4

3

2

1

XIOP P4 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 XP-P1 1P
 BOARD=XIOP

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND
 TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.).
 THE GED 'SECTION' COMMAND WILL NOT WORK.

SEC=4

GROUND ALL PINS
ON THIS ROW!

101	4_101	EQ	P23<77>
102	4_102	EQ	P23<79>
103	4_103	EQ	P23<81>
104	4_104	EQ	P23<83>
105	4_105	EQ	P23<85>
106	4_106	EQ	P23<87>
107	4_107	EQ	P23<89>
108	4_108	EQ	P23<91>
109	4_109	EQ	P23<93>
110	4_110	EQ	P23<95>
111	4_111	EQ	P23<97>
112	4_112	EQ	P23<99>
113	4_113	EQ	P22<51>
114	4_114	EQ	P22<53>
115	4_115	EQ	P22<55>
116	4_116	EQ	P22<57>
117	4_117	EQ	P22<59>
118	4_118	EQ	P22<61>
119	4_119	EQ	P22<63>
120	4_120	EQ	P22<65>
121	4_121	EQ	P22<67>
122	4_122	EQ	P22<69>
123	4_123	EQ	P22<71>
124	4_124	EQ	P22<73>
125	4_125	EQ	P22<75>
126	4_126	EQ	P22<77>
127	4_127	EQ	P22<79>
128	4_128	EQ	P22<81>
129	4_129	EQ	P22<83>
130	4_130	EQ	P22<85>
131	4_131	EQ	P22<87>
132	4_132	EQ	P22<89>
133	4_133	EQ	P22<91>
134	4_134	EQ	P22<93>
135	4_135	EQ	P22<95>
136	4_136	EQ	P22<97>
137	4_137	EQ	P22<99>
138	4_138	EQ	P22<1>
139	4_139	EQ	P22<3>
140	4_140	EQ	P22<5>

201	4_201	EQ	P23<78>
202	4_202	EQ	P23<80>
203	4_203	EQ	P23<82>
204	4_204	EQ	P23<84>
205	4_205	EQ	P23<86>
206	4_206	EQ	P23<88>
207	4_207	EQ	P23<90>
208	4_208	EQ	P23<92>
209	4_209	EQ	P23<94>
210	4_210	EQ	P23<96>
211	4_211	EQ	P23<98>
212	4_212	EQ	P23<100>
213	4_213	EQ	P22<52>
214	4_214	EQ	P22<54>
215	4_215	EQ	P22<56>
216	4_216	EQ	P22<58>
217	4_217	EQ	P22<60>
218	4_218	EQ	P22<62>
219	4_219	EQ	P22<64>
220	4_220	EQ	P22<66>
221	4_221	EQ	P22<68>
222	4_222	EQ	P22<70>
223	4_223	EQ	P22<72>
224	4_224	EQ	P22<74>
225	4_225	EQ	P22<76>
226	4_226	EQ	P22<78>
227	4_227	EQ	P22<80>
228	4_228	EQ	P22<82>
229	4_229	EQ	P22<84>
230	4_230	EQ	P22<86>
231	4_231	EQ	P22<88>
232	4_232	EQ	P22<90>
233	4_233	EQ	P22<92>
234	4_234	EQ	P22<94>
235	4_235	EQ	P22<96>
236	4_236	EQ	P22<98>
237	4_237	EQ	P22<100>
238	4_238	EQ	P22<2>
239	4_239	EQ	P22<4>
240	4_240	EQ	P22<6>

301	4_301		NC
302	4_302		NC
303	4_303		NC
304	4_304		NC
305	4_305		NC
306	4_306		NC
307	4_307		NC
308	4_308		NC
309	4_309		NC
310	4_310		NC
311	4_311		NC
312	4_312		NC
313	4_313		NC
314	4_314		NC
315	4_315		NC
316	4_316		NC
317	4_317		NC
318	4_318		NC
319	4_319		NC
320	4_320		NC
321	4_321		NC
322	4_322		NC
323	4_323	EQ	NXP. DATA<40>
324	4_324	EQ	NXP. DATA<41>
325	4_325	EQ	NXP. DATA<42>
326	4_326	EQ	NXP. DATA<43>
327	4_327	EQ	NXP. DATA<44>
328	4_328	EQ	NXP. DATA<45>
329	4_329	EQ	NXP. DATA<46>
330	4_330	EQ	NXP. DATA<47>
331	4_331	EQ	NXP. PAR<2>
332	4_332	EQ	NXP. DATA<32>
333	4_333	EQ	NXP. DATA<33>
334	4_334	EQ	NXP. DATA<34>
335	4_335	EQ	NXP. DATA<35>
336	4_336	EQ	NXP. DATA<36>
337	4_337	EQ	NXP. DATA<37>
338	4_338	EQ	NXP. DATA<38>
339	4_339	EQ	NXP. DATA<39>
340	4_340	EQ	NXP. PAR<3>

401	4_401		NC
402	4_402		NC
403	4_403		NC
404	4_404		NC
405	4_405		NC
406	4_406		NC
407	4_407		NC
408	4_408		NC
409	4_409		NC
410	4_410		NC
411	4_411		NC
412	4_412		NC
413	4_413		NC
414	4_414		NC
415	4_415		NC
416	4_416		NC
417	4_417		NC
418	4_418		NC
419	4_419		NC
420	4_420		NC
421	4_421		NC
422	4_422		NC
423	4_423	EQ	NXP. DATA<8>
424	4_424	EQ	NXP. DATA<9>
425	4_425	EQ	NXP. DATA<10>
426	4_426	EQ	NXP. DATA<11>
427	4_427	EQ	NXP. DATA<12>
428	4_428	EQ	NXP. DATA<13>
429	4_429	EQ	NXP. DATA<14>
430	4_430	EQ	NXP. DATA<15>
431	4_431	EQ	NXP. PAR<6>
432	4_432	EQ	NXP. DATA<0>
433	4_433	EQ	NXP. DATA<1>
434	4_434	EQ	NXP. DATA<2>
435	4_435	EQ	NXP. DATA<3>
436	4_436	EQ	NXP. DATA<4>
437	4_437	EQ	NXP. DATA<5>
438	4_438	EQ	NXP. DATA<6>
439	4_439	EQ	NXP. DATA<7>
440	4_440	EQ	NXP. PAR<7>

501	4_501		NC
502	4_502		NC
503	4_503		NC
504	4_504		NC
505	4_505		NC
506	4_506		NC
507	4_507		NC
508	4_508		NC
509	4_509		NC
510	4_510		NC
511	4_511		NC
512	4_512		NC
513	4_513		NC
514	4_514		NC
515	4_515		NC
516	4_516		NC
517	4_517		NC
518	4_518		NC
519	4_519		NC
520	4_520		NC
521	4_521		NC
522	4_522		NC
523	4_523		NC
524	4_524		NC
525	4_525		NC
526	4_526		NC
527	4_527		NC
528	4_528		NC
529	4_529		NC
530	4_530		NC
531	4_531		NC
532	4_532		NC
533	4_533		NC
534	4_534		NC
535	4_535		NC
536	4_536		NC
537	4_537		NC
538	4_538		NC
539	4_539		NC
540	4_540		GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY
 TO CONVEX COMPUTER CORPORATION (CONVEX).
 USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF
 AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN.
 COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABBR: IOBP
 ENGR: NOBLES

REVISED: Wed May 30 20:38:18 1990

PAGE: 17

8

7

6

3

2

1

XIOP P5 CONNECTOR

AUGAT-NGC-800
 BACKPLANE VERSION
 800 SIGNALS + 200 GROUNDS IN 5 SECTIONS
 XP-P1 1P
 BOARD=XIOP

TOP
 J5
 J4
 J3
 J2
 J1
 BOTTOM

NOTE: CHANGE THE NUMBER BELOW TO CORRESPOND TO DESIRED CONNECTOR SECTION (1=J1, 2=J2, ETC.). THE GED 'SECTION' COMMAND WILL NOT WORK.
 SEC=5

GROUND ALL PINS ON THIS ROW!

101	5_101	EQ	XC_HSC_SCAN_CTL<2>
102	5_102	EQ	XC_HSC_SCAN_IN
103	5_103	EQ	P23<1>
104	5_104	EQ	P23<3>
105	5_105	EQ	P23<5>
106	5_106	EQ	P23<7>
107	5_107	EQ	P23<9>
108	5_108	EQ	P23<11>
109	5_109	EQ	P23<13>
110	5_110	EQ	P23<15>
111	5_111	EQ	P23<17>
112	5_112	EQ	P23<19>
113	5_113	EQ	P23<21>
114	5_114	EQ	P23<23>
115	5_115	EQ	P23<25>
116	5_116	EQ	P23<27>
117	5_117	EQ	P23<29>
118	5_118	EQ	P23<31>
119	5_119	EQ	P23<33>
120	5_120	EQ	P23<35>
121	5_121	EQ	P23<37>
122	5_122	EQ	P23<39>
123	5_123	EQ	P23<41>
124	5_124	EQ	P23<43>
125	5_125	EQ	P23<45>
126	5_126	EQ	P23<47>
127	5_127	EQ	P23<49>
128	5_128	EQ	P23<51>
129	5_129	EQ	P23<53>
130	5_130	EQ	P23<55>
131	5_131	EQ	P23<57>
132	5_132	EQ	P23<59>
133	5_133	EQ	P23<61>
134	5_134	EQ	P23<63>
135	5_135	EQ	P23<65>
136	5_136	EQ	P23<67>
137	5_137	EQ	P23<69>
138	5_138	EQ	P23<71>
139	5_139	EQ	P23<73>
140	5_140	EQ	P23<75>

201	5_201	EQ	XC_HSC_SCAN_CTL<1>
202	5_202	EQ	HSC_XC_SCAN_OUT
203	5_203	EQ	P23<2>
204	5_204	EQ	P23<4>
205	5_205	EQ	P23<6>
206	5_206	EQ	P23<8>
207	5_207	EQ	P23<10>
208	5_208	EQ	P23<12>
209	5_209	EQ	P23<14>
210	5_210	EQ	P23<16>
211	5_211	EQ	P23<18>
212	5_212	EQ	P23<20>
213	5_213	EQ	P23<22>
214	5_214	EQ	P23<24>
215	5_215	EQ	P23<26>
216	5_216	EQ	P23<28>
217	5_217	EQ	P23<30>
218	5_218	EQ	P23<32>
219	5_219	EQ	P23<34>
220	5_220	EQ	P23<36>
221	5_221	EQ	P23<38>
222	5_222	EQ	P23<40>
223	5_223	EQ	P23<42>
224	5_224	EQ	P23<44>
225	5_225	EQ	P23<46>
226	5_226	EQ	P23<48>
227	5_227	EQ	P23<50>
228	5_228	EQ	P23<52>
229	5_229	EQ	P23<54>
230	5_230	EQ	P23<56>
231	5_231	EQ	P23<58>
232	5_232	EQ	P23<60>
233	5_233	EQ	P23<62>
234	5_234	EQ	P23<64>
235	5_235	EQ	P23<66>
236	5_236	EQ	P23<68>
237	5_237	EQ	P23<70>
238	5_238	EQ	P23<72>
239	5_239	EQ	P23<74>
240	5_240	EQ	P23<76>

301	5_301	EQ	XC_HSC_SCAN_CTL<0>
302	5_302		
303	5_303		
304	5_304		
305	5_305		
306	5_306		
307	5_307		
308	5_308		
309	5_309		
310	5_310		
311	5_311		
312	5_312		
313	5_313		
314	5_314		
315	5_315		
316	5_316		
317	5_317		
318	5_318		
319	5_319		
320	5_320		
321	5_321		
322	5_322		
323	5_323		
324	5_324		
325	5_325		
326	5_326		
327	5_327		
328	5_328		
329	5_329		
330	5_330		
331	5_331		
332	5_332		
333	5_333		
334	5_334		
335	5_335		
336	5_336		
337	5_337		
338	5_338		
339	5_339		
340	5_340		

401	5_401	EQ	HSC_XC_HARD_ERROR
402	5_402		
403	5_403		
404	5_404		
405	5_405		
406	5_406		
407	5_407		
408	5_408		
409	5_409		
410	5_410		
411	5_411		
412	5_412		
413	5_413		
414	5_414		
415	5_415		
416	5_416		
417	5_417		
418	5_418		
419	5_419		
420	5_420		
421	5_421		
422	5_422		
423	5_423		
424	5_424		
425	5_425		
426	5_426		
427	5_427		
428	5_428		
429	5_429		
430	5_430		
431	5_431		
432	5_432		
433	5_433		
434	5_434		
435	5_435		
436	5_436		
437	5_437		
438	5_438		
439	5_439		
440	5_440		

501	5_501		
502	5_502		
503	5_503		
504	5_504		
505	5_505		
506	5_506		
507	5_507		
508	5_508		
509	5_509		
510	5_510		
511	5_511		
512	5_512		
513	5_513		
514	5_514		
515	5_515		
516	5_516		
517	5_517		
518	5_518		
519	5_519		
520	5_520		
521	5_521		
522	5_522		
523	5_523		
524	5_524		
525	5_525		
526	5_526		
527	5_527		
528	5_528		
529	5_529		
530	5_530		
531	5_531		
532	5_532		
533	5_533		
534	5_534		
535	5_535		
536	5_536		
537	5_537		
538	5_538		
539	5_539		
540	5_540		GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0
 REVISID: Wed May 30 20:38:42 1990
 ABBR: IOBP
 ENGR: NOBLES
 PAGE: 18

8

7

6

5

4

3

2

1

DUPONT-204
CPU OR I/O BAY BACKPLANE TYPE
J81 1P

TOP
3
2
1
0
5
4
BOTTOM

GROUND ALL PINS
ON THESE TWO ROWS!

201	201J	XC	TRAP_VECT<0>
202	202J	XC	TRAP_TYPE<3>
203	203J	XC	TRAP_TYPE<2>
204	204J	XC	TRAP_TYPE<1>
205	205J	XC	TRAP_TYPE<0>
206	206J	XC	TRAP_RDY6
207	207J	XC	TRAP_RDY7
208	208J	XC	TRAP_RDY6
209	209J	XC	TRAP_RDY5
210	210J	XC	TRAP_RDY4
211	211J	XC	TRAP_RDY3
212	212J	XC	TRAP_RDY2
213	213J	XC	TRAP_RDY1
214	214J	XC	TRAP_RDY0
215	215J	XSE	ADDR<15>
216	216J	XSE	ADDR<16>
217	217J	XSE	ADDR<17>
218	218J	XSE	ADDR<18>
219	219J	XSE	ADDR<19>
220	220J	XSE	ADDR<20>
221	221J	XSE	ADDR<21>
222	222J	XSE	ADDR<22>
223	223J	XSE	ADDR<23>
224	224J	XSE	ADDR<24>
225	225J	XSE	ADDR<25>
226	226J	XSE	ADDR<26>
227	227J	XSE	ADDR<27>
228	228J	IA	RD_DATA<16>
229	229J	IA	RD_DATA<17>
230	230J	IA	RD_DATA<18>
231	231J	IA	RD_DATA<19>
232	232J	IA	RD_DATA<20>
233	233J	IA	RD_DATA<24>
234	234J	IA	RD_DATA<25>
235	235J	IA	RD_DATA<26>
236	236J	IA	RD_DATA<27>
237	237J	IA	RD_DATA<28>
238	238J	IA	RD_DATA<30>
239	239J	IA	RD_DATA<31>
240	240J	IA	RD_PAR<2>
241	241J	IA	RD_PAR<3>
242	242J	IA	RD_DATA<13>
243	243J	IA	RD_DATA<14>
244	244J	IA	RD_DATA<15>
245	245J	IA	RD_DATA<21>
246	246J	IA	RD_DATA<22>
247	247J	IA	RD_DATA<23>
248	248J	IA	RD_DATA<23>
249	249J	BP	PORTID_8<3>
250	250J	BP	PORTID_8<2>
251	251J	IA	SPARE1

301	301J	XC	STATUS_PSEL<3>
302	302J	XC	STATUS_PSEL<2>
303	303J	XC	STATUS_PSEL<1>
304	304J	XC	STATUS_PSEL<0>
305	305J	XC	STATUS_EN
306	306J	XC	STATUS
307	307J	XC	SCAN_CTL<2>
308	308J	XC	SCAN_CTL<1>
309	309J	XC	SCAN_CTL<0>
310	310J	XC	NMB_RBE<9>*
311	311J	XC	NMB_RBE<8>*
312	312J	XC	NMB_RBE<7>*
313	313J	XC	NMB_RBE<6>*
314	314J	XC	NMB_RBE<5>*
315	315J	XSE	CTL_PAR<4>
316	316J	XSE	WR_DATA<16>
317	317J	XSE	WR_DATA<17>
318	318J	XSE	WR_DATA<24>
319	319J	XSE	WR_DATA<25>
320	320J	XSE	WR_DATA<26>
321	321J	XSE	WR_DATA<27>
322	322J	XSE	WR_DATA<28>
323	323J	XSE	WR_PAR<2>
324	324J	XSE	WR_PAR<3>
325	325J	XSE	WR_ZONE<2>
326	326J	XSE	WR_ZONE<3>
327	327J	XSE	CTL_PAR<2>
328	328J	XSE	CTL_PAR<3>
329	329J	XSE	WR_DATA<18>
330	330J	XSE	WR_DATA<19>
331	331J	XSE	WR_DATA<20>
332	332J	XSE	WR_DATA<30>
333	333J	XSE	WR_DATA<31>
334	334J	XSE	WR_DATA<13>
335	335J	XSE	WR_DATA<14>
336	336J	XSE	WR_DATA<15>
337	337J	XSE	WR_DATA<21>
338	338J	XSE	WR_DATA<22>
339	339J	XSE	WR_DATA<23>
340	340J	XSE	WR_DATA<29>
341	341J	XSE	CTL_PAR<0>
342	342J	XSE	CTL_PAR<1>
343	343J	XSE	WR_DATA<10>
344	344J	XSE	WR_DATA<11>
345	345J	XSE	WR_DATA<12>
346	346J	XSE	WR_DATA<1>
347	347J	XSE	WR_DATA<2>
348	348J	XSE	WR_DATA<3>
349	349J	BP	PORTID_8<1>
350	350J	BP	PORTID_8<0>
351	351J	XSIE	SPARE0

501	501J	XC	NMB_RBE<4>*
502	502J	XC	NMB_RBE<3>*
503	503J	XC	NMB_RBE<2>*
504	504J	XC	NMB_RBE<1>*
505	505J	XC	NMB_RBE<15>*
506	506J	XC	NMB_RBE<14>*
507	507J	XC	NMB_RBE<13>*
508	508J	XC	NMB_RBE<12>*
509	509J	XC	NMB_RBE<11>*
510	510J	XC	NMB_RBE<10>*
511	511J	XC	NMB_RBE<0>*
512	512J	XC	NIA_CCU_CNTRL_ENA<0>
513	513J	XC	NIA_SLOG_ENA<7>
514	514J	XC	NIA_SLOG_ENA<6>
515	515J	IA	TRAP_VECT<5>
516	516J	IA	TRAP_VECT<4>
517	517J	IA	TRAP_VECT<3>
518	518J	IA	TRAP_VECT<2>
519	519J	IA	TRAP_VECT<1>
520	520J	IA	CCU_RBE<4>
521	521J	IA	CCU_RBE<3>
522	522J	IA	CCU_RBE<2>
523	523J	XSE	ADDR<28>
524	524J	XSE	ADDR<10>
525	525J	XSE	ADDR<11>
526	526J	XSE	ADDR<12>
527	527J	XSE	ADDR<13>
528	528J	XSE	ADDR<14>
529	529J	XSE	ADDR<8>
530	530J	XSE	ADDR<9>
531	531J	XSE	ADDR<3>
532	532J	XSE	ADDR<4>
533	533J	XSE	ADDR<5>
534	534J	XSE	ADDR<6>
535	535J	XSE	CYCLE<1>
536	536J	XSE	ADDR<7>
537	537J	XSE	BD_SEL<0>
538	538J	XSE	BD_SEL<1>
539	539J	XSE	BD_SEL<2>
540	540J	XSE	BD_SEL<3>
541	541J	XSE	CYCLE<0>
542	542J	XSE	RDY
543	543J	IA	A_REQ_NEXT
544	544J	IA	B_REQ_PEND
545	545J	IA	A_REQ_PEND
546	546J	IA	B_REQ_PEND
547	547J	IA	A_REQ_PEND
548	548J	IA	B_REQ_PEND
549	549J	IA	A_REQ_NEXT
550	550J	XSOE	SPARE1
551	551J	XSOE	SPARE0

601	601J	XC	NIA_SLOG_ENA<5>
602	602J	XC	NIA_SLOG_ENA<4>
603	603J	XC	NIA_SLOG_ENA<3>
604	604J	XC	NIA_SLOG_ENA<2>
605	605J	XC	NIA_SLOG_ENA<1>
606	606J	XC	NIA_SLOG_ENA<0>
607	607J	XC	NIA_LOG_SCAN
608	608J	XC	NIA_CCU_CNTRL_ENA<7>
609	609J	XC	NIA_CCU_CNTRL_ENA<6>
610	610J	XC	NIA_CCU_CNTRL_ENA<5>
611	611J	XC	NIA_CCU_CNTRL_ENA<4>
612	612J	XC	NIA_CCU_CNTRL_ENA<3>
613	613J	XC	NIA_CCU_CNTRL_ENA<2>
614	614J	XC	NIA_CCU_CNTRL_ENA<1>
615	615J	IA	CCU_RBE<1>
616	616J	IA	CCU_RBE<0>
617	617J	IA	SCAN_ERR
618	618J	IA	SCAN_CTL<2>
619	619J	IA	HARD_ERROR
620	620J	IA	SCAN_IN
621	621J	IA	SLOG_ENA
622	622J	IA	CLOCK_SYNC
623	623J	IA	CCU_CNTRL_ENA
624	624J	XSE	WR_DATA<4>
625	625J	XSE	WR_DATA<5>
626	626J	XSE	WR_DATA<6>
627	627J	XSE	WR_DATA<7>
628	628J	XSE	WR_DATA<8>
629	629J	XSE	WR_DATA<9>
630	630J	XSE	WR_DATA<0>
631	631J	XSE	WR_PAR<0>
632	632J	XSE	WR_PAR<1>
633	633J	XSE	WR_ZONE<0>
634	634J	XSE	WR_ZONE<1>
635	635J	IA	RD_DATA<7>
636	636J	IA	RD_DATA<10>
637	637J	IA	RD_DATA<11>
638	638J	IA	RD_DATA<12>
639	639J	IA	RD_DATA<2>
640	640J	IA	RD_DATA<3>
641	641J	IA	RD_DATA<4>
642	642J	IA	RD_DATA<5>
643	643J	IA	RD_DATA<6>
644	644J	XRE	RTN_PAR_ERR
645	645J	IA	RD_DATA<0>
646	646J	IA	RD_DATA<1>
647	647J	IA	RD_DATA<8>
648	648J	IA	RD_DATA<9>
649	649J	IA	RD_PAR<0>
650	650J	IA	RD_PAR<1>
651	651J	IA	RD_RDY

101	101	401	401
102	102	402	402
103	103	403	403
104	104	404	404
105	105	405	405
106	106	406	406
107	107	407	407
108	108	408	408
109	109	409	409
110	110	410	410
111	111	411	411
112	112	412	412
113	113	413	413
114	114	414	414
115	115	415	415
116	116	416	416
117	117	417	417
118	118	418	418
119	119	419	419
120	120	420	420
121	121	421	421
122	122	422	422
123	123	423	423
124	124	424	424
125	125	425	425
126	126	426	426
127	127	427	427
128	128	428	428
129	129	429	429
130	130	430	430
131	131	431	431
132	132	432	432
133	133	433	433
134	134	434	434
135	135	435	435
136	136	436	436
137	137	437	437
138	138	438	438
139	139	439	439
140	140	440	440
141	141	441	441
142	142	442	442
143	143	443	443
144	144	444	444
145	145	445	445
146	146	446	446
147	147	447	447
148	148	448	448
149	149	449	449
150	150	450	450
151	151	451	451

GND \G GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
DRAWING: 411-001251-300A 0.0
REVISOR: Wed May 30 20:39:19 1990
PAGE: 19
ABBR: IOBP
ENGR: NOBLES

8

7

6

3

2

1

8

7

6

5

4

3

2

1

DUPONT-204
CPU OR I/O BAY BACKPLANE TYPE
J82 1P

TOP
3
2
1
4
BOTTOM
SIGNAL
SIGNAL
GROUND
SIGNAL
SIGNAL
GROUND

GROUND ALL PINS
ON THESE TWO ROWS!

201	201J_XC.TRAP_VECT<10>
202	202J_XC.TRAP_VECT<11>
203	203J_XC.TRAP_VECT<1>
204	204J_XC.TRAP_VECT<2>
205	205J_XC.TRAP_VECT<3>
206	206J_XC.TRAP_VECT<4>
207	207J_XC.TRAP_VECT<5>
208	208J_XC.TRAP_VECT<6>
209	209J_XC.TRAP_VECT<7>
210	210J_XC.TRAP_VECT<8>
211	211J_XC.TRAP_VECT<9>
212	212J_XC.USEC_EN
213	213J_XC.XBAR_RBE<0>
214	214J_XC.XBAR_RBE<1>
215	215J_XC.TRAP_COMP
216	216J_IA.CU.STATUS
217	217J_IA.CU.STATUS_EN
218	218J_IA.SPARE1
219	219J_IA.TRAP_RDY
220	220J_IA.TRAP_TYPE<0>
221	221J_IA.TRAP_TYPE<1>
222	222J_IA.TRAP_TYPE<2>
223	223J_IA.TRAP_TYPE<3>
224	224J_IA.TRAP_VECT<0>
225	225J_IA.RD_DATA<15>
226	226J_IA.RD_DATA<17>
227	227J_IA.RD_DATA<18>
228	228J_IA.RD_DATA<19>
229	229J_IA.RD_DATA<20>
230	230J_IA.RD_DATA<24>
231	231J_IA.RD_DATA<25>
232	232J_IA.RD_DATA<26>
233	233J_IA.RD_DATA<27>
234	234J_IA.RD_DATA<28>
235	235J_IA.RD_DATA<30>
236	236J_IA.RD_DATA<31>
237	237J_IA.RD_PAR<2>
238	238J_IA.RD_PAR<3>
239	239J_IA.RD_DATA<13>
240	240J_IA.RD_DATA<14>
241	241J_IA.RD_DATA<15>
242	242J_IA.RD_DATA<21>
243	243J_IA.RD_DATA<22>
244	244J_X50.WR_DATA<7>
245	245J_X50.WR_DATA<8>
246	246J_X50.WR_DATA<9>
247	247J_X50.WR_DATA<0>
248	248J_X50.WR_PAR<0>
249	249J_X50.WR_PAR<1>
250	250J_X50.WR_ZONE<0>
251	251J_X50.WR_ZONE<1>

301	301J_XC.XBAR_RBE<2>
302	302J_XC.XBAR_RBE<3>
303	303J_XC.XBAR_RBE<4>
304	304J_XC.XBAR_RBE<5>
305	305J_XC.XCL_ADDR<0>
306	306J_XC.XCL_ADDR<2>
307	307J_XC.XCL_ADDR<3>
308	308J_XC.XCL_ADDR<4>
309	309J_XC.XCL_ADDR_PAR
310	310J_XC.XCL_MUX_CTL<0>
311	311J_XC.XCL_MUX_CTL<1>
312	312J_XC.XCL_MUX_CTL<2>
313	313J_XC.XCL_WRITE_HI*
314	314J_XC.XCL_WRITE_LO*
315	315J_CU.SPARE1
316	316J_CU.SPARE0
317	317J_IA.TRAP_VECT<7>
318	318J_X50.SPARE1
319	319J_X50.SPARE0
320	320J_X50.BD_SEL<1>
321	321J_X50.BD_SEL<0>
322	322J_X50.ADDR<7>
323	323J_X50.CYCLE<1>
324	324J_X50.ADDR<6>
325	325J_X50.ADDR<5>
326	326J_X50.CTL_PAR<4>
327	327J_X50.WR_DATA<16>
328	328J_X50.WR_DATA<17>
329	329J_X50.WR_DATA<24>
330	330J_X50.WR_DATA<25>
331	331J_X50.WR_DATA<26>
332	332J_X50.WR_DATA<27>
333	333J_X50.WR_DATA<28>
334	334J_X50.WR_PAR<2>
335	335J_X50.WR_PAR<3>
336	336J_X50.WR_ZONE<2>
337	337J_X50.WR_ZONE<3>
338	338J_X50.CTL_PAR<2>
339	339J_X50.CTL_PAR<3>
340	340J_X50.WR_DATA<18>
341	341J_X50.WR_DATA<19>
342	342J_X50.WR_DATA<20>
343	343J_X50.WR_DATA<30>
344	344J_X50.WR_DATA<31>
345	345J_X50.WR_DATA<13>
346	346J_X50.WR_DATA<14>
347	347J_X50.WR_DATA<15>
348	348J_X50.WR_DATA<21>
349	349J_X50.ADDR<8>
350	350J_IA.SPARE0
351	351J_X50.SPARE0

501	501C_CU.DEADLOCK0
502	502C_CU.DEADLOCK1
503	503C_CU.DEADLOCK2
504	504C_CU.DEADLOCK3
505	505C_CU.DEADLOCK4
506	506C_CU.DEADLOCK5
507	507C_CU.DEADLOCK6
508	508C_CU.DEADLOCK7
509	509C_CU.SCAN_RD_DAT
510	510C_CU.TRAP_COMP0
511	511C_CU.TRAP_COMP1
512	512C_CU.TRAP_COMP2
513	513C_CU.TRAP_COMP3
514	514C_CU.TRAP_COMP4
515	515J_IA.CCU_RBE<5>
516	516J_IA.CCU_RBE<6>
517	517J_IA.CCU_RBE<7>
518	518J_XC.SCAN_OUT
519	519J_IA.CCU_CLEAR
520	520J_IA.B_REQ_PEND
521	521J_IA.A_REQ_NEXT
522	522J_X50.RDY
523	523J_X50.CYCLE<0>
524	524J_X50.BD_SEL<3>
525	525J_X50.BD_SEL<2>
526	526J_X50.ADDR<15>
527	527J_X50.ADDR<16>
528	528J_X50.ADDR<17>
529	529J_X50.ADDR<18>
530	530J_X50.ADDR<19>
531	531J_X50.ADDR<20>
532	532J_X50.ADDR<21>
533	533J_X50.ADDR<22>
534	534J_X50.ADDR<23>
535	535J_X50.ADDR<24>
536	536J_X50.ADDR<25>
537	537J_X50.ADDR<26>
538	538J_X50.ADDR<27>
539	539J_X50.ADDR<28>
540	540J_X50.ADDR<10>
541	541J_X50.ADDR<11>
542	542J_X50.ADDR<12>
543	543J_X50.ADDR<13>
544	544J_X50.ADDR<14>
545	545J_IA.B_REQ_NEXT
546	546J_IA.A_ST_PEND
547	547J_IA.A_REQ_PEND
548	548J_IA.B_ST_PEND
549	549J_X50.ADDR<4>
550	550J_X50.ADDR<3>
551	551J_X50.ADDR<9>

601	601C_CU.TRAP_COMP5
602	602C_CU.TRAP_COMP6
603	603C_CU.TRAP_COMP7
604	604C_CU.TRAP_COMP8
605	605C_CU.USEC_EN
606	606C_CU.XCL_PAR_ERR
607	607J_XC.SCAN_OUT
608	608C_CU.SCAN_IN
609	609J_XC.HARD_ERROR
610	610C_CU.SCAN_CTL<0>
611	611C_CU.SCAN_CTL<1>
612	612C_CU.SCAN_CTL<2>
613	613J_IA.SCAN_CTL<0>
614	614J_IA.SCAN_CTL<1>
615	615J_XC.SOFT_ERROR
616	616J_IA.RESET
617	617J_IA.RD_DATA<7>
618	618J_IA.RD_DATA<10>
619	619J_IA.RD_DATA<23>
620	620J_IA.RD_DATA<29>
621	621J_IA.RD_DATA<11>
622	622J_IA.RD_DATA<12>
623	623J_IA.RD_DATA<2>
624	624J_IA.RD_DATA<3>
625	625J_IA.RD_DATA<4>
626	626J_IA.RD_DATA<5>
627	627J_IA.RD_DATA<6>
628	628J_XC.RTN_PAR_ERR
629	629J_IA.RD_DATA<0>
630	630J_IA.RD_DATA<1>
631	631J_IA.RD_DATA<8>
632	632J_IA.RD_DATA<9>
633	633J_IA.RD_PAR<0>
634	634J_IA.RD_PAR<1>
635	635J_IA.RD_RDY
636	636J_X50.WR_DATA<22>
637	637J_X50.WR_DATA<23>
638	638J_X50.WR_DATA<29>
639	639J_X50.CTL_PAR<0>
640	640J_X50.CTL_PAR<1>
641	641J_X50.WR_DATA<10>
642	642J_X50.WR_DATA<11>
643	643J_X50.WR_DATA<12>
644	644J_X50.WR_DATA<1>
645	645J_X50.WR_DATA<2>
646	646J_X50.WR_DATA<3>
647	647J_X50.WR_DATA<4>
648	648J_X50.WR_DATA<5>
649	649J_X50.WR_DATA<6>
650	650
651	651C

101	101	401	401
102	102	402	402
103	103	403	403
104	104	404	404
105	105	405	405
106	106	406	406
107	107	407	407
108	108	408	408
109	109	409	409
110	110	410	410
111	111	411	411
112	112	412	412
113	113	413	413
114	114	414	414
115	115	415	415
116	116	416	416
117	117	417	417
118	118	418	418
119	119	419	419
120	120	420	420
121	121	421	421
122	122	422	422
123	123	423	423
124	124	424	424
125	125	425	425
126	126	426	426
127	127	427	427
128	128	428	428
129	129	429	429
130	130	430	430
131	131	431	431
132	132	432	432
133	133	433	433
134	134	434	434
135	135	435	435
136	136	436	436
137	137	437	437
138	138	438	438
139	139	439	439
140	140	440	440
141	141	441	441
142	142	442	442
143	143	443	443
144	144	444	444
145	145	445	445
146	146	446	446
147	147	447	447
148	148	448	448
149	149	449	449
150	150	450	450
151	151	451	451

GND \G GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
DRAWING: 411-001251-300A 0.0
REVISOR: Wed May 30 20:39:48 1990
PAGE: 20
ABBR: IOBP
ENGR: NOBLES

8

7

6

3

2

1

8

7

6

5

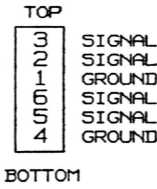
4

3

2

1

DUPONT-204
CPU OR I/O BAY BACKPLANE TYPE
J83 1P



GROUND ALL PINS
ON THESE TWO ROWS!

201	201J_XRO.RD_DATA<16>
202	202J_XRO.RD_DATA<17>
203	203J_XRO.RD_DATA<18>
204	204J_XRO.RD_DATA<19>
205	205J_XRO.RD_DATA<20>
206	206J_XRO.RD_DATA<24>
207	207J_XRO.RD_DATA<25>
208	208J_XRO.RD_DATA<26>
209	209J_XRO.RD_DATA<27>
210	210J_XRO.RD_DATA<28>
211	211J_XRO.RD_DATA<30>
212	212J_XRO.RD_DATA<31>
213	213J_XRO.RD_PAR<2>
214	214J_XRO.RD_PAR<3>
215	215J_XRO.RD_DATA<13>
216	216J_XRO.RD_DATA<14>
217	217J_XRO.RD_DATA<15>
218	218J_XRO.RD_DATA<21>
219	219J_XRO.RD_DATA<22>
220	220J_XRO.RD_DATA<23>
221	221J_XRO.RD_DATA<29>
222	222J_XRO.RD_DATA<7>
223	223J_XRO.RD_DATA<10>
224	224J_XRO.RD_DATA<11>
225	225J_XRO.RD_DATA<12>
226	226J_XRO.RD_DATA<2>
227	227J_XRO.RD_DATA<3>
228	228J_XRO.RD_DATA<4>
229	229J_XRO.RD_DATA<5>
230	230J_XRO.RD_DATA<6>
231	231J_XRO.RD_DATA<0>
232	232J_XRO.RD_DATA<1>
233	233J_XRO.RD_DATA<8>
234	234J_XRO.RD_DATA<9>
235	235J_XRO.RD_PAR<0>
236	236J_XRO.RD_PAR<1>
237	237J_XRO.RD_RDY
238	238J_XRO.SPARE1
239	239J_XSIO.SEND_PAR_ERR
240	240C
241	241C_CU.WR_DATA<16>
242	242C_CU.WR_DATA<17>
243	243C_CU.WR_DATA<24>
244	244C_CU.WR_DATA<25>
245	245C_CU.WR_DATA<26>
246	246C_CU.WR_DATA<27>
247	247C_CU.WR_DATA<28>
248	248C_CU.WR_PAR<2>
249	249C_CU.WR_PAR<3>
250	250C
251	251C

301	301C_CU.CTL_PAR<2>
302	302C_CU.CTL_PAR<3>
303	303C_CU.WR_DATA<18>
304	304C_CU.WR_DATA<19>
305	305C_CU.WR_DATA<20>
306	306C_CU.WR_DATA<30>
307	307C_CU.WR_DATA<31>
308	308C_CU.WR_DATA<13>
309	309C_CU.WR_DATA<14>
310	310C_CU.WR_DATA<15>
311	311C_CU.WR_DATA<21>
312	312C_CU.WR_DATA<22>
313	313C_CU.WR_DATA<23>
314	314C_CU.WR_DATA<29>
315	315C_CU.CTL_PAR<0>
316	316C_CU.CTL_PAR<1>
317	317C_CU.WR_DATA<10>
318	318C_CU.WR_DATA<11>
319	319C_CU.WR_DATA<12>
320	320C_CU.WR_DATA<1>
321	321C_CU.WR_DATA<2>
322	322C_CU.WR_DATA<3>
323	323C_CU.WR_DATA<4>
324	324C_CU.WR_DATA<5>
325	325C_CU.WR_DATA<6>
326	326C_CU.WR_DATA<7>
327	327C_CU.WR_DATA<8>
328	328C_CU.WR_DATA<9>
329	329C_CU.WR_DATA<0>
330	330C_CU.WR_PAR<0>
331	331C_CU.WR_PAR<1>
332	332C_XSIE.SPARE1
333	333C_XSIO.SPARE1
334	334C_XRO.SPARE0
335	335C_XS00.SEND_PAR_ERR
336	336C_CU.ADDR<15>
337	337C_CU.ADDR<16>
338	338C_CU.ADDR<17>
339	339C_CU.ADDR<18>
340	340C_CU.ADDR<19>
341	341C_CU.ADDR<20>
342	342C_CU.ADDR<21>
343	343C_CU.ADDR<22>
344	344C_CU.ADDR<23>
345	345C_CU.ADDR<24>
346	346C_CU.ADDR<25>
347	347C_CU.ADDR<26>
348	348C_CU.ADDR<27>
349	349C_CU.ADDR<28>
350	350C_CU.ADDR<10>
351	351C_CU.ADDR<11>

501	501J_XRE.RD_DATA<16>
502	502J_XRE.RD_DATA<17>
503	503J_XRE.RD_DATA<18>
504	504J_XRE.RD_DATA<19>
505	505J_XRE.RD_DATA<20>
506	506J_XRE.RD_DATA<24>
507	507J_XRE.RD_DATA<25>
508	508J_XRE.RD_DATA<26>
509	509J_XRE.RD_DATA<27>
510	510J_XRE.RD_DATA<28>
511	511J_XRE.RD_DATA<30>
512	512J_XRE.RD_DATA<31>
513	513J_XRE.RD_PAR<2>
514	514J_XRE.RD_PAR<3>
515	515J_XRE.RD_DATA<13>
516	516J_XRE.RD_DATA<14>
517	517J_XRE.RD_DATA<15>
518	518J_XRE.RD_DATA<21>
519	519J_XRE.RD_DATA<22>
520	520J_XRE.RD_DATA<23>
521	521J_XRE.RD_DATA<29>
522	522J_XRE.RD_DATA<7>
523	523J_XRE.RD_DATA<10>
524	524J_XRE.RD_DATA<11>
525	525J_XRE.RD_DATA<12>
526	526J_XRE.RD_DATA<2>
527	527J_XRE.RD_DATA<3>
528	528J_XRE.RD_DATA<4>
529	529J_XRE.RD_DATA<5>
530	530J_XRE.RD_DATA<6>
531	531J_XRE.RD_DATA<0>
532	532J_XRE.RD_DATA<1>
533	533J_XRE.RD_DATA<8>
534	534J_XRE.RD_DATA<9>
535	535J_XRE.RD_PAR<0>
536	536J_XRE.RD_PAR<1>
537	537J_XRE.RD_RDY
538	538J_XRE.SPARE1
539	539J_XSIE.SEND_PAR_ERR
540	540C
541	541C_CU.WR_DATA<16>
542	542C_CU.WR_DATA<17>
543	543C_CU.WR_DATA<24>
544	544C_CU.WR_DATA<25>
545	545C_CU.WR_DATA<26>
546	546C_CU.WR_DATA<27>
547	547C_CU.WR_DATA<28>
548	548C_CU.WR_PAR<2>
549	549C_CU.WR_PAR<3>
550	550C
551	551C

601	601C
602	602C
603	603C_CU.WR_DATA<18>
604	604C_CU.WR_DATA<19>
605	605C_CU.WR_DATA<20>
606	606C_CU.WR_DATA<30>
607	607C_CU.WR_DATA<31>
608	608C_CU.WR_DATA<13>
609	609C_CU.WR_DATA<14>
610	610C_CU.WR_DATA<15>
611	611C_CU.WR_DATA<21>
612	612C_CU.WR_DATA<22>
613	613C_CU.WR_DATA<23>
614	614C_CU.WR_DATA<29>
615	615C
616	616C
617	617C_CU.WR_DATA<10>
618	618C_CU.WR_DATA<11>
619	619C_CU.WR_DATA<12>
620	620C_CU.WR_DATA<1>
621	621C_CU.WR_DATA<2>
622	622C_CU.WR_DATA<3>
623	623C_CU.WR_DATA<4>
624	624C_CU.WR_DATA<5>
625	625C_CU.WR_DATA<6>
626	626C_CU.WR_DATA<7>
627	627C_CU.WR_DATA<8>
628	628C_CU.WR_DATA<9>
629	629C_CU.WR_DATA<0>
630	630C_CU.WR_PAR<0>
631	631C_CU.WR_PAR<1>
632	632C
633	633C
634	634J_XRE.SPARE0
635	635J_XS0E.SEND_PAR_ERR
636	636C
637	637C
638	638C
639	639C
640	640C
641	641C
642	642C
643	643C
644	644C
645	645C
646	646C
647	647C
648	648C
649	649C
650	650C
651	651C

101	101	401	401
102	102	402	402
103	103	403	403
104	104	404	404
105	105	405	405
106	106	406	406
107	107	407	407
108	108	408	408
109	109	409	409
110	110	410	410
111	111	411	411
112	112	412	412
113	113	413	413
114	114	414	414
115	115	415	415
116	116	416	416
117	117	417	417
118	118	418	418
119	119	419	419
120	120	420	420
121	121	421	421
122	122	422	422
123	123	423	423
124	124	424	424
125	125	425	425
126	126	426	426
127	127	427	427
128	128	428	428
129	129	429	429
130	130	430	430
131	131	431	431
132	132	432	432
133	133	433	433
134	134	434	434
135	135	435	435
136	136	436	436
137	137	437	437
138	138	438	438
139	139	439	439
140	140	440	440
141	141	441	441
142	142	442	442
143	143	443	443
144	144	444	444
145	145	445	445
146	146	446	446
147	147	447	447
148	148	448	448
149	149	449	449
150	150	450	450
151	151	451	451

GND \G GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
DRAWING: 411-001251-300A 0.0
REVISOR: Wed May 30 20:40:16 1990
PAGE: 21
ABBR: IOBP
ENGR: NOBLES

8

7

6

3

2

1

DUPONT-204
CPU OR I/O BAY BACKPLANE TYPE
J84 1P

TOP

3 SIGNAL
2 SIGNAL
1 GROUND
6 SIGNAL
5 SIGNAL
4 GROUND

BOTTOM

GROUND ALL PINS
ON THESE TWO ROWS!

201	2050_CU.ADDR<12>
202	2050_CU.ADDR<13>
203	2050_CU.ADDR<14>
204	2050_CU.ADDR<8>
205	2050_CU.ADDR<9>
206	2050_CU.ADDR<3>
207	2050_CU.ADDR<4>
208	2050_CU.ADDR<5>
209	2050_CU.ADDR<6>
210	2050_CU.CYCLE<1>
211	2050_CU.ADDR<7>
212	2050_CU.CYCLE<0>
213	2050_CU.RDY
214	20500_CU.SPARE1
215	20500_CU.SPARE0
216	205J_XC.NIA_CCU_RBE<0>
217	205J_XC.NIA_CCU_RBE<10>
218	205J_XC.NIA_CCU_RBE<11>
219	205J_XC.NIA_CCU_RBE<12>
220	205J_XC.NIA_CCU_RBE<13>
221	205J_XC.NIA_CCU_RBE<14>
222	205J_XC.NIA_CCU_RBE<15>
223	205J_XC.NIA_CCU_RBE<16>
224	205J_XC.NIA_CCU_RBE<17>
225	205J_XC.NIA_CCU_RBE<18>
226	205J_XC.NIA_CCU_RBE<19>
227	205J_XC.NIA_CCU_RBE<1>
228	205J_XC.NIA_CCU_RBE<20>
229	205J_XC.NIA_CCU_RBE<21>
230	205J_XC.NIA_CCU_RBE<22>
231	205J_XC.NIA_CCU_RBE<23>
232	205J_XC.NIA_CCU_RBE<24>
233	205J_XC.NIA_CCU_RBE<25>
234	205J_XC.NIA_CCU_RBE<26>
235	205J_XC.NIA_CCU_RBE<27>
236	205J_XC.NIA_CCU_RBE<28>
237	205J_XC.NIA_CCU_RBE<29>
238	205J_XC.NIA_CCU_RBE<2>
239	205J_XC.NIA_CCU_RBE<30>
240	205J_XC.NIA_CCU_RBE<31>
241	205J_XC.NIA_CCU_RBE<32>
242	205J_XC.NIA_CCU_RBE<33>
243	205J_XC.NIA_CCU_RBE<34>
244	205J_XC.NIA_CCU_RBE<35>
245	205J_XC.NIA_CCU_RBE<36>
246	205J_XC.NIA_CCU_RBE<37>
247	205J_XC.NIA_CCU_RBE<38>
248	205J_XC.NIA_CCU_RBE<39>
249	205J_XC.NIA_CCU_RBE<3>
250	205C_CU.SPARE2
251	205C_CU.SPARE3

301	305J_XC.NIA_CCU_CNTRL_ENA<8>
302	305J_XC.NIA_CCU_CLEAR<8>
303	305J_XC.NIA_SLOG_ENA<8>
304	305C
305	305C
306	305C
307	305C
308	305C
309	305J_XC.NIA_CCU_RBE<4>
310	305C
311	305C
312	305C
313	305C
314	305C
315	305C
316	305C
317	305C
318	305C
319	305C
320	305J_XC.NIA_CCU_RBE<5>
321	305IE_CU.SPARE1
322	30510_CU.SPARE1
323	30500_CU.SPARE0
324	30500_CU.SPARE1
325	305J_XC.NIA_CCU_RBE<6>
326	305J_XC.NIA_CCU_RBE<7>
327	305J_XC.NIA_CCU_RBE<8>
328	305J_XC.NIA_CCU_RBE<9>
329	305J_XC.NMB_REFRESH
330	305J_XC.RECIRC
331	305J_XC.SCAN_WR_DAT
332	305J_XC.XBAR_REFRESH
333	305J_XC.XCL_ADDR<1>
334	305J_XC.XCL_ADDR<5>
335	305J_XC.XCL_DATA_IN<0>
336	305J_XC.XCL_DATA_IN<10>
337	305J_XC.XCL_DATA_IN<11>
338	305J_XC.XCL_DATA_IN<12>
339	305J_XC.XCL_DATA_IN<13>
340	305J_XC.XCL_DATA_IN<14>
341	305J_XC.XCL_DATA_IN<15>
342	305J_XC.XCL_DATA_IN<16>
343	305J_XC.XCL_DATA_IN<17>
344	305J_XC.XCL_DATA_IN<18>
345	305J_XC.XCL_DATA_IN<19>
346	305J_XC.XCL_DATA_IN<1>
347	305J_XC.XCL_DATA_IN<20>
348	305J_XC.XCL_DATA_IN<21>
349	3050E_CU.SPARE1
350	3050E_CU.SPARE0
351	305IE_CU.SPARE0

501	505C
502	505C
503	505C
504	505C
505	505C
506	505C
507	505C
508	505C
509	505C
510	505C
511	505C
512	505C_IA.SPARE2
513	505C_IA.SPARE3
514	50510_CU.SPARE0
515	505J_XC.XCL_DATA_IN<22>
516	505J_XC.XCL_DATA_IN<23>
517	505J_XC.XCL_DATA_IN<24>
518	505J_XC.XCL_DATA_IN<25>
519	505J_XC.XCL_DATA_IN<26>
520	505J_XC.XCL_DATA_IN<27>
521	505J_XC.XCL_DATA_IN<28>
522	505J_XC.XCL_DATA_IN<29>
523	505J_XC.XCL_DATA_IN<30>
524	505J_XC.XCL_DATA_IN<31>
525	505J_XC.XCL_DATA_IN<32>
526	505J_XC.XCL_DATA_IN<33>
527	505J_XC.XCL_DATA_IN<4>
528	505J_XC.XCL_DATA_IN<5>
529	505J_XC.XCL_DATA_IN<6>
530	505J_XC.XCL_DATA_IN<7>
531	505J_XC.XCL_DATA_IN<8>
532	505J_XC.XCL_DATA_IN<9>
533	505J_XC.XCL_DATA_PAR<0>
534	505J_XC.XCL_DATA_PAR<1>
535	505J_XC.XCL_DATA_PAR<2>
536	505J_XC.XCL_DATA_PAR<3>
537	505J_XC.XCL_LOOPBACK
538	505J_XC.XCL_MUX_CTL<3>
539	505J_XC.XCL_MUX_CTL<4>
540	505J_XC.XCL_MUX_CTL<5>
541	505C_CU.HARD_ERROR
542	505C_CU.NMB_SOFT_ERR
543	505C_CU.SCALAR_HALT
544	505C_CU.XCL_DATA<0>
545	505C_CU.XCL_DATA<10>
546	505C_CU.XCL_DATA<11>
547	505C_CU.XCL_DATA<12>
548	505C_CU.XCL_DATA<13>
549	505C_CU.XCL_DATA<14>
550	505C_CU.XCL_DATA<15>
551	505C_CU.XCL_DATA<16>

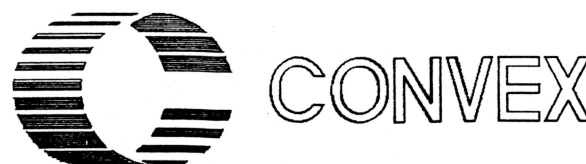
601	605C_HSC.SCAN_CTL<2>
602	605C_HSC.SCAN_CTL<1>
603	605C_HSC.SCAN_CTL<0>
604	605C_HSC.SCAN_IN
605	605C_XC.SCAN_OUT
606	605C_XC.HARD_ERROR
607	605C_CU.XCL_DATA<17>
608	605C_CU.XCL_DATA<18>
609	605C_CU.XCL_DATA<19>
610	605C_CU.XCL_DATA<1>
611	605C_CU.XCL_DATA<20>
612	605C_CU.XCL_DATA<21>
613	605C_CU.XCL_DATA<22>
614	605C_CU.XCL_DATA<23>
615	605C_CU.XCL_DATA<24>
616	605C_CU.XCL_DATA<25>
617	605C_CU.XCL_DATA<26>
618	605C_CU.XCL_DATA<27>
619	605C_CU.XCL_DATA<28>
620	605C_CU.XCL_DATA<29>
621	605C_CU.XCL_DATA<2>
622	605C_CU.XCL_DATA<30>
623	605C_CU.XCL_DATA<31>
624	605C_CU.XCL_DATA<3>
625	605C_CU.XCL_DATA<4>
626	605C_CU.XCL_DATA<5>
627	605C_CU.XCL_DATA<6>
628	605C_CU.XCL_DATA<7>
629	605C_CU.XCL_DATA<8>
630	605C_CU.XCL_DATA<9>
631	605C_CU.XCL_DATA_PAR<0>
632	605C_CU.XCL_DATA_PAR<1>
633	605C_CU.XCL_DATA_PAR<2>
634	605C_CU.XCL_DATA_PAR<3>
635	605J_XC.LOG_SCAN
636	605J_XC.MASTER_S0
637	605J_XC.MT_COMP
638	605J_XC.MT_SEL<0>
639	605J_XC.MT_SEL<1>
640	605J_XC.MT_SEL<2>
641	605J_XC.MT_SEL<3>
642	605J_XC.NIA_CCU_CLEAR<0>
643	605J_XC.NIA_CCU_CLEAR<1>
644	605J_XC.NIA_CCU_CLEAR<2>
645	605J_XC.NIA_CCU_CLEAR<3>
646	605J_XC.NIA_CCU_CLEAR<4>
647	605J_XC.NIA_CCU_CLEAR<5>
648	605J_XC.NIA_CCU_CLEAR<6>
649	605J_XC.NIA_CCU_CLEAR<7>
650	605J_XC.NIA_RESET
651	605C_CU.NIA_SOFT_ERR

101	101
102	102
103	103
104	104
105	105
106	106
107	107
108	108
109	109
110	110
111	111
112	112
113	113
114	114
115	115
116	116
117	117
118	118
119	119
120	120
121	121
122	122
123	123
124	124
125	125
126	126
127	127
128	128
129	129
130	130
131	131
132	132
133	133
134	134
135	135
136	136
137	137
138	138
139	139
140	140
141	141
142	142
143	143
144	144
145	145
146	146
147	147
148	148
149	149
150	150
151	151

401	401
402	402
403	403
404	404
405	405
406	406
407	407
408	408
409	409
410	410
411	411
412	412
413	413
414	414
415	415
416	416
417	417
418	418
419	419
420	420
421	421
422	422
423	423
424	424
425	425
426	426
427	427
428	428
429	429
430	430
431	431
432	432
433	433
434	434
435	435
436	436
437	437
438	438
439	439
440	440
441	441
442	442
443	443
444	444
445	445
446	446
447	447
448	448
449	449
450	450
451	451

GND \G GND \G

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
DRAWING: 411-001251-300A 0.0

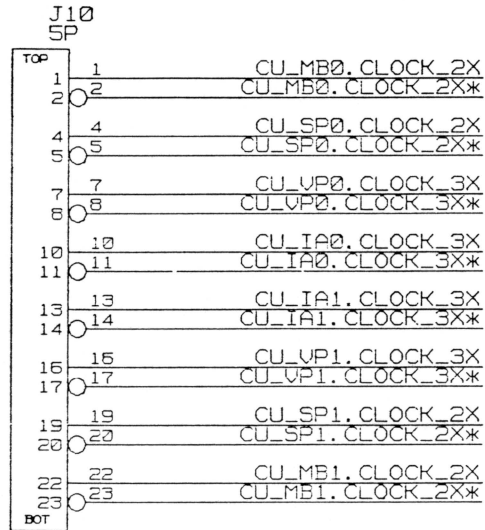
ABBR: IOBP
ENGR: NOBLES

REVISED: Wed May 30 20:40:57 1990

PAGE: 22

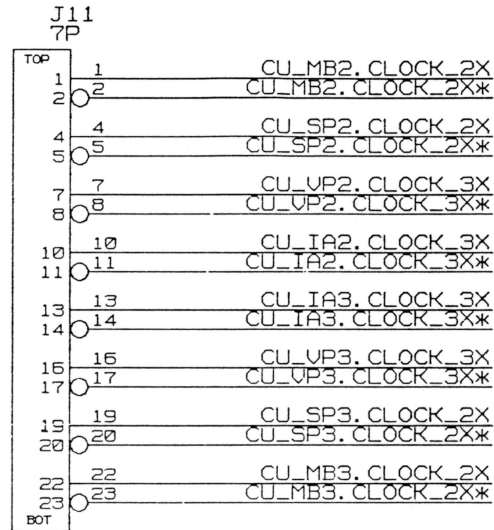
PORTS 0 & 1

C3 CLOCK CONNECTOR
24 PIN PRESSFIT, 3X8 ROW



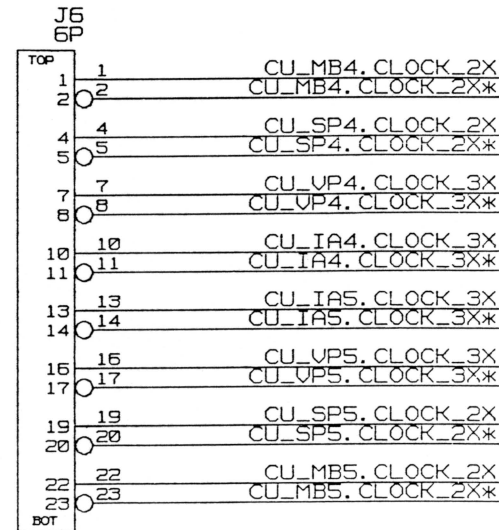
PORTS 2 & 3

C3 CLOCK CONNECTOR
24 PIN PRESSFIT, 3X8 ROW



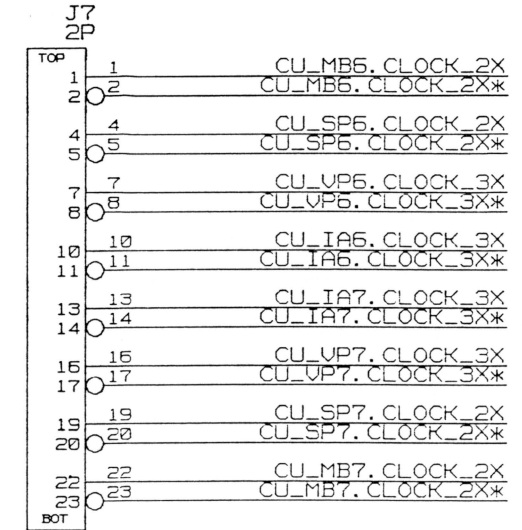
PORTS 4 & 5

C3 CLOCK CONNECTOR
24 PIN PRESSFIT, 3X8 ROW



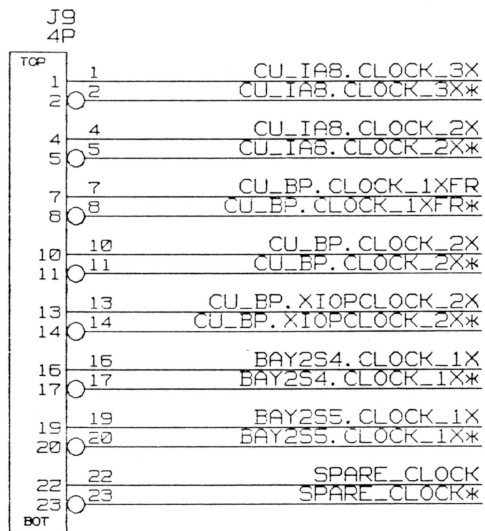
PORTS 6 & 7

C3 CLOCK CONNECTOR
24 PIN PRESSFIT, 3X8 ROW



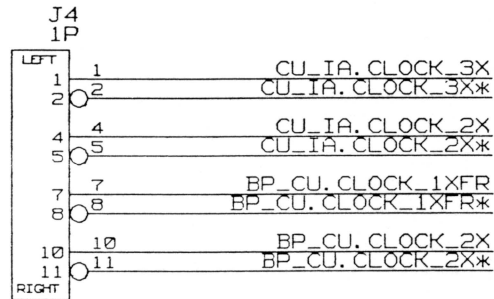
PORT 8 (I/O BAY)

C3 CLOCK CONNECTOR
24 PIN PRESSFIT, 3X8 ROW



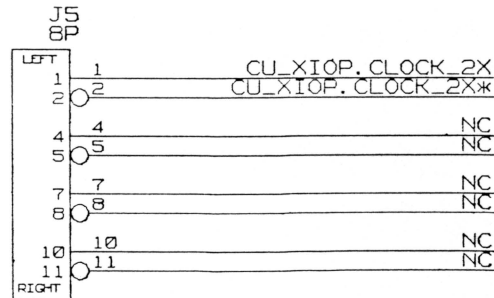
NIA AND NCU

C3 CLOCK CONNECTOR
12 PIN STRAIGHT, 3X4 ROW
(LSR VIEWED FROM INSIDE CARDAGE)



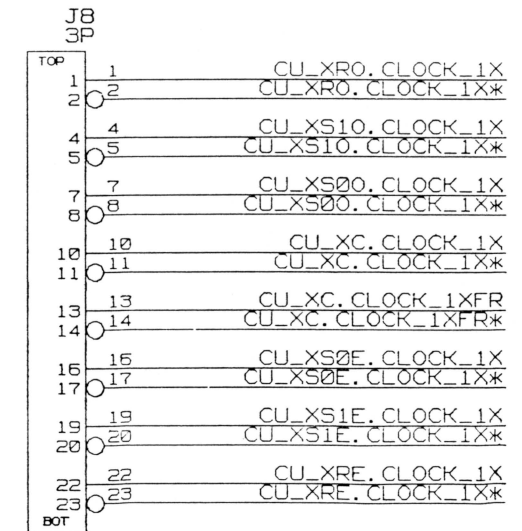
XIOP

C3 CLOCK CONNECTOR
12 PIN STRAIGHT, 3X4 ROW
(LSR VIEWED FROM INSIDE CARDAGE)



XBAR

C3 CLOCK CONNECTOR
24 PIN PRESSFIT, 3X8 ROW



THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



CONVEX

TITLE: IOBP
DRAWING: 411-001251-300A 0.0

ABBR: IOBP
ENGR: NOBLES

REVISED: Wed May 30 20:41:25 1990 PAGE: 23

NCU - WORKSTATION INTERFACE

AMPLIMITE100
 J24
 1P

SEX=FEMALE
 PINS=SOLDER
 ANGLE=STRAIGHT

1	1	WS. INTLK
3	3	
5	5	WS_CU. ADBUS<31>
7	7	WS_CU. ADBUS<30>
9	9	WS_CU. ADBUS<29>
11	11	WS_CU. ADBUS<28>
13	13	WS_CU. ADBUS<27>
15	15	WS_CU. ADBUS<26>
17	17	WS_CU. ADBUS<25>
19	19	WS_CU. ADBUS<24>
21	21	WS_CU. ADBUS<23>
23	23	WS_CU. ADBUS<22>
25	25	WS_CU. ADBUS<21>
27	27	WS_CU. ADBUS<20>
29	29	WS_CU. ADBUS<19>
31	31	WS_CU. ADBUS<18>
33	33	WS_CU. ADBUS<17>
35	35	WS_CU. ADBUS<16>
37	37	WS_CU. ADPAR<0>
39	39	WS_CU. ADPAR<1>
41	41	WS_CU. AS
43	43	WS_CU. DS
45	45	WS_CU. RDADDR
47	47	WS_CU. RESET
49	49	WS_CU. SPARE3

2	2	
4	4	
6	6	WS_CU. ADBUS<31>*
8	8	WS_CU. ADBUS<30>*
10	10	WS_CU. ADBUS<29>*
12	12	WS_CU. ADBUS<28>*
14	14	WS_CU. ADBUS<27>*
16	16	WS_CU. ADBUS<26>*
18	18	WS_CU. ADBUS<25>*
20	20	WS_CU. ADBUS<24>*
22	22	WS_CU. ADBUS<23>*
24	24	WS_CU. ADBUS<22>*
26	26	WS_CU. ADBUS<21>*
28	28	WS_CU. ADBUS<20>*
30	30	WS_CU. ADBUS<19>*
32	32	WS_CU. ADBUS<18>*
34	34	WS_CU. ADBUS<17>*
36	36	WS_CU. ADBUS<16>*
38	38	WS_CU. ADPAR<0>*
40	40	WS_CU. ADPAR<1>*
42	42	WS_CU. AS*
44	44	WS_CU. DS*
46	46	WS_CU. RDADDR*
48	48	WS_CU. RESET*
50	50	WS_CU. SPARE3*

51	51	WS_CU. ADBUS<15>
53	53	WS_CU. ADBUS<14>
55	55	WS_CU. ADBUS<13>
57	57	WS_CU. ADBUS<12>
59	59	WS_CU. ADBUS<11>
61	61	WS_CU. ADBUS<10>
63	63	WS_CU. ADBUS<9>
65	65	WS_CU. ADBUS<8>
67	67	WS_CU. ADBUS<7>
69	69	WS_CU. ADBUS<6>
71	71	WS_CU. ADBUS<5>
73	73	WS_CU. ADBUS<4>
75	75	WS_CU. ADBUS<3>
77	77	WS_CU. ADBUS<2>
79	79	WS_CU. ADBUS<1>
81	81	WS_CU. ADBUS<0>
83	83	WS_CU. ADPAR<2>
85	85	WS_CU. ADPAR<3>
87	87	CU_WS. ACK
89	89	CU_WS. ERR
91	91	CU_WS. INT
93	93	WS_CU. SPARE2
95	95	WS_CU. SPARE1
97	97	
99	99	

52	52	WS_CU. ADBUS<15>*
54	54	WS_CU. ADBUS<14>*
56	56	WS_CU. ADBUS<13>*
58	58	WS_CU. ADBUS<12>*
60	60	WS_CU. ADBUS<11>*
62	62	WS_CU. ADBUS<10>*
64	64	WS_CU. ADBUS<9>*
66	66	WS_CU. ADBUS<8>*
68	68	WS_CU. ADBUS<7>*
70	70	WS_CU. ADBUS<6>*
72	72	WS_CU. ADBUS<5>*
74	74	WS_CU. ADBUS<4>*
76	76	WS_CU. ADBUS<3>*
78	78	WS_CU. ADBUS<2>*
80	80	WS_CU. ADBUS<1>*
82	82	WS_CU. ADBUS<0>*
84	84	WS_CU. ADPAR<2>*
86	86	WS_CU. ADPAR<3>*
88	88	CU_WS. ACK*
90	90	CU_WS. ERR*
92	92	CU_WS. INT*
94	94	WS_CU. SPARE2*
96	96	WS_CU. SPARE1*
98	98	
100	100	WS. INTLK

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0
 REVISID: Wed May 30 20:42:16 1990
 ABBR: IOBP
 ENGR: NOBLES
 PAGE: 24

8

7

6

5

4

3

2

1

AMPLIMITE100

J21
2PSEX=FEMALE
PINS=SOLDER
ANGLE=STRAIGHT

1	1	P21<1>
3	3	P21<3>
5	5	P21<5>
7	7	P21<7>
9	9	P21<9>
11	11	P21<11>
13	13	P21<13>
15	15	P21<15>
17	17	P21<17>
19	19	P21<19>
21	21	P21<21>
23	23	P21<23>
25	25	P21<25>
27	27	P21<27>
29	29	P21<29>
31	31	P21<31>
33	33	P21<33>
35	35	P21<35>
37	37	P21<37>
39	39	P21<39>
41	41	P21<41>
43	43	P21<43>
45	45	P21<45>
47	47	P21<47>
49	49	P21<49>

2	2	P21<2>
4	4	P21<4>
6	6	P21<6>
8	8	P21<8>
10	10	P21<10>
12	12	P21<12>
14	14	P21<14>
16	16	P21<16>
18	18	P21<18>
20	20	P21<20>
22	22	P21<22>
24	24	P21<24>
26	26	P21<26>
28	28	P21<28>
30	30	P21<30>
32	32	P21<32>
34	34	P21<34>
36	36	P21<36>
38	38	P21<38>
40	40	P21<40>
42	42	P21<42>
44	44	P21<44>
46	46	P21<46>
48	48	P21<48>
50	50	P21<50>

51	51	P21<51>
53	53	P21<53>
55	55	P21<55>
57	57	P21<57>
59	59	P21<59>
61	61	P21<61>
63	63	P21<63>
65	65	P21<65>
67	67	P21<67>
69	69	P21<69>
71	71	P21<71>
73	73	P21<73>
75	75	P21<75>
77	77	P21<77>
79	79	P21<79>
81	81	P21<81>
83	83	P21<83>
85	85	P21<85>
87	87	P21<87>
89	89	P21<89>
91	91	P21<91>
93	93	P21<93>
95	95	P21<95>
97	97	P21<97>
99	99	P21<99>

52	52	P21<52>
54	54	P21<54>
56	56	P21<56>
58	58	P21<58>
60	60	P21<60>
62	62	P21<62>
64	64	P21<64>
66	66	P21<66>
68	68	P21<68>
70	70	P21<70>
72	72	P21<72>
74	74	P21<74>
76	76	P21<76>
78	78	P21<78>
80	80	P21<80>
82	82	P21<82>
84	84	P21<84>
86	86	P21<86>
88	88	P21<88>
90	90	P21<90>
92	92	P21<92>
94	94	P21<94>
96	96	P21<96>
98	98	P21<98>
100	100	P21<100>

AMPLIMITE100

J20
1PSEX=FEMALE
PINS=SOLDER
ANGLE=STRAIGHT

1	1	P20<1>
3	3	P20<3>
5	5	P20<5>
7	7	P20<7>
9	9	P20<9>
11	11	P20<11>
13	13	P20<13>
15	15	P20<15>
17	17	P20<17>
19	19	P20<19>
21	21	P20<21>
23	23	P20<23>
25	25	P20<25>
27	27	P20<27>
29	29	P20<29>
31	31	P20<31>
33	33	P20<33>
35	35	P20<35>
37	37	P20<37>
39	39	P20<39>
41	41	P20<41>
43	43	P20<43>
45	45	P20<45>
47	47	P20<47>
49	49	P20<49>

2	2	P20<2>
4	4	P20<4>
6	6	P20<6>
8	8	P20<8>
10	10	P20<10>
12	12	P20<12>
14	14	P20<14>
16	16	P20<16>
18	18	P20<18>
20	20	P20<20>
22	22	P20<22>
24	24	P20<24>
26	26	P20<26>
28	28	P20<28>
30	30	P20<30>
32	32	P20<32>
34	34	P20<34>
36	36	P20<36>
38	38	P20<38>
40	40	P20<40>
42	42	P20<42>
44	44	P20<44>
46	46	P20<46>
48	48	P20<48>
50	50	P20<50>

51	51	P20<51>
53	53	P20<53>
55	55	P20<55>
57	57	P20<57>
59	59	P20<59>
61	61	P20<61>
63	63	P20<63>
65	65	P20<65>
67	67	P20<67>
69	69	P20<69>
71	71	P20<71>
73	73	P20<73>
75	75	P20<75>
77	77	P20<77>
79	79	P20<79>
81	81	P20<81>
83	83	P20<83>
85	85	P20<85>
87	87	P20<87>
89	89	P20<89>
91	91	P20<91>
93	93	P20<93>
95	95	P20<95>
97	97	P20<97>
99	99	P20<99>

52	52	P20<52>
54	54	P20<54>
56	56	P20<56>
58	58	P20<58>
60	60	P20<60>
62	62	P20<62>
64	64	P20<64>
66	66	P20<66>
68	68	P20<68>
70	70	P20<70>
72	72	P20<72>
74	74	P20<74>
76	76	P20<76>
78	78	P20<78>
80	80	P20<80>
82	82	P20<82>
84	84	P20<84>
86	86	P20<86>
88	88	P20<88>
90	90	P20<90>
92	92	P20<92>
94	94	P20<94>
96	96	P20<96>
98	98	P20<98>
100	100	P20<100>

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990


CONVEX

TITLE: IOBP
DRAWING: 411-001251-300A 0.0

ABBR: IOBP
ENGR: NOBLES

REVISED: Wed May 30 20:42:39 1990

PAGE: 25

8

7

6

3

2

1

AMPLIMITE100

J23
2P

SEX=FEMALE
PINS=SOLDER
ANGLE=STRAIGHT

1	1	P23<1>
3	3	P23<3>
5	5	P23<5>
7	7	P23<7>
9	9	P23<9>
11	11	P23<11>
13	13	P23<13>
15	15	P23<15>
17	17	P23<17>
19	19	P23<19>
21	21	P23<21>
23	23	P23<23>
25	25	P23<25>
27	27	P23<27>
29	29	P23<29>
31	31	P23<31>
33	33	P23<33>
35	35	P23<35>
37	37	P23<37>
39	39	P23<39>
41	41	P23<41>
43	43	P23<43>
45	45	P23<45>
47	47	P23<47>
49	49	P23<49>

2	2	P23<2>
4	4	P23<4>
6	6	P23<6>
8	8	P23<8>
10	10	P23<10>
12	12	P23<12>
14	14	P23<14>
16	16	P23<16>
18	18	P23<18>
20	20	P23<20>
22	22	P23<22>
24	24	P23<24>
26	26	P23<26>
28	28	P23<28>
30	30	P23<30>
32	32	P23<32>
34	34	P23<34>
36	36	P23<36>
38	38	P23<38>
40	40	P23<40>
42	42	P23<42>
44	44	P23<44>
46	46	P23<46>
48	48	P23<48>
50	50	P23<50>

51	51	P23<51>
53	53	P23<53>
55	55	P23<55>
57	57	P23<57>
59	59	P23<59>
61	61	P23<61>
63	63	P23<63>
65	65	P23<65>
67	67	P23<67>
69	69	P23<69>
71	71	P23<71>
73	73	P23<73>
75	75	P23<75>
77	77	P23<77>
79	79	P23<79>
81	81	P23<81>
83	83	P23<83>
85	85	P23<85>
87	87	P23<87>
89	89	P23<89>
91	91	P23<91>
93	93	P23<93>
95	95	P23<95>
97	97	P23<97>
99	99	P23<99>

52	52	P23<52>
54	54	P23<54>
56	56	P23<56>
58	58	P23<58>
60	60	P23<60>
62	62	P23<62>
64	64	P23<64>
66	66	P23<66>
68	68	P23<68>
70	70	P23<70>
72	72	P23<72>
74	74	P23<74>
76	76	P23<76>
78	78	P23<78>
80	80	P23<80>
82	82	P23<82>
84	84	P23<84>
86	86	P23<86>
88	88	P23<88>
90	90	P23<90>
92	92	P23<92>
94	94	P23<94>
96	96	P23<96>
98	98	P23<98>
100	100	P23<100>

AMPLIMITE100

J22
1P

SEX=FEMALE
PINS=SOLDER
ANGLE=STRAIGHT

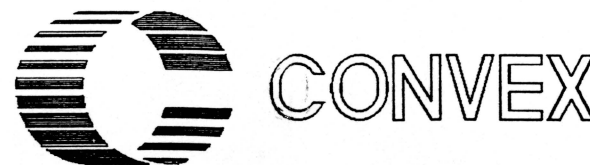
1	1	P22<1>
3	3	P22<3>
5	5	P22<5>
7	7	P22<7>
9	9	P22<9>
11	11	P22<11>
13	13	P22<13>
15	15	P22<15>
17	17	P22<17>
19	19	P22<19>
21	21	P22<21>
23	23	P22<23>
25	25	P22<25>
27	27	P22<27>
29	29	P22<29>
31	31	P22<31>
33	33	P22<33>
35	35	P22<35>
37	37	P22<37>
39	39	P22<39>
41	41	P22<41>
43	43	P22<43>
45	45	P22<45>
47	47	P22<47>
49	49	P22<49>

2	2	P22<2>
4	4	P22<4>
6	6	P22<6>
8	8	P22<8>
10	10	P22<10>
12	12	P22<12>
14	14	P22<14>
16	16	P22<16>
18	18	P22<18>
20	20	P22<20>
22	22	P22<22>
24	24	P22<24>
26	26	P22<26>
28	28	P22<28>
30	30	P22<30>
32	32	P22<32>
34	34	P22<34>
36	36	P22<36>
38	38	P22<38>
40	40	P22<40>
42	42	P22<42>
44	44	P22<44>
46	46	P22<46>
48	48	P22<48>
50	50	P22<50>

51	51	P22<51>
53	53	P22<53>
55	55	P22<55>
57	57	P22<57>
59	59	P22<59>
61	61	P22<61>
63	63	P22<63>
65	65	P22<65>
67	67	P22<67>
69	69	P22<69>
71	71	P22<71>
73	73	P22<73>
75	75	P22<75>
77	77	P22<77>
79	79	P22<79>
81	81	P22<81>
83	83	P22<83>
85	85	P22<85>
87	87	P22<87>
89	89	P22<89>
91	91	P22<91>
93	93	P22<93>
95	95	P22<95>
97	97	P22<97>
99	99	P22<99>

52	52	P22<52>
54	54	P22<54>
56	56	P22<56>
58	58	P22<58>
60	60	P22<60>
62	62	P22<62>
64	64	P22<64>
66	66	P22<66>
68	68	P22<68>
70	70	P22<70>
72	72	P22<72>
74	74	P22<74>
76	76	P22<76>
78	78	P22<78>
80	80	P22<80>
82	82	P22<82>
84	84	P22<84>
86	86	P22<86>
88	88	P22<88>
90	90	P22<90>
92	92	P22<92>
94	94	P22<94>
96	96	P22<96>
98	98	P22<98>
100	100	P22<100>

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
DRAWING: 411-001251-300A 0.0

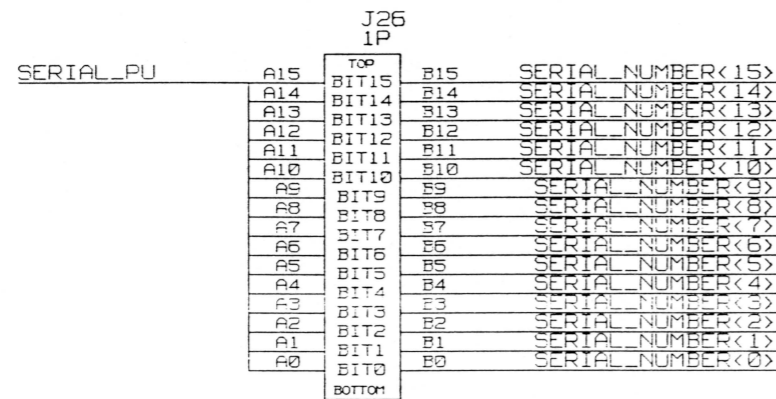
ABBR: IOBP
ENGR: NOBLES

REVISED: Wed May 30 20:43:10 1990

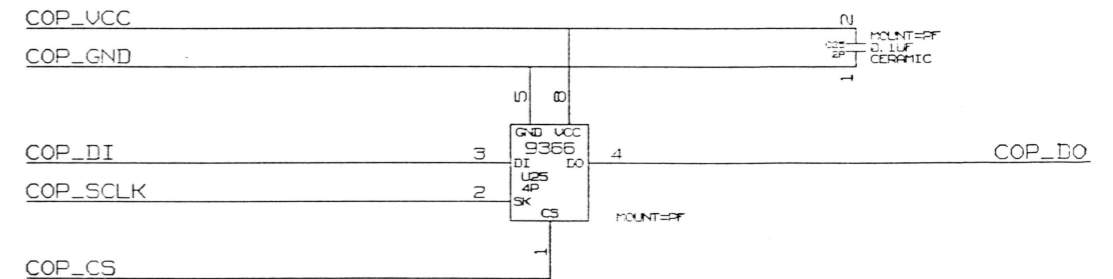
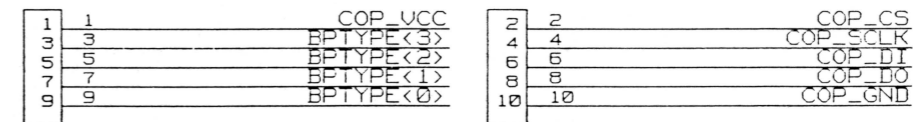
PAGE: 26

COP AND SERIAL NUMBER

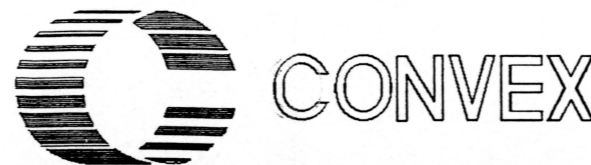
C3 SERIAL NUMBER CONNECTOR
32 PIN STRAIGHT, 2X16 ROW
(VIEWED FROM INSIDE CARDAGE)



HDR10
301-000035-004
MALE-PRESSFIT-STRAIGHT-4 WALL-LONG EJECTOR
J26 3P



THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
DRAWING: 411-001251-300A 0.0

ABBR: IOBP
ENGR: NOBLES

REVISED: Wed May 30 20:43:26 1990 PAGE: 27

SYNONYMED INTERCONNECT

EP_IA.PORTID<3> 16P EP_EP.PORTID_8<3>
 EP_IA.PORTID<2> 17P EP_EP.PORTID_8<2>
 EP_IA.PORTID<1> 15P EP_EP.PORTID_8<1>
 EP_IA.PORTID<0> 15P EP_EP.PORTID_8<0>

EP_CU.PORTID<3> 5P BP_BP.PORTID_8<3>
 EP_CU.PORTID<2> 5P BP_BP.PORTID_8<2>
 EP_CU.PORTID<1> 7P EP_EP.PORTID_8<1>
 EP_CU.PORTID<0> 5P EP_EP.PORTID_8<0>

EP_XIOP.PORTID<3> 24P EP_EP.PORTID_8<3>
 EP_XIOP.PORTID<2> 25P EP_EP.PORTID_8<2>
 EP_XIOP.PORTID<1> 25P EP_EP.PORTID_8<1>
 EP_XIOP.PORTID<0> 27P EP_EP.PORTID_8<0>

EP_IA.SLOTID<3> 5P GND \G
 EP_IA.SLOTID<2> 4P NC
 EP_IA.SLOTID<1> 3P NC
 EP_IA.SLOTID<0> 2P NC

EP_CU.SLOTID<3> 14P NC
 EP_CU.SLOTID<2> 13P GND \G
 EP_CU.SLOTID<1> 12P GND \G
 EP_CU.SLOTID<0> 11P GND \G

EP_XIOP.SLOTID<3> 19P NC
 EP_XIOP.SLOTID<2> 20P GND \G
 EP_XIOP.SLOTID<1> 21P GND \G
 EP_XIOP.SLOTID<0> 22P NC

IA_EP.PSD_INTL_OUT 1P EP_IA.PSD_INTL_IN

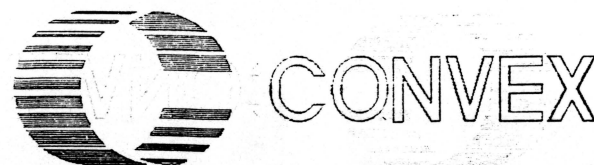
CU_EP.LED_INTL_OUT 12P EP_CU.LBD_INTL_IN

XIOP_EP.LED_INTL_OUT 23P EP_XIOP.LED_INTL_IN

EPTYPE<3> 31P NC
 EPTYPE<2> 30P COP_GND
 EPTYPE<1> 28P COP_GND
 EPTYPE<0> 28P COP_GND

AVM

THIS DOCUMENT CONTAINS INFORMATION PROPRIETARY TO CONVEX COMPUTER CORPORATION (CONVEX). USE OR DISCLOSURE WITHOUT THE WRITTEN PERMISSION OF AN OFFICER OF CONVEX IS EXPRESSLY FORBIDDEN. COPYRIGHT (C) CONVEX 1990



TITLE: IOBP
 DRAWING: 411-001251-300A 0.0

ABER: IOBP
 ENGR: MCOLES

REVISED: Thu May 31 21:00:35 1990 PAGE: 28